

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 2 年 1 2 月 1 7 日
Date of Application:

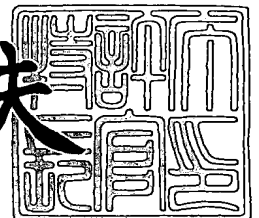
出 願 番 号 特 願 2 0 0 2 - 3 6 5 4 9 4
Application Number:
[ST. 10/C]: [J P 2 0 0 2 - 3 6 5 4 9 4]

出 願 人 株式会社半導体理工学研究センター
Applicant(s):

2 0 0 3 年 8 月 2 9 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



出証番号 出証特 2 0 0 3 - 3 0 7 0 6 6 0

【書類名】 特許願

【整理番号】 184813

【提出日】 平成14年12月17日

【あて先】 特許庁長官殿

【国際特許分類】 H04L 12/28
H04L 12/56
H04Q 3/00

【発明者】

【住所又は居所】 大阪府四條畷市中野 3 - 3 - 2 1

【氏名】 村上 孝三

【発明者】

【住所又は居所】 大阪府枚方市禁野本町 2 - 1 1 - 2 7 4 5

【氏名】 戸出 英樹

【発明者】

【住所又は居所】 大阪府箕面市栗生間谷西 4 - 2 箕面栗生第 2 住宅 2 9
棟 4 0 1 号室

【氏名】 木下 和彦

【発明者】

【住所又は居所】 奈良県大和高田市池田 5 2 7

【氏名】 南 勝也

【特許出願人】

【識別番号】 396023993

【住所又は居所】 神奈川県横浜市港北区新横浜三丁目 1 7 番地 2 友泉新
横浜ビル 6 階

【氏名又は名称】 株式会社半導体理工学研究センター

【代理人】

【識別番号】 100062144

【弁理士】

【氏名又は名称】 青山 葆

【選任した代理人】

【識別番号】 100086405

【弁理士】

【氏名又は名称】 河宮 治

【選任した代理人】

【識別番号】 100098280

【弁理士】

【氏名又は名称】 石野 正弘

【手数料の表示】

【予納台帳番号】 013262

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9608010

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 ルータ装置とその出力ポート回路及びその制御方法

【特許請求の範囲】

【請求項 1】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、

上記制御手段は、送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当てるときに、帯域保証型クラスに属するパケットの各フローに対する基本量を、当該各フローが要求するメモリサイズだけ個別に割り当てて管理する一方、ベストエフォート型クラスに属するパケットの各フローに対する基本量を、上記記憶手段全体のメモリサイズから、上記帯域保証型クラスに割り当てられた各基本量の総和を減算したメモリサイズを一括して割り当てて管理することを特徴とするルータ装置の出力ポート回路。

【請求項 2】 上記制御手段は、ベストエフォート型クラス毎に、優先度とそのクラスに属するフローの本数との積を計算し、それらの積を、ベストエフォート型クラスの個数について総和を計算することにより、ベストエフォート型クラスにおける総優先度を計算し、受信されたパケットのフローが属するクラスの優先度を、上記計算した総優先度で除算することにより、当該受信されたパケットに対する基本量配分割合を計算し、上記計算した基本量配分割合とベストエフォート型クラス用基本量との積を計算することにより当該受信されたパケットのフローの基本量を計算することを特徴とする請求項 1 記載のルータ装置の出力ポート回路。

【請求項 3】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、

上記制御手段は、送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当て、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理し、

上記制御手段は、所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が大きいフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新することを特徴とするルータ装置の出力ポート回路。

【請求項 4】 上記制御手段は、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新することを特徴とする請求項 3 記載のルータ装置の出力ポート回路。

【請求項 5】 上記制御手段は、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理し、

上記制御手段は、所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が大きいフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使

用量に更新することを特徴とする請求項 1 又は 2 記載のルータ装置の出力ポート回路。

【請求項 6】 上記制御手段は、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新することを特徴とする請求項 5 記載のルータ装置の出力ポート回路。

【請求項 7】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、

上記制御手段は、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理するために、各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第 1 の管理テーブルをさらに備え、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第 1 の管理テーブルを更新することを特徴とするルータ装置の出力ポート回路。

【請求項 8】 上記制御手段は、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理するために、各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第 1 の管理テーブルをさらに備え、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第 1 の管理テーブルを更新することを特徴とする請求項 1 乃至 6 のうちのいずれか 1 つに記載のルータ装置の出力ポート回路。

【請求項 9】 入力ポート回路を介して受信されたパケットをスイッチファ

ブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、

上記記憶手段は所定のブロック長の複数のブロックに分割され、上記制御手段は、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第2の管理テーブルをさらに備え、各フローのパケットの連結状態を管理することを特徴とするルータ装置の出力ポート回路。

【請求項10】 上記記憶手段は所定のブロック長の複数のブロックに分割され、上記制御手段は、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第2の管理テーブルをさらに備え、各フローのパケットの連結状態を管理することを特徴とする請求項1乃至8のうちのいずれか1つに記載のルータ装置の出力ポート回路。

【請求項11】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置において、請求項1乃至10のうちのいずれか1つに記載のルータ装置の出力ポート回路を備えたことを特徴とするルータ装置。

【請求項12】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び

読み出しを制御するステップと、

送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当てるときに、帯域保証型クラスに属するパケットの各フローに対する基本量を、当該各フローが要求するメモリサイズだけ個別に割り当てて管理する一方、ベストエフォート型クラスに属するパケットの各フローに対する基本量を、上記記憶手段全体のメモリサイズから、上記帯域保証型クラスに割り当てられた各基本量の総和を減算したメモリサイズを一括して割り当てて管理するステップを含むことを特徴とするルータ装置用出力ポート回路の制御方法。

【請求項 13】 ベストエフォート型クラス毎に、優先度とそのクラスに属するフローの本数との積を計算し、それらの積を、ベストエフォート型クラスの個数について総和を計算することにより、ベストエフォート型クラスにおける総優先度を計算し、受信されたパケットのフローが属するクラスの優先度を、上記計算した総優先度で除算することにより、当該受信されたパケットに対する基本量配分割合を計算し、上記計算した基本量配分割合とベストエフォート型クラス用基本量との積を計算することにより当該受信されたパケットのフローの基本量を計算するステップをさらに含むことを特徴とする請求項 12 記載のルータ装置用出力ポート回路の制御方法。

【請求項 14】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び読み出しを制御するステップと、

送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当て、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用してい

るフローのみのフロー情報とその超過使用量を管理するステップと、

所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が多いフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新するステップとを含むことを特徴とするルータ装置用出力ポート回路の制御方法。

【請求項 15】 上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新するステップをさらに含むことを特徴とする請求項 14 記載のルータ装置用出力ポート回路の制御方法。

【請求項 16】 各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理するステップと、

所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が多いフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新するステップとをさらに含むことを特徴とする請求項 12 又は 13 記載のルータ装置用出力ポート回路の制御方法。

【請求項 17】 上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新するステップをさらに含むことを特徴とする請求項 16 記載のルータ装置用出力ポート回路の制御方法。

【請求項 18】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び読み出しを制御するステップと、

各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第1の管理テーブルを用いて、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理し、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第1の管理テーブルを更新するステップを含むことを特徴とするルータ装置用出力ポート回路の制御方法。

【請求項19】 各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第1の管理テーブルを用いて、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理し、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第1の管理テーブルを更新するステップをさらに含むことを特徴とする請求項12乃至17のうちのいずれか1つに記載のルータ装置用出力ポート回路の制御方法。

【請求項20】 入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び読み出しを制御するステップと、

上記記憶手段は所定のブロック長の複数のブロックに分割され、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第2の管理テーブルを用いて、各フローのパケットの連結状態を管理するステップを含むことを特徴とするルータ装置用出力ポート回路の制御方法。

【請求項21】 上記記憶手段は所定のブロック長の複数のブロックに分割され、パケットを記憶したブロックの情報と、上記パケットを記憶したブロック

の次に連結されるべきブロックの情報と対応づけて格納する第 2 の管理テーブルを用いて、各フローのパケットの連結状態を管理するステップをさらに含むことを特徴とする請求項 1 2 乃至 1 7 のうちのいずれか 1 つに記載のルータ装置用出力ポート回路の制御方法。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、例えばインターネットなどのパケット交換網から入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置とその出力ポート回路及びその制御方法に関し、特に、当該出力ポート回路内のバッファメモリに対する格納及び読み出しを制御するルータ装置の出力ポート回路及びその制御方法に関する。

【0 0 0 2】

【従来の技術】

近年、高性能コンピュータが、研究機関や企業のみならず、一般家庭まで普及しはじめ、新たな情報機器としての機能を発揮しはじめたことにより、WWWなどのネットワークアプリケーションの利用が飛躍的に増大し、インターネット及び／又はイントラネットでのトラヒックが指数関数的に急増している。音声のトラヒックをインターネットに統合する動き、すなわち V o I P (Voice over IP) が本格的に始動しつつあり、今後ビデオのような一定の転送レートをもつストリーム型トラヒックや高速なデータ転送など異なる通信品質を要求する様々な形態のトラヒックの混在が予想される。

【0 0 0 3】

それに伴い D i f f - S e r v (差別化されたサービス) や M P L S (マルチプロトコル・ラベル・スイッチング) といった技術が提唱され、普及しつつある。D i f f - S e r v は、異なる属性を持つトラヒックに異なるサービスクラスを定義し、それに見合ったサービスの提供をインターネットルータに要求している。また M P L S はパケット転送を高速化する技術であるが、差別化サービスを

実現するため、そのMPLSパケットのヘッダにはCoS（サービスクラス）フィールドが設けられている。このような状況下で多種多様な品質を保証するQoS（サービス品質）制御機構を実現するには、現在の通信事情ではルータ装置などの中継装置に制御機能を具備することが現実的である。さらに、近年のネットワークの高速化に伴い、ルータ装置において上記QoS制御機構を高速に動作させることが必要不可欠となってきた。

【0004】

上記のようなQoSを保証するための機構やクラス別優先制御機構を備えるために考えられる技術の1つとして、バッファメモリ読み出しスケジューリングの研究が盛んに行われている。例えば、バッファメモリを入出力ポートそれぞれに配置する入出力バッファ型スイッチは、重み付け均等キューイング（WFQ）や重み付けられたラウンドロビン（WRR）等のバッファメモリ読み出しスケジューリング規律によって、特定コネクションによる出力回線の恒常的な占有という問題点を改善する。しかしながら、これらのスケジューリング規律だけでは、バッファメモリ高負荷時に到着する高優先トラヒックのパケットを確実に収容することができず、十分なQoS保証を提供するのは困難である。また、ルータ装置のインターフェースカードには複数本のポートが接続されることが十分に考えられ、この場合、バッファメモリ空間も複数ポートで共有されることとなる。しかし、複数ポートを考慮したバッファメモリ管理に関しては十分な検討が行われていない。例えば、非特許文献1は、この問題を取り扱うための1つの方法を提示しており、以下この方法を従来技術という。

【0005】

【非特許文献1】

南勝也ほか、「インターネットルータにおけるクラス優先制御を考慮したフロー別バッファ管理方法」，電子情報通信学会技術研究報告，SSE99-175，IN99-138，電子情報通信学会発行，p. 85-90，2000年3月。

【0006】

従来技術のバッファメモリ管理法について以下に述べる。ルータ装置は、まず

、フロー毎に最低限使用可能なバッファメモリサイズ（以下、基本量という。）を論理的に確保する。バッファメモリの使用率が低い環境下では、この基本量に関わらず、実際に必要なだけのバッファメモリの記憶領域を使用することが許可される。高負荷環境に遷移しバッファメモリがフルの状態になった場合、ルータ装置は、プッシュアウト機構を適用することによってバッファメモリ中の特定の packets を破棄する（プッシュアウトする）。さらに、従来技術の方法では、1つのバッファメモリを複数のポートで共有する環境を想定した。それに伴い、従来技術の方法では、基本量の管理を、ポート、クラス、フローの順に階層的に行い、また、スケジューリング規律として階層的に WRR を行った。さらに、従来技術の方法では、クラス別優先制御を実現するためにその帯域配分を行った。

【0007】

従来技術における基本量配分法について説明する。ルータ装置がフローを検知すると、そのフローに対して、当該ルータ装置におけるバッファメモリの基本量を割り当てる。その割り当て方法を以下に述べる。

【0008】

まず、ルータ装置は、当該ルータ装置の全バッファメモリサイズを複数ポート間で回線速度比に応じて配分する。次に、帯域保証型（BG）クラスに属するフローに対して、そのフローが属するポートに配分された基本量に関わらず、保証された帯域から演算される必要なバッファメモリ量が固定的に配分される。その他のベストエフォート型のクラスに属するフローに対しては、ポートに対する基本量から帯域保証型クラスの配分量を減算した分が、予め決定された重み係数に従って配分される。配分される基本量はフロー検知とフロー消滅に伴い変化する。つまり、実際にバッファメモリを使用しているフローの間だけで基本量が配分されることになる。

【0009】

具体的に、図47を参照して説明する。図47は、従来技術に係るバッファメモリの記憶領域を分配する方法を説明するための概略説明図である。ルータ装置は、まず、各ポート P1 乃至 PN に対して、全体のバッファメモリ量を出力回線速度の比に従って、それぞれバッファメモリ量 p_1 , p_2 , ..., p_N を配分する

。図 47 の場合、まず、ポート P1 に対して基本量 p_1 が配分される。次に、基本量 p_1 が、そのポート P1 に属するクラス間で配分される。このクラス間の配分の割合は、動的に変化する。ルータ装置が、帯域保証型クラス C2 に対して、その予約量に見合った基本量を配分するためである。それ以外のクラス C1 及び C0 に対しては、基本量 p_1 のうちの残りの量が、予め決められたクラスの重み係数に従って配分される。図 47 の場合、まず帯域保証型であるクラス C2 に対して、予約される帯域から演算される必要バッファメモリ量 α_1 が配分される。この必要バッファメモリ量は、単位時間間隔に契約分のトラヒックがバースト的に到着した場合に、それらのパケットを全て収容できる量である。その後、残りのバッファメモリ量 ($p_1 - \alpha_1$) を他のクラスに対して配分する。その手順は、まず各クラスの優先度 w_{11} 及び w_{10} と、検知されているフロー数 f_{11} 及び f_{10} とを用い、クラスの重み係数としてそれらの積をバッファメモリ量 ($p_1 - \alpha_1$) に適用する。図 47 におけるポート P1 の場合、クラス C1 の重み係数 W_{C1} とクラス C0 の重み係数 W_{C0} とは、次式で定義される。

【0010】

【数 1】

$$W_{C1} = f_{11} \times w_{11}$$

【数 2】

$$W_{C0} = f_{10} \times w_{10}$$

【0011】

その重み係数の比をバッファメモリ量 ($p_1 - \alpha_1$) に適用して、クラス C0 及び C1 の基本量が取得される。つまり、クラス C1 及び C0 それぞれの基本量 β_1 及び γ_1 は次式で表される。

【0012】

【数 3】

$$\beta_1 = (p_1 - \alpha_1) \times \frac{W_{C1}}{W_{C1} + W_{C0}}$$

【数 4】

$$\gamma_1 = (p_1 - \alpha_1) \times \frac{W_{C0}}{W_{C1} + W_{C0}}$$

【0013】

一方、バッファメモリがフルの状態時にパケットが到着すると、余分なパケットを廃棄するためのプッシュアウト機構として、ルータ装置は、以下のような操作を行う。

【0014】

基本量を超えてバッファメモリを使用しているフローに属するパケットが新たに到着した場合は、そのままそのパケットは破棄される。バッファメモリの使用量が基本量に満たないフローに属するパケットが到着した場合、プッシュアウト機構を採用することにより、バッファメモリに到着パケットを格納することが許可される。プッシュアウト対象パケットのサーチが終了すると、当該プッシュアウト対象パケットが存在するバッファメモリ位置上に到着パケットが上書きされ、上書きされたパケット（すなわちプッシュアウト対象パケット）は廃棄される。プッシュアウト対象パケットをサーチした結果、バッファメモリを基本量以上使用しているフローが存在しない場合は、到着パケットは廃棄される。

【0015】

従来技術では、基本量を階層的に配分しているので、プッシュアウト対象フローは以下の手順で検索される。ルータ装置は、まず、到着パケットの属するクラスが基本量を超えているか否かを調べる。超えている場合は、そのクラス内で最も超過使用量の大きいフローがプッシュアウトの対象となる。超えていない場合、ルータ装置は、到着パケットの属するポート単位での超過使用量を調べる。使用量が基本量を超過しているクラスが存在すれば、ルータ装置は、そのポート内で最も超過使用量の大きいクラスを決定し、次いで、そのクラス内で最も超過使用量の大きいフローを決定するという順に検索を行う。どのクラスの使用量も基本量を超過していなければ、ルータ装置は、最も超過使用量の大きいポート内で同様の検索を行う。

【0016】

以上の方法によってプッシュアウト対象フローが検索され、到着パケットはそのフローの先頭パケットに対して上書きが許可される。この方法について、図48を参照して具体的に説明する。図48は、図47で分配されたバッファメモリの記憶領域を超過して使用しているクラスの packets を廃棄する方法を説明するための概略説明図であり、図48(a)は同一ポートの異なるクラスの packets を廃棄する場合を示す図であり、図48(b)は異なるポートのクラスの packets を廃棄する場合を示す図である。

【0017】

図48において、ポートP1乃至P3と各ポート内のクラスC1乃至C3とを囲む実線の円は、各ポート及び各クラスの基本量を示し、点線の円は各ポート及び各クラスの実際の使用量を示している。図48(a)の場合において、到着パケットの属するフローが基本量を超えて使用していないと仮定する。その時到着フローの属するクラスC3の超過使用量が調べられることになる。図48(a)の場合、ポートP1内のクラスC3の使用量(点線の円で表す。)はその基本量(実線の円で表す。)を超過していないので、自分の属するポート単位の超過使用量を調べることとなる。ポートP1はその基本量を超えて使用しているので、プッシュアウトの対象となるクラスはポートP1に属するクラスで最も超過使用量の大きいクラスC2が対象となる。この方法ではフロー単位の制御を行うので、プッシュアウト対象パケットはクラスC2に属するクラスのフローの中で最も超過使用量の大きいフローの先頭パケットとなる。

【0018】

また、図48(b)の場合に図48(a)と同様の検索を行うと、到着したフローの属するポートP1はその基本量(実線の円で表す。)を超えてバッファメモリを使用していない。そのときは、最も超過使用量の大きいポートP3がプッシュアウトの対象となり、ルータ装置は、そのポートに属するフローに対して上記と同様の検索を行うことになる。その結果、ポートP3中で最も超過使用量が大きいクラスC1がプッシュアウトの対象になる。

【0019】

次いで、従来技術に係るスケジューリング規律及び帯域配分法について説明す

る。図 4 9 は、従来技術において、送信に利用可能な全帯域幅をポート、クラス及びフローで階層的に分配する方法を説明するための概略説明図である。従来技術の方法では、バッファメモリに格納されたパケットの読み出しスケジューリング規律として、ポート、クラス、フローの順に階層的に重み付けラウンドロビン（W R R）が実行される。

【 0 0 2 0 】

W R R において、各クラスに対する重み係数を決める必要がある。その重み係数の決定法を以下に述べる。まず、第 1 階層である、ポートに対する W R R では、そのポートの出力回線速度の比が重み係数とされる。第 2 階層である、クラスに対する W R R では、ルータ装置は、始めに、帯域保証型フローに対して保証された帯域を全リンク容量から割り当てる。帯域保証型フローに割り当てた後の残りのリンク容量が、帯域保証型クラス以外のクラスの間で配分される。その配分比として、基本量配分時に使用したクラス比が使用される。それによって演算された帯域配分量を簡単な整数比に換算することで重み係数が得られる。第 3 階層である、フローに対する W R R では、帯域保証型クラス内フローに関しては契約帯域の比がそのまま重み係数として使用される。他のクラスに関してはフロー毎の公平性を考慮に入れ、全てのフローに対して重み係数「1」が与えられる。つまり、帯域保証型クラス以外の低優先度クラス内のフローに対するスケジューリング規律にはラウンドロビン（R R）が使用される。

【 0 0 2 1 】

【発明が解決しようとする課題】

以上説明したように、従来技術においては、到着パケットのためのバッファメモリの記憶領域を、パケットが属するクラス単位で管理する場合、ルータ装置が不確定な性能を示すので、バッファメモリの記憶領域を管理するためのより適切な処理単位を確立する必要がある。

【 0 0 2 2 】

上記の技術課題に対して、フロー毎の適切なバッファ管理機構を含めた Q o S 制御機構が実装された高性能ルータ装置を実現する必要がある。特に、ルータ装置のバッファメモリが高負荷時においても、各クラス及び各フローに見合ったサ

ービスを提供し、高度な Q o S 保証を実現する必要がある。

【 0 0 2 3 】

さらに、ルータ装置のバッファメモリ管理を実際に実行するためには、到着パケットがどのバッファメモリ位置に格納されたかを管理する必要がある。ここで、インターネットを伝送されるパケットは可変長であるということが問題となる。バッファメモリ内ではパケット格納開始位置とパケット長の管理を行う必要があるが、可変長パケットの格納及び送信を繰り返すと、バッファメモリ内で空き領域が離散してしまい、バッファメモリ並びにパケットの管理が複雑になる。

【 0 0 2 4 】

本発明の目的は以上の問題点を解決し、クラスに見合ったサービスを提供できるとともに、特定のフローによるバッファメモリの占有を解消でき、しかも出力ポート回路内のバッファメモリに対するパケットの入出力の処理を高速化することができるルータ装置とその出力ポート回路及びその制御方法を提供することにある。

【 0 0 2 5 】

【課題を解決するための手段】

第 1 の発明に係るルータ装置の出力ポート回路は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、

上記制御手段は、送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当てるときに、帯域保証型クラスに属するパケットの各フローに対する基本量を、当該各フローが

要求するメモリサイズだけ個別に割り当てて管理する一方、ベストエフォート型クラスに属するパケットの各フローに対する基本量を、上記記憶手段全体のメモリサイズから、上記帯域保証型クラスに割り当てられた各基本量の総和を減算したメモリサイズを一括して割り当てて管理することを特徴とする。

【0026】

上記ルータ装置の出力ポート回路において、上記制御手段は、ベストエフォート型クラス毎に、優先度とそのクラスに属するフローの本数との積を計算し、これらの積を、ベストエフォート型クラスの個数について総和を計算することにより、ベストエフォート型クラスにおける総優先度を計算し、受信されたパケットのフローが属するクラスの優先度を、上記計算した総優先度で除算することにより、当該受信されたパケットに対する基本量配分割合を計算し、上記計算した基本量配分割合とベストエフォート型クラス用基本量との積を計算することにより当該受信されたパケットのフローの基本量を計算することを特徴とする。

【0027】

第2の発明に係るルータ装置の出力ポート回路は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、

上記制御手段は、送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当て、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理し、

上記制御手段は、所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が多いフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新することを特徴とする。

【 0 0 2 8 】

上記ルータ装置の出力ポート回路において、上記制御手段は、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新することを特徴とする。

【 0 0 2 9 】

また、上記ルータ装置の出力ポート回路において、上記制御手段は、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理し、

上記制御手段は、所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が多いフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新することを特徴とする。

【 0 0 3 0 】

さらに、上記ルータ装置の出力ポート回路において、上記制御手段は、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新することを特徴とする。

【 0 0 3 1 】

第 3 の発明に係るルータ装置の出力ポート回路は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラ

ス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、

上記制御手段は、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理するために、各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第1の管理テーブルをさらに備え、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第1の管理テーブルを更新することを特徴とする。

【0032】

上記ルータ装置の出力ポート回路において、上記制御手段は、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理するために、各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第1の管理テーブルをさらに備え、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第1の管理テーブルを更新することを特徴とする。

【0033】

第4の発明に係るルータ装置の出力ポート回路は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

上記出力ポート回路は、

送信すべきパケットを一時的に格納する記憶手段と、

上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備

え、

上記記憶手段は所定のブロック長の複数のブロックに分割され、上記制御手段は、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第 2 の管理テーブルをさらに備え、各フローのパケットの連結状態を管理することを特徴とする。

【 0 0 3 4 】

上記ルータ装置の出力ポート回路において、上記記憶手段は所定のブロック長の複数のブロックに分割され、上記制御手段は、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第 2 の管理テーブルをさらに備え、各フローのパケットの連結状態を管理することを特徴とする。

【 0 0 3 5 】

第 5 の発明に係るルータ装置は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置において、上記ルータ装置の出力ポート回路を備えたことを特徴とする。

【 0 0 3 6 】

第 6 の発明に係るルータ装置用出力ポート回路の制御方法は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び読み出しを制御するステップと、

送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当てるときに、帯域保証型クラスに属するパケットの各フローに対する基本量を、当該各フローが要求するメモリサイズだけ個別に割り当てて管理する一方、ベストエフォート型クラスに属するパ

ケットの各フローに対する基本量を、上記記憶手段全体のメモリサイズから、上記帯域保証型クラスに割り当てられた各基本量の総和を減算したメモリサイズを一括して割り当てて管理するステップを含むことを特徴とする。

【0037】

上記ルータ装置用出力ポート回路の制御方法において、ベストエフォート型クラス毎に、優先度とそのクラスに属するフローの本数との積を計算し、それらの積を、ベストエフォート型クラスの個数について総和を計算することにより、ベストエフォート型クラスにおける総優先度を計算し、受信されたパケットのフローが属するクラスの優先度を、上記計算した総優先度で除算することにより、当該受信されたパケットに対する基本量配分割合を計算し、上記計算した基本量配分割合とベストエフォート型クラス用基本量との積を計算することにより当該受信されたパケットのフローの基本量を計算するステップをさらに含むことを特徴とする。

【0038】

第7の発明に係るルータ装置用出力ポート回路の制御方法は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び読み出しを制御するステップと、

送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当て、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理するステップと、

所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が大きいフローが発生するとき、フロー情報及び超過使用量を新

たに受信したパケットが属するフローのフロー情報及び超過使用量に更新するステップとを含むことを特徴とする。

【0039】

上記ルータ装置用出力ポート回路の制御方法において、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新するステップをさらに含むことを特徴とする。

【0040】

また、上記ルータ装置用出力ポート回路の制御方法において、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理するステップと

、
所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が大きいフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新するステップとをさらに含むことを特徴とする。

【0041】

さらに、上記ルータ装置用出力ポート回路の制御方法において、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新するステップをさらに含むことを特徴とする。

【0042】

第8の発明に係るルータ装置用出力ポート回路の制御方法は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び読み出しを制御するステップと、

各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第 1 の管理テーブルを用いて、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理し、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第 1 の管理テーブルを更新するステップを含むことを特徴とする。

【 0 0 4 3 】

上記ルータ装置用出力ポート回路の制御方法において、各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第 1 の管理テーブルを用いて、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理し、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第 1 の管理テーブルを更新するステップをさらに含むことを特徴とする。

【 0 0 4 4 】

第 9 の発明に係るルータ装置用出力ポート回路の制御方法は、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路の制御方法において、

連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、

送信すべきパケットを一時的に格納する記憶手段への上記パケットの格納及び読み出しを制御するステップと、

上記記憶手段は所定のブロック長の複数のブロックに分割され、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第 2 の管理テーブルを用いて、各フローのパケットの連結状態を管理するステップを含むことを特徴とする。

【 0 0 4 5 】

上記ルータ装置用出力ポート回路の制御方法において、上記記憶手段は所定のブロック長の複数のブロックに分割され、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第 2 の管理テーブルを用いて、各フローのパケットの連結状態を管理するステップをさらに含むことを特徴とする。

【 0 0 4 6 】**【発明の実施の形態】**

以下、図面を参照して本発明の実施形態について説明する。

【 0 0 4 7 】

図 1 は、本発明の実施形態に係るルータ装置の構成を示すブロック図である。図 1 のルータ装置は、パケット交換網であるインターネットのためのルータ装置であり、当該ルータ装置は、複数 N 個の入力ポート回路 1 - 1 乃至 1 - N（総称して、入力ポート回路 1 という。）と、各入力ポート回路 1 に接続されたスイッチファブリック回路 2 と、スイッチファブリック回路 2 にそれぞれ接続された複数 N 個の出力ポート 3 - 1 乃至 3 - N（総称して、出力ポート 3 という。）と、スイッチファブリック回路 2 を制御するルーティングプロセッサ 4 とを備えて構成される。当該ルータ装置は、入力ポート回路 1 を介して受信されたパケットをスイッチファブリック回路 2 により各出力ポート回路 3 を介して各隣接するノードにルーティングして送信し、ここで、連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、出力ポート回路 3 は、特に、送信すべきパケットを一時的に格納するバッファメモリ 1 3 と、バッファメモリ 1 3 へのパケットの格納及び読み出しを制御する出力ポートコントローラ 2 0 とを備えたことを特徴としている。

【 0 0 4 8 】

図 1 において、入力ポート回路 1 は、入力パケットがまず到着する回路であり、以下の 3 つの機能を有する。まず第 1 に、各到着パケットに対し最長プリフィックス一致（LPM）検索を行うことである。LPM 検索とは IP ヘッドに含まれる目的地アドレスから次ホップを決定するために行われるテーブル検索処理で

ある。第 2 に、Q o S を保証するために、パケットをあらかじめ定義されたサービスクラスに分類することである。第 3 に、データリンクレイヤのプロトコル処理を実行する。そのプロトコルとして、S L I P（シリアル回線インターネットプロトコル）、P P P（ポイント・ツー・ポイント・プロトコル）、P P T P（ポイント・ツー・ポイント・転送プロトコル）などが利用可能である。

【 0 0 4 9 】

図 1 の各入力ポート回路 1 においては、到着パケットは高速パスコントローラ 1 a に入力され、到着パケットのうち高速で処理する必要があるクラスのパケットは高速パスコントローラ 1 a によってすぐに、パケットを時間分割多重化するマルチプレクサ 1 d を介してスイッチファブリック回路 2 に出力される。一方、到着パケットのうち高速で処理する必要がないクラスのパケットは低速パス用のキューメモリ 1 b に分岐して出力され、キューメモリ 1 b はパケットを一時的に待ち行列として格納する。次いで、低速コントローラ 1 c は、キューメモリ 1 b に格納されたパケットを順次読み出してマルチプレクサ 1 d を介してスイッチファブリック回路 2 に出力する。

【 0 0 5 0 】

次いで、スイッチファブリック回路 2 は、各入力ポート回路 1 から入力されるパケットを、ルーティングプロセッサ 4 の制御により所定のルーティング規準を用いて、各隣接するノードにリンクを介して接続された各出力ポート回路 3 に出力する。すなわち、スイッチファブリック回路 2 は入力ポート回路 1 と出力ポート回路 3 を接続する機能を有する。スイッチファブリック回路 2 の技術として現在使用されているものに、バス型、クロスバ型、共有メモリ型があって、これらのうちから適宜に選択することができる。ルーティングプロセッサ 4 は、フォワーディングテーブルの検索、ルーティングプロトコルの実装、そしてルータ装置の設定や管理のためのソフトウェア実行を行っている。また、ルーティングプロセッサ 4 は、フォワーディングテーブルにエントリされていないあて先アドレスをもったパケットの処理などを実行する。

【 0 0 5 1 】

各出力ポート回路 3 は、ルート検索により入力ポート回路 1 からスイッチファ

ブリック回路 2 を介して転送されてきたパケットをリンクに出力するまでの間一時的に格納し、リンク出力に関するスケジューリングを行う機能を有する。出力ポート回路 3 には、優先権や Q o S 保証をサポートするための洗練されたスケジューリングアルゴリズムが実装されている。そのスケジューリングアルゴリズムとして、例えば当業者に公知の W R R （重み付けラウンドロビン）や、W F Q （重み付け均等キューイング）が利用可能である。

【0052】

図 1 に示すように、各出力ポート回路 3 は、ヘッダ情報取得部 11 と、一時的パケット格納メモリ 12 と、バッファメモリ 13 と、パケット送信部 14 と、出力ポートコントローラ 20 とを備えて構成される。出力ポート回路 3 は、特に、複数のフローキューメモリ 13 a, 13 b を備えたバッファメモリ 13 における到着パケットの入出力を制御するための出力ポートコントローラ 20 を備えたことを特徴としている。

【0053】

図 1 の出力ポート回路 3 において、ヘッダ情報取得部 11 は、まず、スイッチファブリック回路 2 から到着したパケットのヘッダ情報を読み取り、読み取ったヘッダ情報の信号を出力ポートコントローラ 20 に出力するとともに、到着パケットを、一時的パケット格納メモリ 12 に一時的に記憶させる。出力ポートコントローラ 20 は、パケットが到着した場合、到着パケットのヘッダ情報の信号のみを入力データとしてバッファメモリ 13 における到着パケットの格納場所を演算し、上記格納場所を示す信号を一時的パケット格納メモリ 12 に出力する。また、パケットを送信する場合は、出力ポートコントローラ 20 は、パケット送信部 14 からサービス要求信号（すなわち、送信要求信号）を入力されることによって、バッファメモリ 13 のどの位置のパケットを送信すべきかを演算し、この演算結果をパケット送信部 14 に出力する。一時的パケット格納メモリ 12 は、出力ポートコントローラ 20 から格納場所を示す信号が入力されると、当該一時的パケット格納メモリ 12 からパケットを読み出して、バッファメモリ 13 内の演算された格納場所に当該パケットを格納する。バッファメモリ 13 はパケットを格納しておくためのメモリである。ここで、到着パケットは、バッファメモリ

13に格納されるとき、当該パケットが属する異なるフロー毎に区別して格納されることが可能であり、図1では、バッファメモリ13内のフローキューメモリ13a, 13b, …に格納されるものとして仮想的に図示している。一時的パケット格納メモリ12は、出力ポートコントローラ20からの格納場所の信号に基づいてフロー毎に、到着パケットをフローに対応したフローキューメモリ13a, 13b, …に格納する。

【0054】

本実施形態において、バッファメモリ13は、図3を参照して詳細後述するように、予め複数のブロックに細分化され、任意のフローを格納するために任意のブロックが割り当てが可能である。パケット送信部14は、出力ポートコントローラ20に対してサービス要求信号を出力し、これに応答して出力ポートコントローラ20によって演算された、送信すべきパケットの格納場所情報に基づいて、バッファメモリ13よりパケットを読み出し、そのパケットをリンクを介して隣接ノードに送信する。

【0055】

以上のように構成されたルータ装置において、QoS保証を実現するためには、トラヒックが集中する出力ポート回路3内のバッファメモリ（図2を参照）においてQoS制御機構を実装することが現実的である。そこで、本実施形態は、基本量配分、プッシュアウト機構及び階層的WRRの3つの機能の連携により動作することを特徴とするルータ装置の出力ポート回路を提供する。本実施形態は、特に、フロー管理によるクラス別品質制御方法に係る処理を実行可能なルータ装置の出力ポート回路を提供することを特徴している。本実施形態では、管理方法の実装容易性を考慮して、フローを「出力ポート回路3のバッファメモリ内に存在する同種のパケット群」と定義する。つまり、出力ポート回路3は、バッファメモリ13内でそのフローに属する種類のパケットが一時的にでもゼロになると、当該フローが消滅したと認識する。以上より、管理可能なフロー数は多くともバッファメモリ領域の大きさに等しくなり、実装が容易となる。また、タイマを用いる必要もなくなる点から有利であると言える。以下、上記3つの機能の詳細を具体例を用いて説明する。

【0056】

図2は、図1の出力ポート回路3の詳細な構成を示すブロック図である。以下、バッファメモリ13を管理するための、出力ポートコントローラ20内の各機能ブロックについて説明する。出力ポートコントローラ20内で計算処理部として機能する部分は、主要な部分として、プッシュアウト対象ブロック決定部15と、格納ブロック決定部16と、格納場所決定部17と、スケジューラ18とを備えている。また、出力ポートコントローラ20は、それぞれ異なるデータを格納管理して処理するための、空き領域管理部21と、格納場所管理部22と、フロー管理部23と、クラス管理部24と、ポート管理部25と、前サービスフロー管理部26と、前サービスクラス管理部27と、WRRフロー順管理部28と、WRRクラス順管理部29と、WRRポート順管理部30とをさらに備えている。

【0057】

パケットが到着すると、到着パケットは、ヘッダ情報取得部11を介して一時的パケット格納メモリ12に一時的に格納されるとともに、到着パケットのヘッダ情報がヘッダ情報取得部11で取得されて、この取得されたヘッダ情報の信号のみが、プッシュアウト対象ブロック決定部15、格納ブロック決定部16及び格納場所決定部17に出力される。プッシュアウト対象ブロック決定部15は、このヘッダ情報と、フロー管理部23及びクラス管理部24に記憶されたデータとに基づいて、廃棄されてもよいフロー（以下、プッシュアウト対象フローという。）に属するパケットを格納したバッファメモリ13内のブロック（以下、プッシュアウト対象ブロックという。）のブロック番号を、格納場所決定部17に出力する。また、格納ブロック決定部16は、ヘッダ情報と空き領域管理部21に記憶されたデータとに基づいて、到着パケットを格納するブロックを決定する。さらに、格納場所決定部17は、プッシュアウト対象ブロック決定部15と格納ブロック決定部16から入力される信号に基づいて、到着パケットの格納又は廃棄を命令する信号を一時的パケット格納メモリ12に出力するとともに、各管理部21乃至30内のデータを更新する。

【0058】

一時的パケット格納メモリ 12 は、格納場所決定部 17 からの信号に基づいて到着パケットをバッファメモリ 13 に書き込むか、又は廃棄する。一時的パケット格納メモリ 12 は、到着パケットをバッファメモリ 13 に書き込む場合、プッシュアウト対象フローの先頭パケットを格納したブロックに到着パケットを書き込むが、ここでフローの先頭パケットを格納したブロックを選択する理由は、TCP 等の廃棄を検知するプロトコルを使用している場合に、パケット廃棄の早期検出につながる利点があるからである。

【0059】

パケットサービスフェーズになると、パケット送信部 14 は、スケジューラ 18 にサービス要求信号を送信することによってスケジューラ 18 を起動し、次いで、スケジューラ 18 は各管理部 21 乃至 30 を参照して、到着パケットの格納場所及び送信パケットを決定し、この格納場所及び送信パケットについてのデータをパケット送信部 14 に戻す。パケット送信部 14 は、スケジューラ 18 が指定したアドレスに格納されているデータをバッファメモリ 13 から読み出し、ブロックに分割されていたパケットを復元した後、復元されたパケットをリンクに転送する。

【0060】

実施形態において、出力ポートコントローラ 20 は、好ましくは、1 個の集積回路チップで構成され、パケット到着における入力信号（すなわちヘッダ情報の信号）と、パケット送信における入力信号（すなわちサービス要求信号）とを受信し、それに応答してブロック番号を決定して出力する。このとき、すべての管理部 21 乃至 30 は出力ポートコントローラ 20 内に実装可能である。

【0061】

図 3 は、実施形態に係るバッファメモリ 13 のブロック化を説明するための概略説明図である。図 3 において、図 3 (a) は図 1 の出力ポート回路 3 への到着パケットを示す図であり、図 3 (b) は図 2 のバッファメモリ 13 のメモリ空間を示す図であり、図 3 (c) は出力ポート回路 3 からの送信パケットを示す図である。

【0062】

本実施形態のルータ装置において、出力ポートコントローラ 2 0 は、パケットが出力ポート回路 3 内のどのバッファメモリ位置に格納されたかを管理するとき、バッファメモリ 1 3 を、図 3 (b) に示すように予め複数の固定サイズ L のブロックに細分化して格納管理する。バッファメモリ 1 3 内のアドレスは、細分化されたブロックのブロック番号として管理される。到着パケットはこのブロックのサイズ（すなわち、固定サイズ L）に分割して格納される。ブロックのサイズに満たない部分には図 3 (a) に示すように空データを付与し、他のデータを格納することを行わない。付与された空データは、図 3 (c) に示すように送信時に除去される。以上のように格納管理することにより、格納場所管理部 2 2 は、バッファメモリ 1 3 内のブロック数に等しい行数を有する管理テーブルを用意するだけでよい。また、バッファメモリ 1 3 の空き領域管理もブロック毎の管理となるため、パケット到着時の空きブロック検索処理も高速化することができる。

【 0 0 6 3 】

このようにバッファメモリ 1 3 をブロック化することによって、本実施形態に係るルータ装置は、インターネットを流れる可変長パケットを処理するときに性能低下するような状況が防止される。出力ポートコントローラ 2 0 は、バッファメモリ 1 3 のパケットの格納状況を管理するために、各パケットを格納するブロック番号（ブロックの位置を表す。）と、複数のパケットにてなるフローを記憶する複数のブロック間の連結状態とを示すための管理テーブルを備えたことを特徴としている。

【 0 0 6 4 】

以下、図 2 の出力ポートコントローラ 2 0 がバッファメモリ 1 3 を管理するために必要な管理テーブルの概要について説明する。

【 0 0 6 5 】

図 4 は、図 2 の空き領域管理部 2 1 によって管理される空き領域管理テーブル T 1 の概略構成の一例を示す図であり、図 5 は、図 4 の空き領域管理テーブル T 1 を用いた空き領域管理を説明するための概略説明図である。

【 0 0 6 6 】

図 4 に示すように、空き領域管理テーブル T 1 は、バッファメモリ 1 3 内のあるブロックのブロック番号に対する次のブロック番号を格納し、ここで、次のブロック番号とは、空きブロックの連結状態を示す。図 4 の例では、ブロック番号 2、3 及び 5 をそれぞれ有するブロック 2、3 及び 5 は空きブロックである。図 4 の空き領域管理テーブル T 1 において、ブロック番号 1 に対応する次のブロック番号は「- 1」を示している。これは、ブロック 1 は使用中であることを意味している。また、空き領域管理部 2 1 はまた、空き領域管理テーブル T 1 とは別に、先頭の空きブロック番号と最後尾の空きブロック番号とを格納して管理する。これにより、パケット到着時における空きブロック検索時には、先頭の空きブロック番号を出力することにより、また、パケット送信時には最後尾の空きブロック番号の値を変更することにより、空きブロックをリストとして格納して管理することが可能となる。

【 0 0 6 7 】

以上に述べた空き領域のブロック管理の概略説明図を図 5 に示す。これは、ブロック 2 を先頭ブロックとし、ブロック 3 5 を最後尾ブロックとする、一連の空きブロックがバッファメモリ 1 3 内に存在する場合の例である。ただし、空き領域管理部 2 1 は、先頭ブロックのブロック番号と最後尾ブロックのブロック番号とを、空き領域管理テーブル T 1 とは別に格納して管理する。

【 0 0 6 8 】

図 6 は、図 2 の格納場所管理部 2 2 によって管理される格納場所管理テーブル T 2 の概略構成の一例を示す図であり、図 7 は、図 6 の格納場所管理テーブル T 2 を用いた格納場所管理を説明するための概略説明図である。

【 0 0 6 9 】

図 6 に示すように、格納場所管理テーブル T 2 は、各ブロック番号に対する次のブロック番号を格納し、ここで、次のブロック番号とは、各フローにおけるブロックの連結状態を示す。図 6 の例では、ブロック番号 1、3 及び 8 をそれぞれ有するブロック 1、3 及び 8 は、あるフローにおけるデータの到着順を示している。また、次のブロック番号の値が「- 1」であるブロック（例えば、ブロック 4 及び 8）は、当該ブロックが含まれるフロー内において当該ブロック自体が最

最後尾ブロックであり、その次のブロックとしてのデータが格納されていないことを示す。パケット到着時には、格納場所管理部 22 は、パケットの属するフローにおける最後尾ブロック番号の値を取得し、そのブロック番号に対する次のブロック番号を変更することにより、データの連結状態を管理することが可能となる。また、パケット送信時にはフローの先頭ブロック番号を取得し、そのブロック番号に対する次のブロック番号を新たなフロー先頭ブロック番号とすることによりフローの管理を行う。

【0070】

以上に述べた格納場所のブロック管理の概略説明図を図 7 に示す。図 7 の例では、ブロック 1 を先頭とするフロー A と、ブロック 2 を先頭とするフロー B とが図示されているが、格納場所管理部 22 は、ブロックを含むフローについての情報は管理せず、そのような情報（例えば、図 7 に示された各フロー A 及び B の先頭ブロック及び最後尾ブロックについての情報）は、フロー管理部 23 によって格納されて管理される。

【0071】

図 8 は、図 2 のフロー管理部 23 によって管理される帯域保証型クラスに属するフローのためのフロー管理テーブル T3 の概略構成の一例を示す図であり、図 9 は、図 8 のフロー管理テーブル T3 を用いた先頭ブロック及び最後尾ブロックの管理を説明するための概略説明図である。

【0072】

図 8 に示すように、フロー管理テーブル T3 は、あるクラスに含まれる各フローの基本量、使用量、先頭ブロック番号、最後尾ブロック番号、及び優先度の 5 つの値を格納して管理する。まず第 1 に、基本量は、フローに割り当てられたバッファメモリ量を、バッファメモリ 13 のブロック長 L を単位として示し、そのバッファメモリ量を超えて使用しない限り、当該フローは他のフローに悪影響を及ぼしていないと判断される。各フローが帯域保証型クラスに含まれるフローであるときは、図 8 に示すようにフロー毎に異なる値の基本量が割り当てられる一方、各フローがベストエフォート型クラスに含まれるフローであるときは、クラスに割り当てられた基本量が、そのクラスに含まれるフローの間で等分される。

次に、使用量とは、当該フローが実際に使用しているバッファメモリ量（ただし、ブロック長Lを単位とする。）を示す。先頭ブロック番号とは、当該フローにおいて最も先に到着したデータ（すなわち、このデータを含むパケットを記憶したバッファメモリ13内のブロック）を示し、当該フローのパケットがサービスされるとき、この先頭ブロック番号を有するブロックに格納されているデータが最初にバッファメモリ13より読み出される。最後尾ブロック番号とは、当該フローにおいて最も新しく到着したデータ（すなわち、このデータを含むパケットを記憶したバッファメモリ13内のブロック）を含むブロックを示し、当該フローにおいて次にデータ到着があった場合、そのデータのパケットを記憶するためのブロックは、この最後尾ブロック番号を有するブロックに対して、格納場所管理テーブルT2の次のブロック番号を用いて連結される。つまり、格納場所管理テーブルT2の更新を行うとき、最後尾ブロック番号が読み出され、格納場所管理テーブルT2の更新に使用される。最後に、優先度は、基本量を配分するときと、WRRにおいてサービス順を決定するときに用いられる値である。各フローが帯域保証型クラスに含まれるフローであるときは、図8に示すようにフロー毎に異なる値の優先度が割り当てられる一方、各フローがベストエフォート型クラスに含まれるフローであるときは、当該フローを含むクラスの優先度が当該フローの優先度として用いられる。

【0073】

以上説明した先頭ブロック管理と最後尾ブロック管理の概略説明図を図9に示す。前述したように、フロー管理テーブルT3は、各フローの先頭ブロックと最後尾ブロックとを格納して管理するために用いられ、フロー内の各ブロックの順序は格納場所管理テーブルT2を用いて管理される。

【0074】

図10は、図2のクラス管理部24によって管理されるクラス管理テーブルT4の概略構成の一例を示す図である。図10に示すように、クラス管理テーブルT4は、あるポートに含まれる各クラスの基本量、使用量、フロー数、及び優先度の4つの値を格納して管理する。基本量、使用量、優先度はフロー管理テーブルT3における値と同様である。フロー数とは、当該クラスに存在するフロー数

を示し、ベストエフォート型クラスにおいてフローに対する基本量を演算する場合に使用される。

【0075】

図11は、図2のポート管理部25によって管理されるポート管理テーブルT5の概略構成の一例を示す図である。図11に示すように、ポート管理テーブルT5は、各ポートの基本量、使用量、クラス数、及び優先度を格納して管理する。ここで、クラス数とはフローが存在するクラスの数を示す。また、優先度としては、ルータ装置の出力回線速度に比例した値が格納される。

【0076】

図12は、図2のWRRフロー順管理部28によって管理されるWRRフロー順管理テーブルT6の概略構成の一例を示す図であり、図13は、図12のWRRフロー順管理テーブルT6を用いたサービスフロー順の管理を説明するための概略説明図である。

【0077】

図12に示すように、WRRフロー順管理テーブルT6は、あるフローIDに対し次にサービスすべきフローのフローIDを格納して管理する。図12の例では、フローID1、3及び4をそれぞれ有するフロー1、フロー3及びフロー4は、「フロー1→フロー3→フロー4→フロー1…」の順番で繰り返しサービスされることになる。また、フロー2の次にサービスされるフローのIDは5であり、フロー2及び5は、フロー1、3及び4とは違うクラスに属するフローであるといえる。同様のテーブルをクラス、ポートに対して用意することにより、階層的WRRを実現することが可能となる。すなわち、複数のクラスをサービスする順序を決定するためのWRRクラス順管理テーブルがWRRクラス順管理部29に提供され、複数のポートをサービスする順序を決定するためのWRRポート順管理テーブルがWRRポート順管理部30に提供される。

【0078】

WRRフロー順管理テーブルT6を用いたサービス順管理の概略説明図を図13に示す。上述のように、WRRフロー順管理テーブルT6は、フロー1、フロー3及びフロー4が構成するループについての情報を保持する。図13に示すよ

うに、現在サービスしているフローがフロー 3 であるとき、「前のサービスフロー」（すなわち、フロー 1 のフロー ID）と「残りのサービス回数」とは、詳細後述するように、前サービスフロー管理部 2 6 によって管理されているが、現在フロー 3 をサービスしているということについての情報は出力ポートコントローラ 2 0 によって管理されない。

【 0 0 7 9 】

図 1 4 は、図 2 の前サービスフロー管理部 2 6 によって管理される前サービスフロー管理テーブル T 7 の概略構成の一例を示す図である。図 1 4 に示すように、前サービスフロー管理テーブル T 7 は、各クラスのクラス ID 毎に前サービスフロー ID と残りサービス回数を格納して管理する。サービスを開始する場合は、前サービスフロー管理部 2 6 は、当該クラスでの前サービスフロー ID を出力し、そのフロー ID に基づいて W R R フロー順管理テーブル T 6 を用いて次にサービスすべきフローのフロー ID を出力する。残りサービス回数は、現在サービスしているフローを連続してサービスする回数を示し、残りサービス回数が 0 になると前サービスフロー管理部 2 6 は前サービスフロー ID を更新する。管理する値として、現在サービスしているフローのフロー ID ではなく前サービスフロー ID を使用する理由は、当該クラスにおいて新しくフローが到着した場合、W R R フロー順管理テーブル T 6 において前サービスフローの次にフローを登録することにより、現在サービスされているフローは連続してサービスすることが可能となるためである。

【 0 0 8 0 】

この前サービスフロー管理の概略説明図、並びに新規フロー発生時におけるデータ更新処理を図 1 5 に示す。すなわち、図 1 5 は、図 1 4 の前サービスフロー管理テーブル T 7 を用いたサービスフロー順の管理を説明するための概略説明図であり、図 1 5（a）は新規のフローが発生したときの前サービスフロー管理を示す図であり、図 1 5（b）は図 1 5（a）の後のデータ更新処理を示す図である。

【 0 0 8 1 】

図 1 5（a）の例において、現在のサービスフローがフロー 3 であり、かつ前

のサービスフローがフロー 1 であるとき、フロー ID「7」を有する新規の到着フローが発生したならば、図 15 (b) に示すように、前サービスフローであるフロー 1 の次にフロー 7 を挿入して、前サービスフロー ID を到着フローのフロー ID「7」に更新するとともに、WRR フロー順管理テーブル T6 のデータを「フロー 1 → フロー 7 → フロー 3 → フロー 4 → フロー 1 → …」となるように更新する。ここで、前述のように、前サービスフロー管理部 26 は「前のサービスフロー」と「残りのサービス回数」とを格納して管理しているが、現在フローのフロー ID は管理されない。

【0082】

従って、出力ポートコントローラ 20 は、送信される新たなフローが上記バッファメモリに格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように WRR フロー順管理テーブル T6 のデータを更新する。

【0083】

以上説明した前サービスフロー管理テーブル T7 と同様に、前サービスクラス管理部 27 は、各ポートのポート ID 毎に前サービスクラス ID と残りサービス回数とを格納して管理するための、前サービスクラス管理テーブルを備えている。

【0084】

次いで、基本量の管理方法について以下に説明する。

【0085】

図 16 は、図 2 のバッファメモリ 13 の記憶領域を、帯域保証型 (BG) クラスのフローと、ベストエフォート型 (BE) クラスのフローとの間で分配する方法を説明するための概略説明図である。本実施形態ではフロー毎に基本量の管理を行う。帯域保証型クラス of フローに配分される基本量は、そのフローの優先度に従い固定値を取る。ベストエフォート型クラス of フローに配分される基本量 (以下、ベストエフォート型クラス用基本量という。) は、バッファメモリの全メモリ容量である全バッファ量から帯域保証型クラス of フローに配分された基本量の総和を減算した残りバッファ量を、各フローの優先度に従って配分する。つま

り、ベストエフォート型クラスのフローに対する基本量は新しいフローの発生、並びにフローの消滅によって変動することとなる。

【0086】

フロー数が増える毎に全フローの基本量を再計算しては、ルータ装置の処理速度が極度に小さくなるので、本実施形態においては、基本量の管理を図16に示すように行う。まず、帯域保証型クラスのフローに対しては、基本量は優先度に応じて固定であるためフロー毎の管理を行う。ベストエフォート型クラスのフローに対しては、フローの本数により基本量が増減するため、ベストエフォート型クラス用基本量として、全バッファ量から帯域保証型クラスに配分された基本量の総和を減算した量のみを格納して管理する。上記のように格納管理することにより、帯域保証型クラスのフローが発生するか又は消滅した場合は、そのフローの基本量とベストエフォート型クラス用基本量を変更するのみでよい。一方、ベストエフォート型クラスのフローが発生するか又は消滅した場合は、基本量の変更を行う必要はない。ただし、超過使用量を演算する際には基本量が必要となるため、その度に基本量の演算を行う必要があり、その演算式を次式に示す。

【0087】

【数5】

ベストエフォート型フローの基本量

$$= \left(\begin{array}{c} \text{ベストエフォート型} \\ \text{クラス用基本量} \end{array} \right) \times \frac{\text{自クラスの優先度}}{\sum_{BE \text{ クラス}} \left(\begin{array}{c} \text{クラス優先度} \\ \times \text{クラス内のフロー数} \end{array} \right)}$$

【0088】

【数6】

ベストエフォート型クラス用基本量

$$= \text{バッファメモリ13の全記憶領域} - \sum_{BG \text{ フロー}} (BG \text{ 基本量})$$

【0089】

ここで、ベストエフォート型フローに対しては、前述のように、フローの優先度と当該フローを含むクラスの優先度とを同一の値として格納して管理している

。

【0090】

あるベストエフォート（BE）型の到着フローに対する基本量を演算するためには、まず、ベストエフォート型クラス毎に優先度とそのクラスに属するフローの本数との積を計算し、それらの積を、ベストエフォート型クラスの個数について総和することにより、ベストエフォート型クラスにおける総優先度が演算される。到着フローが属するクラスの優先度（これは、到着フローの優先度に等価である。）を、演算された総優先度で除算することにより、到着フローに対する基本量配分割合が決定される。基本量配分割合とベストエフォート型クラス用基本量との積を計算することにより、到着フローの基本量を演算することができる。

【0091】

従って、出力ポートコントローラ20は、帯域保証型クラスに含まれる各フローに対する基本量を、当該各フローが要求するメモリサイズだけ個別に割り当てかつ個別に管理し、ベストエフォート型クラスに含まれる各フローに対する基本量を、バッファメモリ全体のメモリサイズから上記帯域保証型クラスに割り当てられた各基本量を減算したメモリサイズを一括して割り当てかつ一括して格納して管理することができる。

【0092】

次いで、最超過クラス及び最超過フローの管理方法について以下に説明する。

【0093】

バッファメモリ13がフルの状態においてパケットが到着した場合、その到着パケットが属するフローが基本量を超過使用していなければ、他のフローのパケットをプッシュアウトすることができる。そのプッシュアウトの対象となるフローは、最も基本量を超過使用しているフロー（以下、最超過フローという。）である。パケット到着時に高速にプッシュアウト対象フローを決定するためには、クラスの基本量を最も超過使用している最超過クラスを予め管理し、かつクラス毎に最超過フローを格納して管理しておく必要がある。

【0094】

全フローの超過使用量をチェックして、最も超過しているフローを決定すると

いう手法では、定期的に動作させるとしても処理時間が膨大になってしまうので、本実施形態では、最超過クラスと最超過フローの管理を図17及び図18に示すように行う。なお、ここで用いる最超過フロー管理テーブルT8は、図19に示すように、フローID毎に超過使用量を格納している。

【0095】

図17は、図2の格納場所決定部17によって実行される、パケット到着時における最超過フローの管理処理を示すフローチャートである。まず、パケットが到着した時に、ステップS1において、到着パケットのヘッダ情報を取得し、ステップS2において、到着したパケットが属するフローの超過使用量と、最超過フロー管理テーブルT8に格納して管理している最超過フローの超過使用量とを比較する。ここで、到着フローの方が大きい場合（ステップS2がYESのとき）は、ステップS3において、最超過フロー管理テーブルT8に記憶されたフローIDを更新し、次いで、ステップS4において、最超過フロー管理テーブルT8に記憶された超過使用量を更新して当該管理処理を終了する。逆に、最超過管理テーブルT8のフローの方が大きい場合（ステップS2がNOのとき）は、管理データを変更せずに当該管理処理を終了する。

【0096】

図18は、図2のスケジューラ18によって実行される、パケット送信時における最超過フローの管理処理を示すフローチャートである。まず、ステップS11において、所定数のパケットにてなるフローを送信し、次いで、ステップS12において、送信したパケットが属するフローのフローIDと、最超過フロー管理テーブルT8に格納して管理している最超過フローのIDとが一致するか否かを判断し、一致しているとき（ステップS12がYESのとき）、ステップS13で最超過フロー管理テーブルT8に格納して管理している最超過フローの超過使用量を更新して当該管理処理を終了する。一方、フローIDが一致しない場合（ステップS12がNOのとき）は、管理データを変更せずに当該管理処理を終了する。上記の方法により、全フローの超過使用量のチェックを行う必要がなくなる。

【0097】

図19は、図2のクラス管理部24によって管理される最超過フロー管理テーブルT8を用いた最超過フロー管理を説明するための概略説明図であり、最超過フローの管理の動作を、図19に示す例を用いて具体的に説明する。

【0098】

クラス管理部24は、最超過フロー管理テーブルT8を用いて、最も大きい超過使用量を有するフローのフローIDとその超過使用量（ただし、バッファメモリ13内のブロック長Lを単位とする。）とを格納して管理する。図19（a）は初期状態の（a1）最超過フロー管理テーブルT8と（a2）フロー毎の超過使用量の現在の状態とを示す図であり、ここで、最超過フロー管理テーブルT8は、フロー1が最超過フローであり、その超過使用量が12であることを示している。次いで、図19（b）は、図19（a）の状態からパケットサイズが2であるフロー3が到着したときの（b1）最超過フロー管理テーブルT8と（b2）フロー毎の超過使用量の現在の状態とを示す図である。到着パケットサイズは2であるため、フロー3の超過使用量は13となる。クラス管理部24は、この値と、格納管理している最超過フロー1の超過使用量の値を比較し、この場合到着フロー3の超過使用量の方が大きいので、最超過フロー管理テーブルT8の管理データを、フローIDが3でありかつ超過使用量が13であるように変更する。そして、図19（c）はパケットサイズが2であるフロー3を送信したときの（c1）最超過フロー管理テーブルT8と（c2）フロー毎の超過使用量の現在の状態とを示している。送信したフローのフローIDと、最超過フロー管理テーブルT8に管理されているフローIDとが一致するので、クラス管理部24は、格納して管理している超過使用量の値を変更する。このとき、最超過フローのフローIDが正しく管理されていない状態が発生する。しかし、パケットを送信した時点における管理テーブルの状態であるため必ずバッファメモリ13に空きが存在すること、さらに管理されているフローは超過使用をしていることから、本ルータ装置のパケット送受信性能には影響を及ぼさないと考えられる。さらに、図19（d）はパケットサイズが2であるフロー1が到着したときの（d1）最超過フロー管理テーブルT8と（d2）フロー毎の超過使用量の現在の状態とを示す図である。到着フローの超過使用量は管理されている超過使用量を超えてい

るので管理データは変更され、最も超過しているフローの管理が正常に行われている状態になる。

【0099】

従って、出力ポートコントローラ20は、所定のフローに属するパケットが到着することによって、格納して管理している超過使用量よりも超過使用量が多いフローが発生するとき、フローID及び超過使用量を新たに到着したパケットが属するフローのフローID及び超過使用量に更新し、基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるとき、格納して管理している超過使用量のみを当該フローの送信後の超過使用量に更新することができる。

【0100】

本実施形態において、以上のように最超過フローを管理してプッシュアウト対象パケットを検索するとき、帯域保証型クラスに対してはその帯域分の基本量を保証してさえおけば他のフローの影響を受けることはなくなる。また、他のポートに属するフローが予想外の動作を行ったとしても、基本量配分の効果によりその影響を最小限に抑えることが可能となる。さらにバッファメモリ13を複数のポートで共有することで、不均質なトラフィックに対するスループット向上の効果が期待できる。特に、本実施形態のプッシュアウト機構は、パケットの優先権を予め決めておく方法とは異なり、基本量を超えて使用している量に従って動的に優先権が変化するものである。

【0101】

次に、本発明の実施形態に係るより具体的な実施例について説明する。以下では、簡単化のために、複数個のポートは管理せず、複数個のクラスと複数個のフローのみを格納して管理するものとするが、本実施形態は、複数個のポートが存在する場合でも同様に実施可能であることは理解されるところと考えられる。なお、この簡単化のために、ポート管理部25とWRRポート順管理部30の動作を以下の説明では取り上げない。

【0102】

図20は、格納場所決定部17の詳細構成と格納場所決定処理のフローとを示

すブロック図である。図 20 に示すように、格納場所決定部 17 は、セクタ 35 と、後処理用前置処理部 36 と、パケット格納用後処理部 37 とを備えて構成される。

【0103】

図 20 を参照して、到着パケットに対する格納場所決定処理の流れを説明する。出力ポートコントローラ 20 に到着パケットのフロー ID 等のヘッダ情報がヘッダ情報取得部 11 から入力されると、プッシュアウト対象ブロック決定部 15 によってプッシュアウト検索が開始され、それと同時に格納ブロック決定部 16 によって格納場所検索が開始される。プッシュアウト検索において、プッシュアウト対象ブロック決定部 15 は、ヘッダ情報と、フロー管理部 23 及びクラス管理部 24 内のデータとを参照して、到着フローがバッファメモリ 13 中の余分なデータを廃棄する（プッシュアウトする）場合における、プッシュアウト対象ブロックのブロック番号を出力する。プッシュアウト対象ブロック決定部 15 は、さらに、到着パケットの属するフローの使用量が基本量を超えているか否かを決定し、その超過使用量のデータを出力する。また、格納場所検索において、格納ブロック決定部 16 は、ヘッダ情報と空き領域管理部 21 内のデータとを参照し、バッファメモリ 13 に空き領域が存在する場合、到着フローがプッシュアウトをせずに格納されるブロックのブロック番号を出力する。一方、バッファメモリ 13 がフルの場合は、格納ブロック決定部 16 は、プッシュアウト要求を表す特別な値を、プッシュアウト要求信号として出力する。

【0104】

セクタ 35 は、プッシュアウト検索と格納場所検索による結果を参照し、バッファメモリ 13 に空き領域が存在する場合には格納ブロック決定部 16 の出力するブロック番号を選択し、バッファメモリ 13 に空き領域が存在せず、格納ブロック決定部 16 がプッシュアウト要求信号を出力した場合には、プッシュアウト対象ブロック決定部 15 が出力するブロック番号を選択する。セクタ 35 は、さらに、バッファメモリ 13 に空き領域が存在せず、到着パケットの属するフローの超過使用量が正数である場合、到着パケットの廃棄を選択する。後処理用前置処理部 36 は、ヘッダ情報と、フロー管理部 23 内のデータとに基づいて、

最超過フロー超過使用量を決定する。セクタ 35 において格納ブロック番号が決定されると、パケット格納用後処理部 37 は、ヘッダ情報と、セクタ 35 及び後処理用前置処理部 36 からの出力信号とに基づいて、後処理として各管理部 21 乃至 24 と 26 乃至 29 内のデータを更新するとともに、バッファメモリ 13 中で到着パケットを記憶するブロックのブロック番号を示す信号、又は到着パケットの廃棄を命令する信号を一時的パケット格納メモリ 12 に出力して、一時的パケット格納メモリ 12 内のパケットをバッファメモリ 13 内の当該ブロックに記憶させるか、又は当該パケットを廃棄する。

【0105】

図 21 は、図 20 のパケット格納用後処理部 37 の詳細構成を示すブロック図である。図 21 において、コントローラ 42 には、超過使用クラス演算回路 43 と、超過使用フロー演算回路 44 と、サービスクラスチェック回路 45 と、サービスフローチェック回路 46 と、BE クラス基本量演算回路 47 と、優先度演算回路 48 と、最超過クラス超過使用量レジスタ R1 と、新管理クラスレジスタ R2 と、新管理クラス超過使用量レジスタ R3 と、新管理フローレジスタ R4 と、新管理フロー超過使用量レジスタ R5 とが接続されている。コントローラ 42 は、上記接続された内部回路 43 乃至 48 及びレジスタ R1 乃至 R5 と、外部回路との間で入出力インターフェース 41 を介してデータを入出力するように制御する。

【0106】

図 21 において、最超過クラス超過使用量レジスタ R1 は最超過クラスの超過使用量を格納し、新管理クラスレジスタ R2 は最超過クラスのクラス ID を格納し、新管理クラス超過使用量レジスタ R3 は最超過クラスのクラス使用量を格納する。また、新管理フローレジスタ R4 は到着クラス内の最超過フローのフロー ID を格納し、新管理フロー超過使用量レジスタ R5 は最超過フローの超過使用量を格納する。

【0107】

超過使用クラス演算回路 43 は、到着パケットのクラス ID と、到着パケットの属するクラスの超過使用量と、最超過クラスレジスタ 24 d に記憶された値と

、最超過クラス超過使用量レジスタ R 1 に記憶された値とに基づいて、最超過クラスと、その最超過クラスのクラス使用量とを演算する。超過使用フロー演算回路 44 は、到着パケットのフロー ID と、到着パケットの属するフローの超過使用量と、到着クラスの最超過フローと、最超過フローの超過使用量とに基づいて、到着クラス内の最超過フローと、その最超過フローの超過使用量とを演算する。サービスクラスチェック回路 45 は、パケット到着時における前サービスクラスの決定を行う。到着クラスが新規クラスの場合、つまり当該クラスに属するパケットがそれまで存在しなかった場合、その新規到着クラスを前サービスクラスとして扱い WRR の最後の順番とするため、サービスクラスチェック回路 45 は当該到着クラスのクラス ID を出力する。逆に到着クラスが新規クラスでない場合は、前サービスクラスは、管理されていた前サービスクラスをそのまま採用するため、サービスクラスチェック回路 45 は既に管理されていた前サービスクラス ID を出力する。

【0108】

サービスフローチェック回路 46 は、パケット到着時における前サービスフローの決定を行う。到着フローが新規フローである場合、到着フローを前サービスフローとして扱うため、サービスフローチェック回路 46 は当該到着フローのフロー ID を出力する。逆に到着フローが新規フローでない場合は、前サービスフローは、管理されていた前サービスフローをそのまま採用するため、サービスフローチェック回路 46 は既に管理されていた前サービスフロー ID を出力する。BE クラス基本量演算回路 47 は、到着フローが新規フローであり、かつ属するクラスが帯域保証型クラスである場合、図 16 を参照して説明されたベストエフォート型クラス用基本量（以下、BE クラス基本量という。）の再計算を行う。BE クラス基本量演算回路 47 は、到着クラス ID によって到着フロー基本量を演算し、到着フローが帯域保証型クラスに属する場合には BE クラス基本量から到着フローの基本量を減算し、その値を出力する。到着フローがベストエフォート型クラスに属する場合は、BE クラス基本量演算回路 47 は既に管理されていた BE クラス基本量をそのまま出力する。優先度演算回路 48 は、到着フローが新規フローである場合、属するクラスのクラス優先度を、各クラスに予め決定さ

れた 1 フローに属する優先度分だけ増加させる。

【0109】

図 22 は、スケジューラ 18 の詳細構成と送信パケット決定処理のフローとを示すブロック図である。図 22 に示すように、スケジューラ 18 は、サービスパケット出力決定部 51 と、パケット送信用後処理部 52 と、次サービスパケット選択部 53 とを備えて構成される。

【0110】

図 22 を参照して、サービス要求に対する送信パケット決定処理の流れを以下に説明する。パケット送信部 14 がサービス要求信号をスケジューラ 18 に入力すると、スケジューラ 18 のサービスパケット出力決定部 51 は、各管理部 26 乃至 29 を参照して、次サービスパケット選択部 53 において予め決定された次サービスブロック番号をパケット送信用後処理部 52 に出力する。そして、パケット送信用後処理部 52 は、次サービスブロック番号を出力信号としてパケット送信部 14 に出力するとともに、後処理として各管理部 21 乃至 24 と 26 乃至 29 内のデータを更新する。その後、パケットサービス中に、次サービスパケット選択部 53 は、パケット送信用後処理部 52 からの信号と、各管理部 23、24、26 乃至 29 に記憶されたデータとに基づいて、次サービスパケットの決定を行う。

【0111】

ここで、パケットは一般に可変長であるため、本実施形態ではブロック単位の処理が行われている。そのため、出力ポートコントローラ 20 は、パケット送信部 14 に対して、パケットの終了を告げる必要がある。そこで、出力ポートコントローラ 20 の出力としてフラグを用意し、そのフラグが「1」である間はパケットが連続していることを示す。

【0112】

図 23 は、図 22 のパケット送信用後処理部 52 の詳細構成を示すブロック図である。図 23 に示すように、コントローラ 62 には、クラスサービス回数演算回路 63 と、フローサービス回数演算回路 64 と、優先度演算回路 65 と、最超過クラス超過使用量演算回路 66 と、最超過フロー超過使用量演算回路 67 と、

サービスクラス保持レジスタ R 1 1 と、サービスフロー保持レジスタ R 1 2 と、最超過クラス超過使用量レジスタ R 1 3 と、最超過フロー超過使用量レジスタ R 1 4 とが接続されている。コントローラ 6 2 は、これら内部回路 6 3 乃至 6 7 及びレジスタ R 1 1 乃至 R 1 4 と、外部回路との間で入出力インターフェース 5 1 を介してデータを入出力するように制御する。

【0113】

図 2 3 において、サービスクラス保持レジスタ R 1 1 はサービスクラスのクラス ID を格納し、サービスフロー保持レジスタ R 1 2 は図 3 4 を参照して後述する WRR フロー順管理テーブルメモリ 2 8 c からのサービスフローのフロー ID を格納する。また、最超過クラス超過使用量レジスタ R 1 3 は最超過クラスの超過使用量を格納し、最超過フロー超過使用量レジスタ R 1 4 は最超過フローの超過使用量を格納する。

【0114】

クラスサービス回数演算回路 6 3 は、前サービスクラス ID の決定と残りサービス回数の演算を行う。通常は、残りサービス回数を 1 だけ減少させるのみである。減少させる前の値が 1 である場合はサービス順が移動するため、前サービスクラス ID を現在のサービスクラス ID の値に変更し、同時に、次のサービスを受けるクラスのサービス回数を演算する。フローサービス回数演算回路 6 4 は、前サービスフロー ID の決定と残りサービス回数の演算を行う。通常は、残りサービス回数を 1 だけ減少させるのみである。減少させる前の値が 1 である場合はサービス順が移動するため、前サービスフロー ID を現在のサービスフロー ID の値に変更し、同時に、次のサービスを受けるフローのサービス回数を演算する。

【0115】

優先度演算回路 6 5 は、サービスされるフローが消滅する（バッファメモリ 1 3 にパケットが無い状態になる）場合、属するクラスのクラス優先度を、各クラスに予め決定された 1 つのフローに属する優先度分だけ減少させる。最超過クラス超過使用量演算回路 6 6 は、管理されている最超過クラス ID とサービスされたクラス ID が等しい場合、最超過クラス超過使用量を 1 だけ減少させ、それ以

外の場合は、管理されている最超過クラス超過使用量の値をそのまま出力する。最超過フロー超過使用量演算回路 67 は、管理されている最超過フロー ID とサービスされたフロー ID が等しい場合、最超過フロー超過使用量を 1 だけ減少させ、それ以外の場合は、管理されている最超過フロー超過使用量の値をそのまま出力する。

【0116】

以下、本実施形態の説明において、説明の簡単化のためにさらにいくつかの仮定をする。仮定の第 1 点目は、1 個のパケットがバッファメモリ 13 中の 1 個のブロックに格納可能であるとする点である。これにより、ブロック分割されたパケットの連結フラグ機能の実装を省略する。仮定の第 2 点目は、複数のポートでバッファメモリ 13 を共有しない環境を想定する点である。これにより、ポート単位での管理機構の実装を省略する。このような仮定及び省略を含まずに本実施形態のルータ装置を実施する方法も、当業者には容易に理解されるだろう。

【0117】

また、以下の説明では、フロー ID のビット幅を F ビットとし、クラス ID のビット幅を C ビットとし、優先度ビット幅を W ビットとしてパラメータ化して設定することにより、ハードウェア設計の拡張性をもたせる。ここで、フロー ID のビット幅を F ビットと設定することにより、管理可能フロー数は $2^F - 1$ 個（すべてのビットが「1」を示す値には特殊な意味をもたせる。）となる。

【0118】

本実施形態の出力ポートコントローラ 20 を実装するにあたり、信号処理の高速化を図るために、図 4 乃至図 19 を参照して概念的に説明された管理テーブルを細分化する。管理テーブルを細分化することにより、各管理テーブルへの同時アクセスによる信号の衝突を防ぐことが可能となるためである。具体的には、フロー管理テーブル T3 は、図 28 乃至図 33 を参照して後述するものであり、図 28 を参照して後述する基本量管理テーブルメモリ 23c と、フロー使用量管理テーブルメモリ 23d と、先頭ブロック管理テーブルメモリ 23e と、最後尾ブロック管理テーブルメモリ 23f と、フロー優先度レジスタ 23g とに分割される。また、クラス管理テーブル T4（図 30 参照。）は、最超過フローレジスタ

24cと、最超過クラスレジスタ24dと、クラス優先度レジスタ24eと、BEクラス基本量レジスタ24fと、クラス使用量管理テーブルメモリ24gと、クラスフロー数管理テーブルメモリ24hと、最超過フロー超過使用量管理テーブルメモリ24iとに分割される。さらに、前サービスフロー管理テーブルT7（図32参照。）は、前サービスフロー管理レジスタ26cと、フロー残りサービス回数レジスタ26dに分割される。前サービスクラス管理テーブル27（図33参照。）は、前サービスクラス管理レジスタ27cと、クラス残りサービス回数レジスタ27dに分割される。以下の説明で、細分化された各管理テーブルへのアクセスを補助する管理部を定義する。

【0119】

図24は、図2の空き領域管理部21の詳細構成を示すブロック図である。図24に示すように、コントローラ21bは、空き領域管理テーブルメモリ21cと、リスト先頭ブロック番号レジスタ21dと、リスト最後尾ブロック番号レジスタ21eと、及び空きブロック数レジスタ21fと接続されている。コントローラ21bは、これらメモリ又はレジスタ21c乃至21fなどの内部回路と、外部回路との間で入出力インターフェース21aを介してデータを入出力するように制御する。また、図25は、図24の空き領域管理部21によって管理されるデータの一例を示す図であり、図25（a）は空き領域管理テーブルメモリ21c内の空き領域管理テーブルの一例を示す図であり、図25（b）はリスト先頭ブロック番号レジスタ21d内のリスト先頭ブロック番号の一例を示す図であり、図25（c）はリスト最後尾ブロック番号レジスタ21e内のリスト最後尾ブロック番号の一例を示す図であり、図25（d）は空きブロック数レジスタ21f内の空きブロック数の一例を示す図である。

【0120】

図24の空き領域管理部21は、バッファメモリ13中の空き領域をリスト形式で格納して管理し、基本的な動作として、クロック毎に空き領域であるブロックのブロック番号を出力する。これは、パケットが到着した時に空きブロック番号を検索するために使用される。空きブロック追加処理と空きブロック削除処理は1クロックで終了する。表1に、空き領域管理部21によって管理されるデー

タのサイズを示す。

【0121】

【表1】

空き領域管理部 21 によって管理されるデータのサイズ

空き領域管理テーブル：Fビット× $2^F - 1$ 行

リスト先頭ブロック番号 (Front)：Fビット

リスト最後尾ブロック番号 (Last)：Fビット

空きブロック数 (Num)：Fビット

【0122】

次いで、空き領域管理部 21 によって管理されるデータの概要について説明する。空き領域管理テーブルメモリ 21c 内の空き領域管理テーブルは、図 25 (a) に示すように、各ブロック番号毎に、次の空きブロックのブロック番号を「次のブロック番号」として格納して管理する。図 25 (a) の例では、例えば、ブロック番号「1」を有するブロックの次の空きブロックのブロック番号は「2」であることを示している。また、図 25 (b) に示すように、「次のブロック番号」とは別の値として「リスト先頭ブロック番号」を格納して管理しておくことにより、空きブロック番号は空き領域管理テーブルを検索することなく発見可能である。さらに、新たに空きブロックを追加する時のために、図 25 (c) に示すように、「リスト最後尾ブロック番号」を格納して管理しておき、このブロック番号に対する空き領域管理テーブル上の値を変更することにより追加処理を高速に行うことが可能となる。また、空きでないブロック（例えば、ブロック 0）のブロック番号毎に、図 25 (a) に示すように、空き領域管理テーブル上の値として「-1」を格納する。

【0123】

図 26 は、図 2 の格納場所管理部 22 の詳細構成を示すブロック図である。図 26 に示すように、コントローラ 22b には格納場所管理テーブルメモリ 22c と接続され、コントローラ 22b は、格納場所管理テーブルメモリ 22c と、外

部回路との間で入出力インターフェース 2 2 a を介してデータを入出力するように制御する。また、図 2 7 は、図 2 6 の格納場所管理テーブルメモリ 2 2 c によって管理される格納場所管理テーブルの一例を示す図である。

【0 1 2 4】

図 2 6 の格納場所管理部 2 2 は、各フローにおけるデータの連結状態を格納して管理し、基本的な動作としては、入力信号としてのブロック番号に応答して、同一フローにおける次のブロック番号を出力する。これはあるブロックがサービスされたとき、次にサービスすべきブロックのブロック番号を検索するために使用される。格納場所管理部 2 2 は、動作周期として、入力信号に応答してその 1 クロック後に結果の出力信号を出力する。格納場所管理部 2 2 によって格納されて管理される格納場所管理テーブルのサイズは、 F ビット $\times 2^F - 1$ 行である。図 2 6 の格納場所管理テーブルメモリ 2 2 c 内の格納場所管理テーブルは、各ブロック番号毎に「次のブロック番号」を格納して管理する。図 2 7 の例では、例えば、ブロック番号「1」を有するブロックに格納されたデータの続きのデータとして、ブロック番号「6」を有するブロックのデータが存在することとなる。次のデータが存在しない場合は、格納場所管理テーブルメモリ 2 2 c に「- 1」が格納される。

【0 1 2 5】

図 2 8 は、図 2 のフロー管理部 2 3 の詳細構成を示すブロック図である。図 2 8 に示すように、コントローラ 2 3 b には、基本量管理テーブルメモリ 2 3 c と、フロー使用量管理テーブルメモリ 2 3 d と、先頭ブロック管理テーブルメモリ 2 3 e と、最後尾ブロック管理テーブルメモリ 2 3 f と、及びフロー優先度レジスタ 2 3 g とが接続されている。コントローラ 2 3 b は、これらメモリ又はレジスタ 2 3 c 乃至 2 3 g と、外部回路との間で入出力インターフェース 2 3 a を介してデータを入出力するように制御する。また、図 2 9 は、図 2 8 のフロー管理部 2 3 内のデータの一例を示す図であり、図 2 9 (a) は基本量管理テーブルメモリ 2 3 c 内の基本量管理テーブルの一例を示す図であり、図 2 9 (b) はフロー使用量管理テーブルメモリ 2 3 d 内のフロー使用量管理テーブルの一例を示す図であり、図 2 9 (c) は先頭ブロック管理テーブルメモリ 2 3 e 内の先頭ブロ

ック管理テーブルの一例を示す図であり、図 29 (d) は最後尾ブロック管理テーブルメモリ 23 f 内の最後尾ブロック管理テーブルの一例を示す図である。

【0126】

図 28 において、基本量管理テーブルメモリ 23 c は各フローの基本量を格納して管理する。ただし、基本量管理テーブルメモリ 23 c によって管理される基本量は帯域保証型クラスに属するフローの基本量のみで、ベストエフォート型クラスに属するフローの基本量は変動が激しいため別途管理を行う。基本量管理テーブルメモリ 23 c は、基本的な動作として、入力信号としてのフロー ID に応答してそのフローの基本量を出力する。フローの基本量は、パケット到着時と送信時において超過使用量を演算する場合等に用いられる。動作周期として、基本量管理テーブルメモリ 23 c は、入力信号に応答してその 1 クロック後に結果の出力信号を出力する。基本量管理テーブルメモリ 23 c によって管理される基本量管理テーブルのサイズは、 F ビット $\times 2^F - 1$ 行である。基本量管理テーブルメモリ 23 c 内の基本量管理テーブルは、図 29 (a) にその一例を示すように、各フロー ID 毎に「基本量」を格納して管理する。フローが存在しない場合と、基本量が割り当てられない場合には、その基本量管理テーブル上の値が「0」となる。

【0127】

図 28 のフロー使用量管理テーブルメモリ 23 d は各フローの使用量を格納して管理し、基本的な動作として、入力信号としてのフロー ID に応答してそのフローの使用量を出力し、ここで、フローの使用量はパケット到着時及び送信時において超過使用量を演算する場合等に用いられる。動作周期として、フロー使用量管理テーブルメモリ 23 d は入力信号に応答してその 1 クロック後に結果の出力信号を出力する。フロー使用量管理テーブルメモリ 23 d 内のフロー使用量管理テーブルのサイズは、 F ビット $\times 2^F - 1$ 行である。フロー使用量管理テーブルメモリ 23 d 内のフロー使用量管理テーブルは、図 29 (b) にその一例を示すように、各フロー ID 毎にそのフローの「使用量」を格納して管理する。使用量の値が「0」を示した瞬間に、当該フローは途切れたものと判断される。

【0128】

図 28 の先頭ブロック管理テーブルメモリ 23 e は各フローにおける最も先に到着したデータブロック、つまりバッファにおける各フローの先頭ブロックのブロック番号を格納して管理し、基本的な動作として、入力信号としてのフロー ID に応答してそのフローの先頭ブロック番号を出力する。先頭ブロック番号は主として、パケット送信時やプッシュアウト時に使用される。先頭ブロック管理テーブルメモリ 23 e は、動作周期として、入力信号に応答してその 1 クロック後に結果の出力信号を出力する。先頭ブロック管理テーブルメモリ 23 e 内の先頭ブロック管理テーブルのサイズは、 F ビット $\times 2^F - 1$ 行であり、先頭ブロック管理テーブルは、図 29 (c) にその一例を示すように、各フロー ID 毎に「フローの先頭ブロック番号」を格納して管理する。この値が「-1」である場合は、そのフローが存在しないことを示す。

【0129】

図 28 の最後尾ブロック管理テーブルメモリ 23 f は、各フローにおける最も新しく到着したデータブロック、つまりバッファにおける各フローの最後尾ブロックのブロック番号を格納して管理し、基本的な動作として、入力信号としてのフロー ID に応答してそのフローの最後尾ブロック番号を出力する。最後尾ブロック番号は主として、パケット到着時に格納場所管理部 22 と連携して使用される。最後尾ブロック管理テーブルメモリ 23 f は、動作周期として、入力信号に応答してその 1 クロック後に結果の出力信号を出力する。最後尾ブロック管理テーブルメモリ 23 f 内の最後尾ブロック管理テーブルのサイズは F ビット $\times 2^F - 1$ 行であり、当該最後尾ブロック管理テーブルメモリ 23 f は、図 29 (d) にその一例を示すように、各フロー ID 毎に「フローの最後尾ブロック番号」を格納して管理する。この値が「-1」である場合は、そのフローが存在しないことを示す。

【0130】

図 30 は、図 2 のクラス管理部 24 の詳細構成を示すブロック図である。コントローラ 24 b には、最超過フローレジスタ 24 c と、最超過クラスレジスタ 24 d と、クラス優先度レジスタ 24 e と、BE クラス基本量レジスタ 24 f と、クラス使用量管理テーブルメモリ 24 g と、クラスフロー数管理テーブルメモリ

24 h と、最超過フロー超過使用量管理テーブルメモリ 24 i とが接続されている。コントローラ 24 b は、これら内部回路のレジスタ又はメモリ 24 c 乃至 24 i と、外部回路との間で入出力インターフェース 24 a を介してデータを入出力するように制御する。図 31 は、図 30 のクラス管理部 24 内のデータの一例を示す図であり、図 31 (a) はクラス使用量管理テーブルメモリ 24 g 内のクラス使用量管理テーブルの一例を示す図であり、図 31 (b) はクラスフロー数管理テーブルメモリ 24 h 内のクラスフロー数管理テーブルの一例を示す図であり、図 31 (c) は最超過フロー超過使用量管理テーブルメモリ 24 i 内の最超過フロー超過使用量管理テーブルの一例を示す図である。

【0131】

図 30 において、最超過フローレジスタ 24 c はクラス毎に最も超過使用しているフローのフロー ID を格納して管理し、最超過クラスレジスタ 24 d は最も超過使用しているクラスのクラス ID を格納して管理する。また、クラス優先度レジスタ 24 e は各クラスのクラス優先度を格納して管理し、BE クラス基本量レジスタ 24 f は BE クラス基本量を格納して管理する。

【0132】

図 30 のクラス使用量管理テーブルメモリ 24 g は各クラスの使用量を格納して管理し、基本的な動作として、入力信号としてのクラス ID に応答してそのクラスの使用量を出力する。クラスの使用量は、パケット到着時及び送信時において超過使用量を演算する場合等に用いられる。クラス使用量管理テーブルメモリ 24 g は、動作周期として、入力信号に応答してその 1 クロック後に結果の出力信号を出力する。クラス使用量管理テーブルメモリ 24 g 内のクラス使用量管理テーブルのサイズは、F ビット $\times 2^C - 1$ 行であり、当該クラス使用量管理テーブルは、図 31 (a) にその一例を示すように、各クラス ID 毎にそのクラスの「使用量」を格納して管理する。使用量の値が「0」を示す場合は、そのクラス内にフローが存在しないことを示す。

【0133】

図 30 のクラスフロー数管理テーブルメモリ 24 h は各クラスにおけるフロー数を格納して管理し、基本的な動作として、クロック毎にすべてのベストエフォ

ート型クラスのフロー数を入力する。クラスのフロー数は、ベストエフォート型クラスの基本量を演算する時に使用される。すべてのベストエフォート型クラスのフロー数を同時に出力することにより、基本量の演算を高速に行うことが可能となる。クラスフロー数管理テーブルメモリ 24 h は、フロー数の増減処理を 1 クロックで実行して終了する。クラスフロー数管理テーブルメモリ 24 h 内のクラスフロー数管理テーブルのサイズは F ビット $\times 2^C - 1$ 行であり、そのクラスフロー数管理テーブルは、図 30 (b) にその一例を示すように、各クラス毎に「クラスに属するフロー数」を格納して管理している。

【0134】

図 30 の最超過フロー超過使用量管理テーブルメモリ 24 i は各クラスにおける最超過フローの超過使用量を格納して管理し、基本的な動作として、入力としてのクラス ID に応答してそのクラス内で最も超過使用しているフローの超過使用量を入力する。当該最超過フロー超過使用量管理テーブルメモリ 24 i を備えることにより、プッシュアウト対象フローを高速に決定することが可能となる。最超過フロー超過使用量管理テーブルメモリ 24 i は、動作周期として、入力信号に応答してその 1 クロック後に結果の出力信号を出力する。最超過フロー超過使用量管理テーブルメモリ 24 i 内の最超過フロー超過使用量管理テーブルのサイズは、 F ビット $\times 2^C - 1$ 行であり、その最超過フロー超過使用量管理テーブルは、図 31 (c) にその一例を示すように、各クラス毎に「最超過フローの超過使用量」を格納して管理する。この値が「0」である場合は、そのクラス内に超過使用しているフローが存在しないことを示す。

【0135】

図 32 は、図 2 の前サービスフロー管理部 26 の詳細構成を示すブロック図である。図 32 において、コントローラ 26 b には、前サービスフロー管理レジスタ 26 c 及びフロー残りサービス回数レジスタ 26 d が接続されており、コントローラ 26 b は、これら内部のレジスタ 26 c, 26 d と、外部回路との間で入出力インターフェース 26 a を介してデータを入出力するように制御する。前サービスフロー管理部 26 内の前サービスフロー管理レジスタ 26 c のサイズは F ビット $\times 2^F - 1$ 行であり、同時に管理されるフロー残りサービス回数レジスタ

26dのサイズはWビット×2C-1行である。前サービスフロー管理部26内の前サービスフロー管理レジスタ26cは、クラス毎に直前にサービスしたフローを格納して管理する。サービスすべきブロックの決定を行う時には、サービスすべきクラスを決定した後、当該レジスタ26cを参照することによって、前にサービスしたフローのIDが決定される。この値をWRRフロー順管理部28に入力することにより、サービスすべきフローIDが決定される。また、フロー残りサービス回数レジスタ26dは、クラス毎に現在サービス中であるフローがサービス可能なブロック数を格納して管理し、この値が「0」になると、次のフローのサービスを行う。

【0136】

また、図33は、図2の前サービスクラス管理部27の詳細構成を示すブロック図である。コントローラ27bには、前サービスクラス管理レジスタ27c及びクラス残りサービス回数レジスタ27dが接続されており、コントローラ27bは、これら内部回路のレジスタ27c、27dと、外部回路との間で入出力インターフェース27aを介してデータを入出力するように制御する。サービスクラス管理部27によって管理される前サービスクラス管理レジスタ27cのサイズはCビットであり、管理されるクラス残りサービス回数レジスタ27dのデータはFビットである。前サービスクラス管理部27内の前サービスクラス管理レジスタ27cは、直前にサービスしたクラスを格納して管理し、この値をWRRクラス順管理部29に入力することにより、サービスすべきクラスIDが決定される。また、クラス残りサービス回数レジスタ27dは、現在サービス中のクラスがサービス可能なブロック数を格納して管理する。この値が「0」になると、次のクラスのサービスを行う。

【0137】

図34は、図2のWRRフロー順管理部28の詳細構成を示すブロック図である。コントローラ28bには、WRRフロー順管理テーブルメモリ28cが接続されており、コントローラ28bは、その内部回路であるWRRフロー順管理テーブルメモリ28cと、外部回路との間で入出力インターフェース28aを介してデータを入出力するように制御する。

【0138】

図34のWRRフロー順管理テーブルメモリ28cは、図35にその一例を示すように、各フローID毎にそのフローIDの次にサービスすべきフローIDを格納して管理し、基本的な動作として、入力されるフローIDに応答してサービスすべきフローのフローIDを出力する。この出力されたフローIDは、パケット送信時に、まず、どのフローをサービスすべきであるかを決定するために使用される。WRRフロー順管理部28は、動作周期として、入力信号に応答してその1クロック後に結果の出力信号を出力する。WRRフロー順管理テーブルメモリ28c内のWRRフロー順管理テーブルのサイズは、 F ビット $\times 2^F - 1$ 行であり、そのWRRフロー順管理テーブルは、各フローID毎に「次にサービスすべきフローID」を格納して管理する。例えば、図35の例では、フローID「0」の次にサービスするフローのIDは「1」であり、さらに次にサービスするフローは「5」であることが示されている。また、フローID「5」の次にサービスするフローのIDは「0」であることから、あるクラス下ではフローID「0」、「1」、「5」が存在し、それらのサービス順は「0→1→5→0→…」であることを示している。また、WRRフロー順管理テーブル上の値が「-1」である場合、そのフローは存在していないことを示す。

【0139】

図36は、図2のWRRクラス順管理部29の詳細構成を示すブロック図である。コントローラ29bには、WRRクラス順管理テーブルメモリ29cが接続され、その内部回路であるWRRクラス順管理テーブルメモリ29cと、外部回路との間で入出力インターフェース29aを介してデータを入出力するように制御する。

【0140】

WRRクラス順管理テーブルメモリ28cは、図36にその一例を示すように、各クラスID毎にそのクラスの次にサービスすべきクラスのクラスIDを格納して管理し、基本的な動作として、入力されるクラスIDに応答して、次にサービスすべきクラスIDを出力する。この出力されたクラスIDはパケット送信時にどのクラスをサービスすべきであるかを決定するために使用される。WRRク

ラス順管理テーブルメモリ 28c は、動作周期として、入力信号に応答してその 1 クロック後に結果の出力信号を出力する。WRR クラス順管理部 29 内の WRR クラス順管理テーブルのサイズは、 C ビット $\times 2^C - 1$ 行であり、その WRR クラス順管理テーブルは、図 36 に示すように、各クラス毎に「次にサービスすべきクラス ID」を格納して管理する。ここで、WRR クラス順管理テーブル上の値の意味は、「WRR フロー順管理テーブル」と同様である。

【0141】

出力ポートコントローラ 20 は、以上説明したすべての管理テーブルへのアクセス処理と、またそれら管理テーブルの出力処理とを用いて以下の演算処理を行う。パケット到着時には、到着パケットが属するフロー ID 等を入力することにより、格納ブロック番号の決定が行われる。また、パケット送信時には、サービス要求信号を入力することにより送信すべきブロック番号の出力が行われる。これらの処理を行うためには、本ブロックでは 4 クロックが必要である。表 2 に、出力ポートコントローラ 20 に対する入出力信号を示し、表 3 に、以上説明した各管理テーブルを記憶した各メモリと各レジスタとをまとめて列挙して示す。

【0142】

【表 2】

出力ポートコントローラ 20 に対する入出力信号

信号名	入出力	ビット幅
フロー ID	入力	F
クラス ID	入力	C
優先度	入力	W
到着フラグ	入力	1
送信フラグ	入力	1
クロック CLK	入力	1
リセット RST	入力	1
出力データ DOUT	出力	F

【 0 1 4 3 】

表 2 において、出力ポートコントローラ 2 0 は、出力データ D O U T として、到着パケットの格納の場合には格納ブロック信号を出力し、パケットを送信する場合には送信ブロック番号を出力する。

【 0 1 4 4 】**【表 3】**

出力ポートコントローラ 2 0 によって管理されるメモリ及びレジスタ

空き領域管理テーブルメモリ 2 1 c

格納場所管理テーブルメモリ 2 2 c

基本量管理テーブルメモリ 2 3 c

フロー使用量管理テーブルメモリ 2 3 d

先頭ブロック管理テーブルメモリ 2 3 e

最後尾ブロック管理テーブルメモリ 2 3 f

クラス使用量管理テーブルメモリ 2 4 g

クラスフロー数管理テーブルメモリ 2 4 h

最超過フロー超過使用量管理テーブルメモリ 2 4 i

W R R フロー順管理テーブルメモリ 2 8 c

W R R クラス順管理テーブルメモリ 2 9 c

前サービスフロー管理レジスタ 2 6 c : F ビット $\times 2^C - 1$ 行

前サービスクラス管理レジスタ 2 7 c : C ビット

最超過フローレジスタ 2 4 c : F ビット $\times 2^C - 1$ 行

最超過クラスレジスタ 2 4 d : C ビット

クラス優先度レジスタ 2 4 e : W ビット $\times 2^C - 1$ 行

フロー残りサービス回数レジスタ 2 6 d : W ビット $\times 2^C - 1$ 行

クラス残りサービス回数レジスタ 2 7 d : F ビット

B E クラス基本量レジスタ 2 4 f : F ビット

【0145】

本実施形態の出力ポート回路3をハードウェア実装すると、結果の出力信号を出力して各管理テーブルの変更を終了するまでに4クロックの処理が必要である。このことを説明するために、図2の出力ポートコントローラ20によって実行される、パケット到着時の処理のタイミングチャートを図38乃至図41に示す。なお、図38乃至図41に図示されたパケット到着時の処理と、後述する図45及び図46に示されたパケット送信時の処理において、各管理部21乃至24及び26乃至29内の入出力インターフェース21a乃至24a及び26a乃至29aと、コントローラ21b乃至24b及び26b乃至29bとを介して、プッシュアウト対象ブロック決定部15、格納ブロック決定部16、格納場所決定部17及びスケジューラ18と、各管理テーブル及びレジスタとの間でデータが送受信されるが、以下では、説明の簡単化のために、これら入出力インターフェース及びコントローラについての説明を省略する。

【0146】

図38の第1クロックの期間（時刻t1乃至t2）においては、出力ポートコントローラ20において、各管理テーブルを保持する空き領域管理部21、フロー管理部23及びクラス管理部24へのデータ入力が行われる。格納ブロック決定部16は、空き領域管理テーブルメモリ21cに読み出しフラグを入力し、これに応答して時刻t2において空き領域管理テーブルメモリ21cは空きブロック番号を格納場所決定部17に出力する。また、プッシュアウト対象ブロック決定部15はフロー使用量管理テーブルメモリ23dと基本量管理テーブルメモリ23cに到着パケットの属するフローのフローIDを入力し、これに応答して、フロー使用量管理テーブルメモリ23dは時刻t2においてバッファメモリ13における当該フローの現在のフロー使用量をプッシュアウト対象ブロック決定部15に出力する。さらに、基本量管理テーブルメモリ23cは時刻t2においてバッファメモリ13における帯域保証型クラスのフローの現在のフロー基本量をプッシュアウト対象ブロック決定部15に出力する。

【0147】

プッシュアウト対象ブロック決定部15はまた、クラスフロー数管理テーブル

メモリ 24 h に到着パケットの読み出しフラグを入力し、クラス使用量管理テーブルメモリ 24 g に到着パケットの属するクラスのクラス ID を入力する。これに応答して、クラスフロー数管理テーブルメモリ 24 h は時刻 t_2 において各ベストエフォート型クラスに含まれるフロー数をプッシュアウト対象ブロック決定部 15 に出力し、クラス使用量管理テーブルメモリ 24 g は時刻 t_2 においてバッファメモリ 13 における当該クラスの現在のクラス使用量をプッシュアウト対象ブロック決定部 15 に出力する。また、プッシュアウト対象ブロック決定部 15 は、到着時における最超過フローのフロー ID を読み出しフラグとして先頭ブロック管理テーブルメモリ 23 e に入力し、これに応答して、先頭ブロック管理テーブルメモリ 23 e は時刻 t_2 においてバッファメモリ 13 における最超過クラス中の最超過フローの先頭ブロックと、到着パケットが属するクラス中の最超過フローの先頭ブロック番号とをプッシュアウト対象ブロック決定部 15 に出力する。これは、バッファメモリ 13 中に格納されたフローにプッシュアウトが適用される場合に、到着パケットの格納場所としてその出力（すなわち、最超過フローの先頭ブロック番号）を採用するためである。さらに、後処理用前置処理部 36 は、最超過フロー超過使用量管理テーブルメモリ 24 i に到着パケットのクラス ID を入力して、最超過フロー超過使用量管理テーブルメモリ 24 i は時刻 t_2 において最超過フロー超過使用量をパケット格納用後処理部 37 に出力する。

【0148】

次いで、第 2 クロックの期間（時刻 t_2 乃至 t_4 ）では、第 1 クロックの期間に出力された管理テーブル上の値を使用し、到着パケットの格納場所を決定する処理を行う。図 38 において、プッシュアウト対象ブロック決定部 15 は、まず、フロー使用量管理テーブルメモリ 23 d、基本量管理テーブルメモリ 23 c 及びクラスフロー数管理テーブルメモリ 24 h から出力されたデータと、BE クラス基本量レジスタ 24 f とクラス優先度レジスタ 24 e 内のデータとを使用し、到着パケットの属するフローの超過使用量を演算する。その演算回路構成の具体例を図 42 及び図 43 に示す。

【0149】

図 4 2 は、プッシュアウト対象ブロック決定部 1 5 に含まれる、ベストエフォート型クラスに属するフローに対する超過使用量演算処理を実行する回路のブロック図である。プッシュアウト対象ブロック決定部 1 5 は、乗算器 OP 1, OP 2, OP 4 及び OP 6 と、加算器 OP 3 と、除算器 OP 5 と、減算器 OP 7 及び OP 8 と、セレクト SE 1 乃至 SE 6 とを備えた回路を備え、また、到着パッケージが属するフローの基本量は数 5 及び数 6 によって演算することが可能であるので、図 4 2 に概略的に示すような回路構成を用いて当該基本量を計算することができる。

【0150】

例えば 2 つのベストエフォート型クラス C 1 及び C 2 が存在する場合において、プッシュアウト対象ブロック決定部 1 5 は、クラスフロー数管理テーブルメモリ 2 4 h が出力したクラス 1 とクラス 2 の各フロー数と、クラス優先度レジスタ 2 4 e から取得されたクラス 1 とクラス 2 の各優先度とを、乗算器 OP 1 及び OP 2 を用いてそれぞれ乗算し、次いで、各乗算結果を加算器 OP 3 を用いて加算する。図 3 8 のセレクト SE 2 は、クラス優先度レジスタ 2 4 e から出力される各クラスの優先度から到着クラスの優先度を選択して出力し、プッシュアウト対象ブロック決定部 1 5 は、乗算器 OP 4 を用いて、到着クラスの優先度を、BE クラス基本量レジスタ 2 4 f から取得された BE クラス基本量と乗算し、その乗算結果を除算器 OP 5 を用いて加算器 OP 3 の加算結果で除算する。除算器 OP 5 の除算結果はベストエフォート型クラスに属する到着フローの基本量である。減算器 OP 7 により、以上のように計算されたフロー基本量の値を、フロー使用量管理テーブルメモリ 2 3 d から出力された現在のフロー使用量の値から減算することにより、到着フローの超過使用量が演算される。

【0151】

図 4 3 は、プッシュアウト対象ブロック決定部 1 5 に含まれる、帯域保証型クラスに属するフローに対する超過使用量演算処理を実行する回路のブロック図である。到着パッケージが帯域保証型 (BG) クラスのフローに属する場合、BG フロー基本量は、基本量管理テーブルメモリ 2 3 c の基本量管理テーブルメモリ 2 3 c により格納されて管理されているので、その出力を使用して超過使用量を演

算する。

【0152】

図38の処理では、到着フローが帯域保証型であるか又はベストエフォート型であるかに応じて、セクタSE3が到着パケットのフロー使用量から減算されるべきフロー基本量を選択している。また、セクタSE1は、クラスフロー数管理テーブルメモリ24hから出力される各クラスのフロー数から到着クラスのフロー数を選択して出力し、プッシュアウト対象ブロック決定部15は、到着クラスのフロー数と、除算器OP5の除算結果とを乗算器OP6で乗算して、その乗算結果をベストエフォート型到着パケットが属するクラスのクラス基本量として出力する。以上によって演算された超過使用量と、先頭ブロック管理テーブルメモリ23eからの出力と、空き領域管理テーブルメモリ21からの出力を使用して格納場所を決定する。

【0153】

図39に図示された第2クロックの後半期間（時刻t3乃至t4）において、プッシュアウト対象ブロック決定部15は、減算器OP8を用いてクラス基本量からクラス使用量を減算し、その減算結果である到着クラスの超過使用量を、セクタSE4及びSE5と処理フラグセクタSE7とに出力する。セクタSE4は、到着パケットのクラスIDと最超過クラスレジスタ24dから取得されたデータと減算器OP8から出力された到着クラスの超過使用量とに基づいてプッシュアウト対象クラスIDを決定し、決定結果を示す信号をセクタSE6に出力する。また、セクタSE6は、最超過フローレジスタ24cから取得されたクラス毎の最超過フローのフローIDと、セクタSE4から入力されたプッシュアウト対象クラスのクラスIDとに基づいて、プッシュアウト対象フローを決定して、当該決定したプッシュアウト対象フローのフローIDを出力する。セクタSE5は、先頭ブロック管理テーブルメモリ23eから出力された最超過クラス及び到着クラス中の最超過フローの先頭ブロック番号と、減算器OP8から出力された到着クラスの超過使用量とに基づいて、プッシュアウト対象ブロックの先頭ブロック番号を決定し、決定結果を示す信号をセクタ35に出力する。

。

【0154】

図44は、図20のセクタ35によって実行される、到着パケットのための格納場所決定を説明するための概略説明図である。演算された到着フローの超過使用量（図44の信号A）が0以下である場合（すなわち、バッファメモリ13の使用量が基本量を超過していない場合）、バッファメモリ13内に空き領域が存在しないならば、到着パケットは、すでにバッファメモリ13内に格納されているパケットをプッシュアウトする可能性がある。その場合、セクタ35内のセクタSE11は、先頭ブロック管理テーブルメモリ23eから出力され、次いで、セクタSE5によって選択して出力されたデータ（図44の信号B）を、プッシュアウト対象ブロックのブロック番号として選択して出力する（図44の信号D）。到着パケットの属するフローの超過使用量（図44の信号A）が1以上である場合、他のフローに対してプッシュアウトを適用できないため、セクタSE11は、プッシュアウト対象ブロック番号（図44の信号D）として「-1」を出力する。

【0155】

図44のセクタ35内のセクタSE12は、上述のように演算されたプッシュアウト対象ブロック番号と、空き領域管理テーブルメモリ21cからの出力結果である空きブロック番号とを比較して格納ブロック番号を決定する。具体的に、空き領域管理テーブルメモリ21cからの出力信号（図44の信号C）が「-1」である場合、バッファメモリ13内に空きがないことを示しているため、セクタSE12は、プッシュアウト対象ブロック番号（図44の信号D）を格納ブロック番号として採用する。空き領域管理テーブルメモリ21cからの出力信号（図44の信号C）が「-1」以外である場合は、バッファメモリ13内に空きがあるということを意味しているため、その出力信号（図44の信号C）を格納ブロック番号として採用する。以上より、バッファメモリ13に空きがある場合はその空きブロック番号が格納ブロック番号として出力され、空きがなくかつ到着パケットの属するフローが超過使用していなければプッシュアウト対象ブロックが格納ブロック番号として出力され、また、空きがなくかつ到着パケットの属するフローが超過使用していれば廃棄信号（111…）が格納ブロック番号

として出力されることとなる。

【0 1 5 6】

図 3 9 において、処理フラグセクタ S E 7 は、空きブロック番号と、到着フローの超過使用量と、到着クラスの超過使用量とに基づいて、処理フラグを生成して出力する。処理フラグは 2 ビットのサイズを有し、当該処理フラグは、後処理時（時刻 t 5 乃至 t 6）に全ての管理テーブルに入力するものであって、その意義を次の表に示す。

【0 1 5 7】

【表 4】

処理フラグ	意義
0 0	通常格納する（バッファに空きが存在していた）。
0 1	廃棄する（到着パケットを格納しない）。
1 0	到着フローの属するクラス内でプッシュアウトする。
1 1	到着フローの属するクラス外でプッシュアウトする。

【0 1 5 8】

表 4 に示すように、処理フラグのビットを判断することにより、後処理時での各管理テーブルの更新内容が変化する。実施例では、更新すべき値と処理フラグとを同時にそれぞれの管理テーブルに入力し、各管理部は、更新すべきかどうかを処理フラグに基づいて判断する。処理フラグセクタ S E 7 は、空きブロック番号、到着フローの超過使用量、到着クラスの超過使用量の値に基づいて、上記処理フラグを決定する。処理フラグセクタ S E 7 は、具体的には以下の表に示すように動作する。

【0 1 5 9】

【表 5】

(1) 空きブロック番号が「- 1」以外である場合、処理フラグ「0 0」を出力

する。

(2) 空きブロック番号が「-1」であり、かつ到着フローの超過使用量が1以上である場合、処理フラグ「01」を出力する。

(3) 空きブロック番号が「-1」であり、かつ到着フローの超過使用量が1未満であり、かつ到着クラスの超過使用量が1以上である場合、処理フラグ「10」を出力する。

(4) 空きブロック番号が「-1」であり、到着フローの超過使用量が1未満であり、かつ到着クラスの超過使用量が1未満である場合、処理フラグ「11」を出力する。

【0160】

また、図39のパケット格納用後処理部37は、最超過クラスと最超過フローの管理を行う。セレクトSE8は、最超過フローレジスタ24cから取得されたクラス毎の最超過フローのフローIDと、到着パケットのクラスIDとに基づいて、到着クラス内の最超過フローを決定して、そのフローIDをパケット格納用後処理部37内の超過使用フロー演算回路44に出力する。超過使用フロー演算回路44は、到着パケットのフローID、到着フローと最超過フローの各超過使用量、及び到着クラスの最超過フローIDに基づいて、到着フローの超過使用量と管理されている超過使用量の比較を行い、新たに管理すべきフローIDと超過使用量を決定する。当該決定された到着クラス内の最超過フローのフローIDを新管理フローレジスタR4に一時的に格納し、最超過フローの超過使用量を新管理フロー超過使用量レジスタR5に一時的に格納しておき、後の更新フェーズにおいてそれらを利用して値の更新を行う。同様に、超過使用クラス演算回路43は、到着パケットのクラスID及び到着クラスの超過使用量と、最超過クラスレジスタ24d及び最超過クラス超過使用量レジスタR1から取得されたデータとに基づいて、新たに管理すべきクラスIDと超過使用量の決定を行い、その決定結果である最超過クラスのクラスIDを新管理クラスレジスタR2に格納し、最超過クラスのクラス使用量を新管理クラス超過使用量レジスタR3に格納する。

【 0 1 6 1 】

次いで、図 4 0 に図示された第 3 クロックの期間（時刻 t 4 乃至 t 5）と、図 4 1 に図示された第 4 クロックの期間（時刻 t 5 乃至 t 6）においては、パケット格納用後処理部 3 7 は各管理テーブル上の値を更新する。

【 0 1 6 2 】

まず、図 4 0 の時刻 t 4 において、パケット格納用後処理部 3 7 は到着パケットのフロー ID をフロー使用量管理テーブルメモリ 2 3 d に入力し、これに応答して、フロー使用量管理テーブルメモリ 2 3 d は、フロー使用量のデータを、先頭ブロック管理テーブルメモリ 2 3 e、クラスフロー数管理テーブルメモリ 2 4 h、WRR フロー順管理テーブルメモリ 2 8 c、基本量管理テーブルメモリ 2 3 c、及びサービスフローチェック回路 4 6 に出力する。また、パケット格納用後処理部 3 7 は到着パケットのクラス ID をクラス使用量管理テーブルメモリ 2 4 g に入力し、これに応答して、クラス使用量管理テーブルメモリ 2 4 g は、クラス使用量のデータを、WRR クラス順管理テーブルメモリ 2 9 c とサービスクラスチェック回路 4 5 に出力する。サービスクラスチェック回路 4 5 は、到着パケットのクラスが新規クラスであった場合、到着パケットのクラス ID と、クラス使用量管理テーブルメモリ 2 4 g から入力されたクラス使用量のデータと、前サービスクラス管理レジスタ 2 7 c から取得された前サービスクラスのクラス ID とに基づいて、時刻 t 5 で前サービスクラス管理レジスタ 2 7 c を更新する。また、サービスフローチェック回路 4 6 は、到着パケットのフロー ID と、フロー使用量管理テーブルメモリ 2 3 d から入力されたフロー使用量のデータと、前サービスフロー管理レジスタ 2 6 c から取得された前サービスフローのフロー ID とに基づいて、時刻 t 5 で前サービスフロー管理レジスタ 2 6 c を更新する。さらに、BE クラス基本量演算回路 4 7 は、到着フローが新規フローであった場合、到着パケットのクラス ID と、BE クラス基本量レジスタ 2 4 f から取得された BE クラス基本量を示すデータとに基づいて、BE クラス基本量レジスタ 2 4 f を更新する。

【 0 1 6 3 】

図 4 0 において、パケット格納用後処理部 3 7 は時刻 t 5 において格納ブロッ

ク番号を用いて空き領域管理テーブルメモリ 2 1 c を更新し、また、到着パケットのフロー I D を用いてフロー使用量管理テーブルメモリ 2 3 d を更新する。到着フローが新規フローであった場合はさらに、パケット格納用後処理部 3 7 は時刻 t 5 において到着パケットのフロー I D を用いて、先頭ブロック管理テーブルメモリ 2 3 e 、最後尾ブロック管理テーブルメモリ 2 3 f 、W R R フロー順管理テーブルメモリ 2 8 c 及び基本量管理テーブルメモリ 2 3 c を更新し、さらにクラスフロー数管理テーブルメモリ 2 4 h を更新する。また、パケット格納用後処理部 3 7 は時刻 t 5 において到着パケットのクラス I D を用いてクラス使用量管理テーブルメモリ 2 4 g を更新し、到着パケットのクラス I D と新管理フロー超過使用量レジスタ R 5 内のデータとを用いて最超過フロー超過使用量管理テーブルメモリ 2 4 i を更新する。パケット格納用後処理部 3 7 は、到着クラスが新規クラスであった場合、W R R クラス順管理テーブルメモリ 2 9 c と前サービスクラス管理レジスタ 2 7 c を更新する。

【 0 1 6 4 】

図 4 1 の時刻 t 5 において、次の第 4 クロックの期間（時刻 t 5 乃至時刻 t 6 ）における各管理テーブル更新のため、パケット格納用後処理部 3 7 は格納場所管理テーブルメモリ 2 2 c にプッシュアウト対象フローのフロー I D を入力し、これに応答して、格納場所管理テーブルメモリ 2 2 c はプッシュアウト対象フローの新しい先頭ブロック番号を出力し、また、パケット格納用後処理部 3 7 は最後尾ブロック管理テーブルメモリ 2 3 f に到着パケットのフロー I D を入力し、これに応答して、最後尾ブロック管理テーブルメモリ 2 3 f は到着フローの最後尾ブロック番号を出力する。以上説明したように、処理フラグセクタ S E 7 が出力した処理フラグは、時刻 t 5 においてすべての管理テーブルに入力される。

【 0 1 6 5 】

図 4 1 の第 4 クロックの期間（時刻 t 5 乃至時刻 t 6 ）において、パケット格納用後処理部 3 7 は、時刻 t 6 で到着フローの最後尾ブロック番号に基づいて格納場所管理テーブルメモリ 2 2 c を更新し、到着パケットのフロー I D を用いて最後尾ブロック管理テーブルメモリ 2 3 f を更新し、また、プッシュアウト対象フロー I D を用いてフロー使用量管理テーブルメモリ 2 3 d を更新し、プッシュ

アウト対象フローの新しい先頭ブロック番号を用いて先頭ブロック管理テーブルメモリ 2 3 e を更新する。また、パケット格納用後処理部 3 7 は、プッシュアウト対象クラス I D を用いてクラス使用量管理テーブルメモリ 2 4 g を更新する。同時に、パケット格納用後処理部 3 7 は、新管理クラスレジスタ R 2 から取得されたデータを用いて最超過クラスレジスタ 2 4 d を更新し、新管理クラス超過使用量レジスタ R 3 から取得されたデータを用いて最超過クラス超過使用量レジスタ R 1 を更新し、新管理フローレジスタ R 4 から取得されたデータを用いて最超過フローレジスタ 2 4 c を更新する。さらに、優先度演算回路 4 8 は、到着パケットのクラス I D に基づいてクラス優先度レジスタ 2 4 e を更新する。また、処理フラグセクタ S E 7 が出力した処理フラグは、時刻 t 6 においてすべての管理テーブルに入力される。

【 0 1 6 6 】

図 4 5 及び図 4 6 は、図 2 の出力ポートコントローラ 2 0 によって実行される、パケット送信時の処理のタイミングチャートである。パケット送信時の各管理テーブルを格納して管理する処理は 3 クロックで終了する。ただし、パケット到着時の処理が 4 クロック必要であるため、本実施形態においては、パケット送信時の処理もまた 4 クロック動作とする。パケット送信時における前半部の 2 クロックの期間（時刻 t 1 1 乃至 t 1 3）のタイミングチャートを図 4 5 に示す。

【 0 1 6 7 】

図 4 5 において、スケジューラ 1 8 は、W R R クラス順管理テーブルメモリ 2 9 c に前サービスクラスのクラス I D を予め入力しておき、まず、パケット送信時の第 1 クロックの期間（時刻 t 1 1 乃至 t 1 2）において、W R R クラス順管理テーブルメモリ 2 9 c は、W R R フロー順管理テーブルメモリ 2 8 c とサービスクラス保持レジスタ R 1 1 にサービスクラスのクラス I D を入力する。同時に、スケジューラ 1 8 は、予め管理されている前サービスフロー I D を W R R フロー順管理テーブルメモリ 2 8 c に入力する。これにより、W R R フロー順管理テーブルメモリ 2 8 c は、サービスすべきフローのフロー I D を出力することとなる。第 2 クロックの期間（時刻 t 1 2 乃至 t 1 3）において、W R R フロー順管理テーブルメモリ 2 8 c がそのサービスフローのフロー I D を先頭ブロック管理

テーブルメモリ 23 e とサービスフロー保持レジスタ R 1 2 に入力することにより、先頭ブロック管理テーブルメモリ 23 e は、サービスすべきブロック番号を、時刻 t 1 3 において、空き領域管理テーブルメモリ 21 c と格納場所管理テーブルメモリ 22 c に出力することとなる。

【0168】

次いで、パケット送信時の後半部の 1 クロック（時刻 t 1 3 乃至 t 1 4）のタイミングチャートを図 4 6 に示す。図 4 6 に図示された第 3 クロックの期間（時刻 t 1 3 乃至 t 1 4）において、スケジューラ 1 8 はパケット送信による管理テーブルの変更を同時に行い、パケット送信時の処理は終了する。

【0169】

具体的には、フロー使用量管理テーブルメモリ 23 d は、サービスフローのフロー ID に基づいて、フロー使用量を表すデータをクラスフロー数管理テーブルメモリ 24 d とフローサービス回数演算回路 6 4 に出力する。クラス使用量管理テーブルメモリ 24 g は、サービスクラスのクラス ID に基づいて、クラス使用量を表すデータをクラスサービス回数演算回路 6 3 と優先度演算回路 6 5 に出力する。これに応答して、クラスサービス回数演算回路 6 3 は、サービスクラスのクラス ID と、クラス使用量と、前サービスクラス管理レジスタ 27 c 及びクラス残りサービス回数レジスタ 27 d から取得されたデータとに基づいて、残りサービス回数が 0 になるとき、又はクラス使用量が 0 になるとき、サービスが終了した前サービスクラスのクラス ID と、次にサービスするクラスに対する残りのサービス回数とを出力し、それぞれ前サービスクラス管理レジスタ 27 c とクラス残りサービス回数レジスタ 27 d に格納する。また、フローサービス回数演算回路 6 4 も同様に、サービスフローのフロー ID と、フロー使用量と、前サービスフロー管理レジスタ 26 c 及びフロー残りサービス回数レジスタ 26 d から取得されたデータとに基づいて、前サービスフロー管理レジスタ 26 c とフロー残りサービス回数レジスタ 26 d を更新する。さらに、優先度演算回路 6 5 は、サービスクラスのクラス ID とクラス使用量とに基づいて、フローが消滅した場合に新たなクラス優先度を演算して、演算結果はクラス優先度レジスタ 24 e に出力して格納する。

【0 1 7 0】

最超過クラス超過使用量演算回路 6 6 は、サービスクラスのクラス ID と、最超過クラス超過使用量レジスタ R 1 3 及び最超過クラスレジスタ 2 4 d から取得されたデータとを参照し、サービスクラス ID と、格納して管理している最超過クラス ID が等しい場合は超過使用量の更新を行い、その値を最超過クラス超過使用量レジスタ R 1 3 に格納する。最超過フロー超過使用量演算回路 6 7 も同様に、サービスフローのフロー ID と、最超過フロー超過使用量レジスタ R 1 4 及び最超過フローレジスタ 2 4 c から取得されたデータとを参照し、最超過フロー超過使用量レジスタ R 1 4 を更新する。また、スケジューラ 1 8 は、サービスクラスのクラス ID を用いて、クラス使用量管理テーブルメモリ 2 4 g、クラスフロー数管理テーブルメモリ 2 4 h、及び W R R クラス順管理テーブルメモリ 2 9 c を更新し、サービスフローのフロー ID を用いて、フロー使用量管理テーブルメモリ 2 3 d、先頭ブロック管理テーブルメモリ 2 3 e、最後尾ブロック管理テーブルメモリ 2 3 f、W R R フロー順管理テーブルメモリ 2 8 c、及び基本量管理テーブルメモリ 2 3 c を更新し、クラス ID とフロー ID を用いて最超過フロー超過使用量管理テーブルメモリ 2 4 i を更新する。

【0 1 7 1】

以上説明したように、本発明に係る実施形態の出力ポートコントローラ 2 0 によるバッファメモリ管理では、まずフロー毎に最低限使用可能なバッファメモリ量（すなわち、基本量）を論理的に確保する。バッファメモリの使用率が低い状態では、各フローは基本量に関わらずバッファメモリの使用を許可される。使用率が高い状態に遷移しバッファメモリがフルになった場合、基本量を超えてバッファメモリを使用しているフローについてはそのまま廃棄されるが、逆に基本量に達していないフローが到着したときには、プッシュアウト機構を採用することにより、到着パケットのバッファメモリ使用が許可される。プッシュアウト対象パケットのサーチが終了すると、そのバッファメモリ位置上に到着パケットが上書きされ、上書きされたパケットは廃棄される。プッシュアウト対象パケットをサーチした結果、基本量以上使用しているフローが存在しない場合は、到着パケットは廃棄される。このような機構によって、特定コネクションに対するバッフ

ァメモリ空間の過度の独占使用を防止し、各フローの最低レートを保証する方法が実現される。本実施形態の重要な特徴は基本量の決定法にある。本実施形態の方法では、この基本量をポート、クラス、フローの順に階層的に格納して管理することにより、1つのバッファメモリを複数のポートで共有する環境において、それぞれに対するトラヒックのQoSをより効率的に保証することが可能となる。

【0172】

また、本実施形態では、パケットサービス規律としてWRRを採用した。WRRを使用するに当たり、各フローに対する重み係数を決定する必要がある。重み係数決定法では、まず帯域保証型クラスに優先的に全リンク容量のうち保証分の配分を行う。残りの帯域を他クラスで予め決定された重み係数に従って配分する。配分された帯域を簡単な整数比に換算することにより重み係数とする。以上の手順を用いることにより、帯域保証型クラスにはその契約帯域を確実に保証し、他のクラスに対しても優先制御が実現できる。また本実施形態において、基本量配分、プッシュアウト機構による廃棄制御と帯域配分法の連携をとることにより、バッファメモリ高負荷時においてもクラスに見合ったサービスを提供し、高度なQoS保証が可能となる。

【0173】

さらに、本実施形態によれば、ルータ装置を高速に動作させるように論理設計するための以下の2つの課題を以下のように解決したことを特徴としている。

【0174】

1つ目の課題は、基本量の管理であった。本実施形態ではフロー毎に基本量の管理を行う。帯域保証型フローに配分される基本量は、そのフローの優先度に従い固定値を取るが、ベストエフォート型フローに配分される基本量は、全バッファメモリ量から帯域保証型フローに配分された基本量の総和を減算した残りバッファメモリ量を優先度に従って配分される。つまり、ベストエフォート型フローに対する基本量は新しいフローの発生、並びにフローの消滅によって変動することとなり、フロー数の変化毎に全フローの基本量を再計算しては処理速度が極度に減少するという問題点が発生する。この問題を解決するために本実施形態

では、帯域保証型クラスのフローに対しては、基本量をフロー毎に管理し、ベストエフォート型クラスのフローに対しては、ベストエフォート型クラス用基本量として、全バッファメモリ量から帯域保証型クラスに配分された基本量の総和を減算した量のみを格納して管理する。そのため、超過使用量を演算する際には、その度に基本量の演算を行う必要があるが、全フローに対する基本量の変更を行う必要がなくなるため管理機構の高速化が可能となる。

【 0 1 7 5 】

また、2 つ目の課題は、最超過使用フローの管理であった。プッシュアウトの対象となるフローは、最も基本量を超過使用しているフローである。パケット到着時に高速にプッシュアウト対象フローを決定するためには、予め最超過使用クラス、クラス毎に最超過使用フローを格納して管理しておく必要があるが、全フローの超過使用量をチェックして、最も超過しているフローを決定するという手法では、定期的に動作させるとしても処理時間が膨大になるという問題が発生していた。そこで、本実施形態では、最超過使用クラス、最超過使用フローの管理を以下のように行うことを提案している。まず、パケットが到着した時に、到着したフローの超過使用量と、格納して管理している最超過使用フローの超過使用量を比較する。到着フローの方が大きい場合は、最超過フロー I D とその超過使用量の変更を行う。逆に管理フローの方が大きい場合は、管理データの変更を行わないとする。また、パケットを送信する時は、送信したフロー I D と、格納して管理している最超過使用フローの I D が一致する場合、管理している最超過使用フローの超過使用量の更新を行う。逆にフロー I D が一致しない場合は、管理データの変更を行わない。上記の方法により、全フローの超過使用量のチェックを行う必要がなくなり、管理機構の高速化が達成される。

【 0 1 7 6 】

以上説明したように、本実施形態に係る基本量の管理方法によれば、送信すべきパケットが属する各フローに対してバッファメモリ 1 3 に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当てるときに、帯域保証型クラスに属するパケットの各フローに対する基本量を、当該各フローが要求するメモリサイズだけ個別に割り当てて管理する一方、ベストエフォート型クラスに属するパケッ

トの各フローに対する基本量を、バッファメモリ 13 全体のメモリサイズから、上記帯域保証型クラスに割り当てられた各基本量の総和を減算したメモリサイズを一括して割り当てて管理する。ここで、好ましくは、ベストエフォート型クラス毎に、優先度とそのクラスに属するフローの本数との積を計算し、それらの積を、ベストエフォート型クラスの個数について総和を計算することにより、ベストエフォート型クラスにおける総優先度を計算し、受信されたパケットのフローが属するクラスの優先度を、上記計算した総優先度で除算することにより、当該受信されたパケットに対する基本量配分割合を計算し、上記計算した基本量配分割合とベストエフォート型クラス用基本量との積を計算することにより当該受信されたパケットのフローの基本量を計算する。従って、超過使用量を演算する際には、その度に基本量の演算を行う必要があるが、全フローに対する基本量の変更を行う必要がなくなるため、出力ポートコントローラ 20 の処理を従来技術に比較して高速化できる。

【0177】

また、本実施形態に係る超過使用量の管理方法によれば、送信すべきパケットが属する各フローに対してバッファメモリ 13 に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当て、各フローのバッファメモリ 13 における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、バッファメモリ 13 を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理し、所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が大きいフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新する。ここで、好ましくは、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新する。従って、全フローの超過使用量のチェックを行う必要がなくなり、出力ポートコントローラ 20 の処理を従来技術に比較して高速化できる。

【0178】

さらに、本実施形態に係るサービス順序の管理方法によれば、複数のフローがバッファメモリ 1 3 に格納されているときの各フローを送信する順序を管理するために、各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する管理テーブル 2 8 c を備え、送信すべき新たなフローがバッファメモリ 1 3 に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように管理テーブル 2 8 c を更新する。従って、上記管理テーブル 2 8 c を備えたので、次の送信すべきフローを検索する必要がなくなり、出力ポートコントローラ 2 0 の処理を従来技術に比較して高速化できる。

【0 1 7 9】

またさらに、本実施形態に係るバッファメモリ 2 0 のブロック化と連結管理方法によれば、バッファメモリ 2 0 は所定のブロック長の複数のブロックに分割され、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する管理テーブル 2 2 c を備え、各フローのパケットの連結状態を管理する。従って、バッファメモリ 2 0 を効率的に使用できるとともに、管理テーブル 2 2 c を備えたので、次に連結するブロックを容易に検索することができ、出力ポートコントローラ 2 0 の処理を従来技術に比較して高速化できる。

【0 1 8 0】

さらに、本実施形態に係るルータ装置によれば、図 1 の出力ポートコントローラ 2 0 を有する出力ポート回路 3 を備えたので、クラスに見合ったサービスを提供できるとともに、特定のフローによるバッファメモリ 2 0 の占有を解消でき、しかも出力ポート回路 3 内のバッファメモリ 2 0 に対するパケットの入出力の処理を高速化することができる。

【0 1 8 1】

【発明の効果】

以上詳述したように、第 1 の発明に係るルータ装置の出力ポート回路によれば、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、連続した複数のパケットによりフロー

を構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、上記出力ポート回路は、送信すべきパケットを一時的に格納する記憶手段と、上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、上記制御手段は、送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当てるときに、帯域保証型クラスに属するパケットの各フローに対する基本量を、当該各フローが要求するメモリサイズだけ個別に割り当てて管理する一方、ベストエフォート型クラスに属するパケットの各フローに対する基本量を、上記記憶手段全体のメモリサイズから、上記帯域保証型クラスに割り当てられた各基本量の総和を減算したメモリサイズを一括して割り当てて管理する。ここで、好ましくは、上記制御手段は、ベストエフォート型クラス毎に、優先度とそのクラスに属するフローの本数との積を計算し、それらの積を、ベストエフォート型クラスの個数について総和を計算することにより、ベストエフォート型クラスにおける総優先度を計算し、受信されたパケットのフローが属するクラスの優先度を、上記計算した総優先度で除算することにより、当該受信されたパケットに対する基本量配分割合を計算し、上記計算した基本量配分割合とベストエフォート型クラス用基本量との積を計算することにより当該受信されたパケットのフローの基本量を計算する。従って、超過使用量を演算する際には、その度に基本量の演算を行う必要があるが、全フローに対する基本量の変更を行う必要がなくなるため、上記制御手段の処理を従来技術に比較して高速化できる。

【0182】

また、第2の発明に係るルータ装置の出力ポート回路によれば、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、上記出力ポート回路は、送信すべきパケットを一時的に格納する記憶手段と、上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、上記制御手段は、送信すべきパケットが属する各フローに対して上記記憶手段に格納可能なメ

メモリサイズの基準となる基本量をそれぞれ割り当て、各フローの記憶手段における実際の使用量に基づいて、送信すべきパケットの当該フローの基本量に対する超過使用量を計算し、上記記憶手段を上記基本量に対して最も超過して使用しているフローのみのフロー情報とその超過使用量を管理し、上記制御手段は、所定のフローに属するパケットを受信したときに、管理している超過使用量よりも超過使用量が多いフローが発生するとき、フロー情報及び超過使用量を新たに受信したパケットが属するフローのフロー情報及び超過使用量に更新する。ここで、好ましくは、上記制御手段は、上記割り当てられた基本量を最も超過して使用しているフローに属するパケットが当該ルータ装置から送信されるときに、上記管理している超過使用量のみを当該フローの送信後の超過使用量に更新する。従って、全フローの超過使用量のチェックを行う必要がなくなり、上記制御手段の処理を従来技術に比較して高速化できる。

【0183】

さらに、第3の発明に係るルータ装置の出力ポート回路によれば、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、上記出力ポート回路は、送信すべきパケットを一時的に格納する記憶手段と、上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、上記制御手段は、複数のフローが上記記憶手段に格納されているときの各フローを送信する順序を管理するために、各フロー毎に、当該フローの次に送信すべきフローのフロー情報を格納する第1の管理テーブルをさらに備え、送信すべき新たなフローが上記記憶手段に格納されたとき、上記新たなフローを、上記現在送信しているフローの前のフローの次の順序に指定するように上記第1の管理テーブルを更新する。従って、上記第1の管理テーブルを備えたので、次の送信すべきフローを検索する必要がなくなり、上記制御手段の処理を従来技術に比較して高速化できる。

【0184】

またさらに、第4の発明に係るルータ装置の出力ポート回路によれば、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置のための出力ポート回路において、連続した複数のパケットによりフローを構成し、上記フローは帯域保証型クラス又はベストエフォート型クラスに属し、上記出力ポート回路は、送信すべきパケットを一時的に格納する記憶手段と、上記記憶手段への上記パケットの格納及び読み出しを制御する制御手段とを備え、上記記憶手段は所定のブロック長の複数のブロックに分割され、上記制御手段は、パケットを記憶したブロックの情報と、上記パケットを記憶したブロックの次に連結されるべきブロックの情報と対応づけて格納する第2の管理テーブルをさらに備え、各フローのパケットの連結状態を管理する。従って、上記記憶手段を効率的に使用できるとともに、上記第2の管理テーブルを備えたので、次に連結するブロックを容易に検索することができ、上記制御手段の処理を従来技術に比較して高速化できる。

【0185】

さらに、第5の発明に係るルータ装置によれば、入力ポート回路を介して受信されたパケットをスイッチファブリック回路により各出力ポート回路を介して各隣接するノードにルーティングして送信するルータ装置において、上記ルータ装置の出力ポート回路を備える。従って、クラスに見合ったサービスを提供できるとともに、特定のフローによる記憶手段の占有を解消でき、しかも出力ポート回路内の記憶手段に対するパケットの入出力の処理を高速化することができる。

【図面の簡単な説明】

【図1】 本発明の実施形態に係るルータ装置の構成を示すブロック図である。

【図2】 図1の出力ポート回路3の詳細な構成を示すブロック図である。

【図3】 (a)は図1の出力ポート回路3への到着パケットを示す図であり、(b)は図2のバッファメモリ13のメモリ空間を示す図であり、(c)は出力ポート回路3からの送信パケットを示す図である。

【図4】 図2の空き領域管理部21によって管理される空き領域管理テー

ブル T 1 の概略構成の一例を示す図である。

【図 5】 図 4 の空き領域管理テーブル T 1 を用いた空き領域管理を説明するための概略説明図である。

【図 6】 図 2 の格納場所管理部 2 2 によって管理される格納場所管理テーブル T 2 の概略構成の一例を示す図である。

【図 7】 図 6 の格納場所管理テーブル T 2 を用いた格納場所管理を説明するための概略説明図である。

【図 8】 図 2 のフロー管理部 2 3 によって管理される帯域保証型クラスに属するフローのためのフロー管理テーブル T 3 の概略構成の一例を示す図である。

【図 9】 図 8 のフロー管理テーブル T 3 を用いた先頭ブロック及び最後尾ブロックの管理を説明するための概略説明図である。

【図 1 0】 図 2 のクラス管理部 2 4 によって管理されるクラス管理テーブル T 4 の概略構成の一例を示す図である。

【図 1 1】 図 2 のポート管理部 2 5 によって管理されるポート管理テーブル T 5 の概略構成の一例を示す図である。

【図 1 2】 図 2 の W R R フロー順管理部 2 8 によって管理される W R R フロー順管理テーブル T 6 の概略構成の一例を示す図である。

【図 1 3】 図 1 2 の W R R フロー順管理テーブル T 6 を用いたサービスフロー順の管理を説明するための概略説明図である。

【図 1 4】 図 2 の前サービスフロー管理部 2 6 によって管理される前サービスフロー管理テーブル T 7 の概略構成の一例を示す図である。

【図 1 5】 図 1 4 の前サービスフロー管理テーブル T 7 を用いたサービスフロー順の管理を説明するための概略説明図であり、（a）は新規のフローが発生したときの前サービスフロー管理を示す図であり、（b）は（a）の後のデータ更新処理を示す図である。

【図 1 6】 図 2 のバッファメモリ 1 3 の記憶領域を、帯域保証型クラスのフローと、ベストエフォート型クラスのフローとの間で分配する方法を説明するための概略説明図である。

【図 1 7】 図 2 の格納場所決定部 1 7 によって実行される、パケット到着時における最超過フローの管理処理を示すフローチャートである。

【図 1 8】 図 2 のスケジューラ 1 8 によって実行される、パケット送信時における最超過フローの管理処理を示すフローチャートである。

【図 1 9】 図 2 のクラス管理部 2 4 によって管理される最超過フロー管理テーブル T 8 を用いた最超過フロー管理を説明するための概略説明図であり、（a）は初期状態の（a 1）最超過フロー管理テーブル T 8 と（a 2）フロー毎の超過使用量の現在の状態とを示す図であり、（b）はパケットサイズが 2 であるフロー 3 が到着したときの（b 1）最超過フロー管理テーブル T 8 と（b 2）フロー毎の超過使用量の現在の状態とを示す図であり、（c）はパケットサイズが 2 であるフロー 3 を送信したときの（c 1）最超過フロー管理テーブル T 8 と（c 2）フロー毎の超過使用量の現在の状態とを示す図であり、（d）はパケットサイズが 2 であるフロー 1 が到着したときの（d 1）最超過フロー管理テーブル T 8 と（d 2）フロー毎の超過使用量の現在の状態とを示す図である。

【図 2 0】 図 2 の格納場所決定部 1 7 の詳細構成と格納場所決定処理のフローとを示すブロック図である。

【図 2 1】 図 2 0 のパケット格納用後処理部 3 7 の詳細構成を示すブロック図である。

【図 2 2】 図 2 のスケジューラ 1 8 の詳細構成と送信パケット決定処理のフローとを示すブロック図である。

【図 2 3】 図 2 2 のパケット送信用後処理部 5 2 の詳細構成を示すブロック図である。

【図 2 4】 図 2 の空き領域管理部 2 1 の詳細構成を示すブロック図である。

【図 2 5】 図 2 4 の空き領域管理部 2 1 によって管理されるデータの一例を示す図であり、（a）は空き領域管理テーブルメモリ 2 1 c 内の空き領域管理テーブルの一例を示す図であり、（b）はリスト先頭ブロック番号レジスタ 2 1 d 内のリスト先頭ブロック番号の一例を示す図であり、（c）はリスト最後尾ブロック番号レジスタ 2 1 e 内のリスト最後尾ブロック番号の一例を示す図であり

、（d）は空きブロック数レジスタ 21 f 内の空きブロック数の一例を示す図である。

【図 26】 図 2 の格納場所管理部 22 の詳細構成を示すブロック図である。

【図 27】 図 26 の格納場所管理テーブルメモリ 22 c によって管理される格納場所管理テーブルの一例を示す図である。

【図 28】 図 2 のフロー管理部 23 の詳細構成を示すブロック図である。

【図 29】 図 28 のフロー管理部 23 内のデータの一例を示す図であり、（a）は基本量管理テーブルメモリ 23 c 内の基本量管理テーブルの一例を示す図であり、（b）はフロー使用量管理テーブルメモリ 23 d 内のフロー使用量管理テーブルの一例を示す図であり、（c）は先頭ブロック管理テーブルメモリ 23 e 内の先頭ブロック管理テーブルの一例を示す図であり、（d）は最後尾ブロック管理テーブルメモリ 23 f 内の最後尾ブロック管理テーブルの一例を示す図である。

【図 30】 図 2 のクラス管理部 24 の詳細構成を示すブロック図である。

【図 31】 図 30 のクラス管理部 24 内のデータの一例を示す図であり、（a）はクラス使用量管理テーブルメモリ 24 g 内のクラス使用量管理テーブルの一例を示す図であり、（b）はクラスフロー数管理テーブルメモリ 24 h 内のクラスフロー数管理テーブルの一例を示す図であり、（c）は最超過フロー超過使用量管理テーブルメモリ 24 i 内の最超過フロー超過使用量管理テーブルの一例を示す図である。

【図 32】 図 2 の前サービスフロー管理部 26 の詳細構成を示すブロック図である。

【図 33】 図 2 の前サービスクラス管理部 27 の詳細構成を示すブロック図である。

【図 34】 図 2 の WRR フロー順管理部 28 の詳細構成を示すブロック図である。

【図 35】 図 34 の WRR フロー順管理テーブルメモリ 28 c 内の WRR フロー順管理テーブルの一例を示す図である。

【図 3 6】 図 2 の W R R クラス順管理部 2 9 の詳細構成を示すブロック図である。

【図 3 7】 図 3 6 の W R R クラス順管理テーブルメモリ 2 9 c 内の W R R クラス順管理テーブルの一例を示す図である。

【図 3 8】 図 2 の出力ポートコントローラ 2 0 によって実行される、パケット到着時の処理の第 1 の部分を示すタイミングチャートである。

【図 3 9】 図 2 の出力ポートコントローラ 2 0 によって実行される、パケット到着時の処理の第 2 の部分を示すタイミングチャートである。

【図 4 0】 図 2 の出力ポートコントローラ 2 0 によって実行される、パケット到着時の処理の第 3 の部分を示すタイミングチャートである。

【図 4 1】 図 2 の出力ポートコントローラ 2 0 によって実行される、パケット到着時の処理の第 4 の部分を示すタイミングチャートである。

【図 4 2】 図 2 のプッシュアウト対象ブロック決定部 1 5 に含まれる、ベストエフォート型クラスに属するフローに対する超過使用量演算処理を実行する回路のブロック図である。

【図 4 3】 図 2 のプッシュアウト対象ブロック決定部 1 5 に含まれる、帯域保証型クラスに属するフローに対する超過使用量演算処理を実行する回路のブロック図である。

【図 4 4】 図 2 0 のセクタ 3 5 によって実行される、到着パケットのための格納場所決定を説明するための概略説明図である。

【図 4 5】 図 2 の出力ポートコントローラ 2 0 によって実行される、パケット送信時の処理の第 1 の部分を示すタイミングチャートである。

【図 4 6】 図 2 の出力ポートコントローラ 2 0 によって実行される、パケット送信時の処理の第 2 の部分を示すタイミングチャートである。

【図 4 7】 従来技術に係るバッファメモリの記憶領域を分配する方法を説明するための概略説明図である。

【図 4 8】 図 4 7 で分配されたバッファメモリの記憶領域を超過して使用しているクラスの packets を廃棄する方法を説明するための概略説明図であり、(a) は同一ポートの異なるクラスの packets を廃棄する場合を示す図であり、

(b) は異なるポートのクラスの packets を廃棄する場合を示す図である。

【図 49】 従来技術において、送信に利用可能な全帯域幅をポート、クラス及びフローで階層的に分配する方法を説明するための概略説明図である。

【符号の説明】

- 1-1 乃至 1-N…入力ポート回路、
- 1a…高速パスコントローラ、
- 1b…キューメモリ、
- 1c…低速パスコントローラ、
- 1d…マルチプレクサ、
- 2…スイッチファブリック回路、
- 3-1 乃至 3-N…出力ポート回路、
- 4…ルーティングプロセッサ、
- 11…ヘッダ情報取得部、
- 12…一時的 packets 格納メモリ、
- 13…バッファメモリ、
- 13a, 13b…フローキューメモリ、
- 14…packets 送信部、
- 15…プッシュアウト対象ブロック決定部、
- 16…格納ブロック決定部、
- 17…格納場所決定部、
- 18…スケジューラ、
- 20…出力ポートコントローラ、
- 21…空き領域管理部、
- 21a, 22a, 23a, 24a, 26a, 27a, 28a, 29a, 41, 61…入出力インターフェース、
- 21b, 22b, 23b, 24b, 26b, 27b, 28b, 29b, 42, 62…コントローラ、
- 21c…空き領域管理テーブルメモリ、
- 21d…リスト先頭ブロック番号レジスタ、

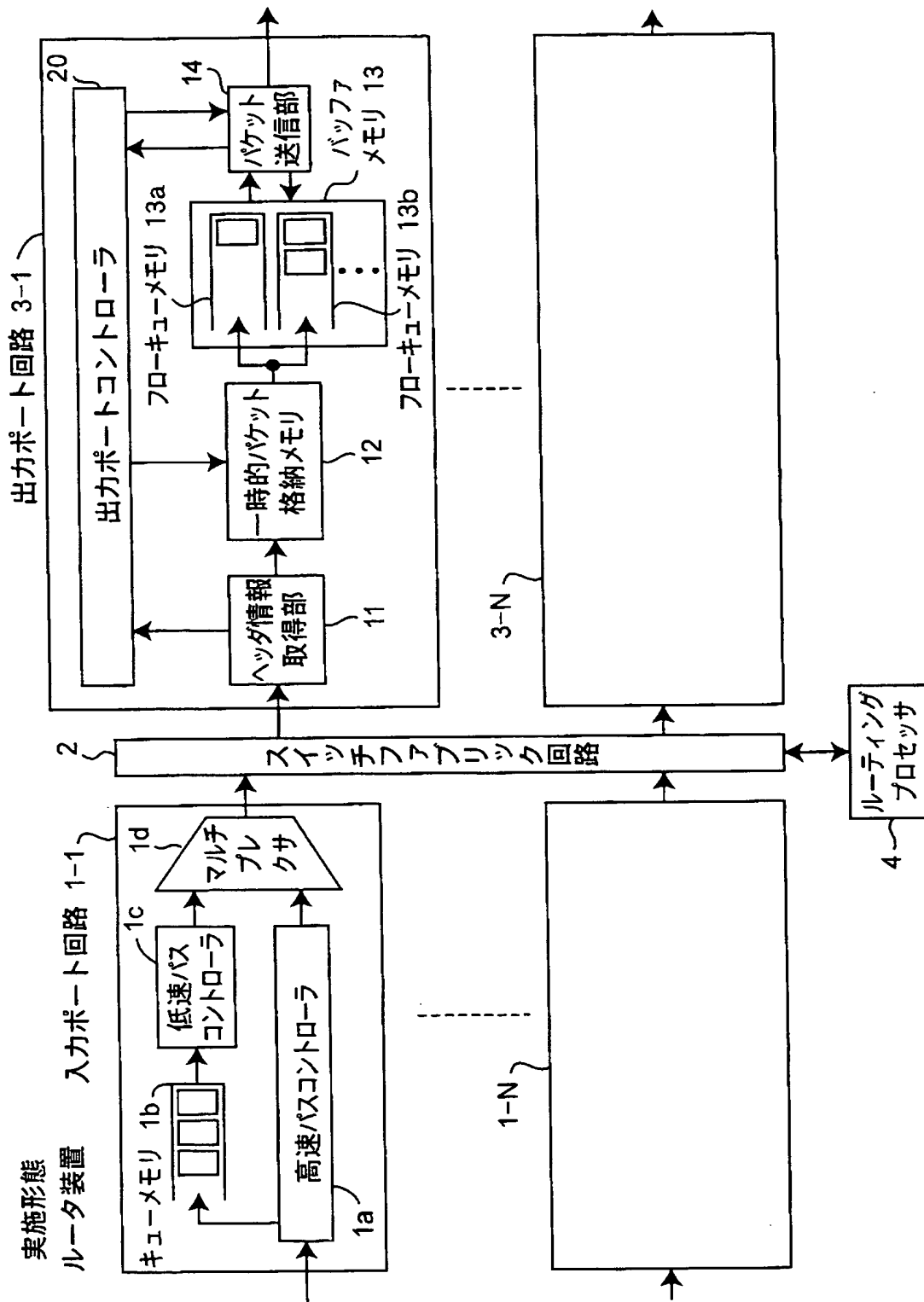
2 1 e …リスト最後尾ブロック番号レジスタ、
2 1 f …空きブロック数レジスタ、
2 2 …格納場所管理部、
2 2 c …格納場所管理テーブルメモリ、
2 3 …フロー管理部、
2 3 c …基本量管理テーブルメモリ、
2 3 d …フロー使用量管理テーブルメモリ、
2 3 e …先頭ブロック管理テーブルメモリ、
2 3 f …最後尾ブロック管理テーブルメモリ、
2 3 g …フロー優先度レジスタ、
2 4 …クラス管理部、
2 4 c …最超過フローレジスタ、
2 4 d …最超過クラスレジスタ、
2 4 e …クラス優先度レジスタ、
2 4 f …B E クラス基本量レジスタ、
2 4 g …クラス使用量管理テーブルメモリ、
2 4 h …クラスフロー数管理テーブルメモリ、
2 4 i …最超過フロー超過使用量管理テーブルメモリ、
2 5 …ポート管理部、
2 6 …前サービスフロー管理部、
2 6 c …前サービスフロー管理レジスタ、
2 6 d …フロー残りサービス回数レジスタ、
2 7 …前サービスクラス管理部、
2 7 c …前サービスクラス管理レジスタ、
2 7 d …クラス残りサービス回数レジスタ、
2 8 …W R R フロー順管理部、
2 8 c …W R R フロー順管理テーブルメモリ、
2 9 …W R R クラス順管理部、
2 9 c …W R R クラス順管理テーブルメモリ、

3 0 … W R R ポート順管理部、
3 5, S E 1 乃至 S E 8, S E 1 1, S E 1 2 … セレクタ、
3 6 … 後処理用前置処理部、
3 7 … パケット格納用後処理部、
4 3 … 超過使用クラス演算回路、
4 4 … 超過使用フロー演算回路、
4 5 … サービスクラスチェック回路、
4 6 … サービスフローチェック回路、
4 7 … B E クラス基本量演算回路、
4 8 … 優先度演算回路、
5 1 … サービスパケット出力決定部、
5 2 … パケット送信用後処理部、
5 3 … 次サービスパケット選択部、
6 3 … クラスサービス回数演算回路、
6 4 … フローサービス回数演算回路、
6 5 … 優先度演算回路、
6 6 … 最超過クラス超過使用量演算回路、
6 7 … 最超過フロー超過使用量演算回路、
O P 1, O P 2, O P 4, O P 6 … 乗算器、
O P 3 … 加算器、
O P 5 … 除算器、
O P 7, O P 8 … 減算器、
R 1 … 最超過クラス超過使用量レジスタ、
R 2 … 新管理クラスレジスタ、
R 3 … 新管理クラス超過使用量レジスタ、
R 4 … 新管理フローレジスタ、
R 5 … 新管理フロー超過使用量レジスタ、
R 1 1 … サービスクラス保持レジスタ、
R 1 2 … サービスフロー保持レジスタ、

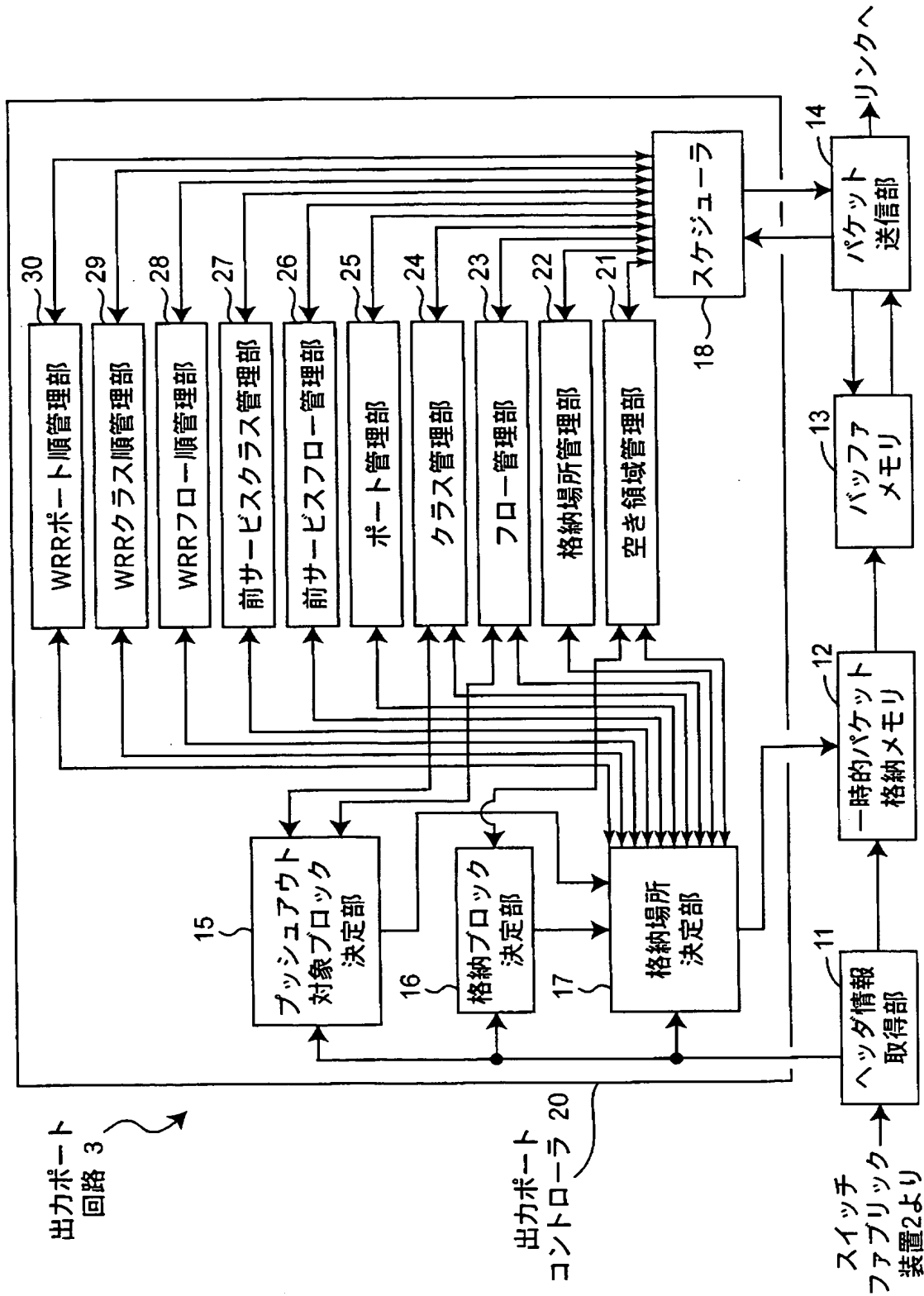
R 1 3 …最超過クラス超過使用量レジスタ、
R 1 4 …最超過フロー超過使用量レジスタ、
T 1 …空き領域管理テーブル、
T 2 …格納場所管理テーブル、
T 3 …フロー管理テーブル、
T 4 …クラス管理テーブル、
T 5 …ポート管理テーブル、
T 6 …W R R フロー順管理テーブル、
T 7 …前サービスフロー管理テーブル、
T 8 …最超過フロー管理テーブル。

【書類名】 図面

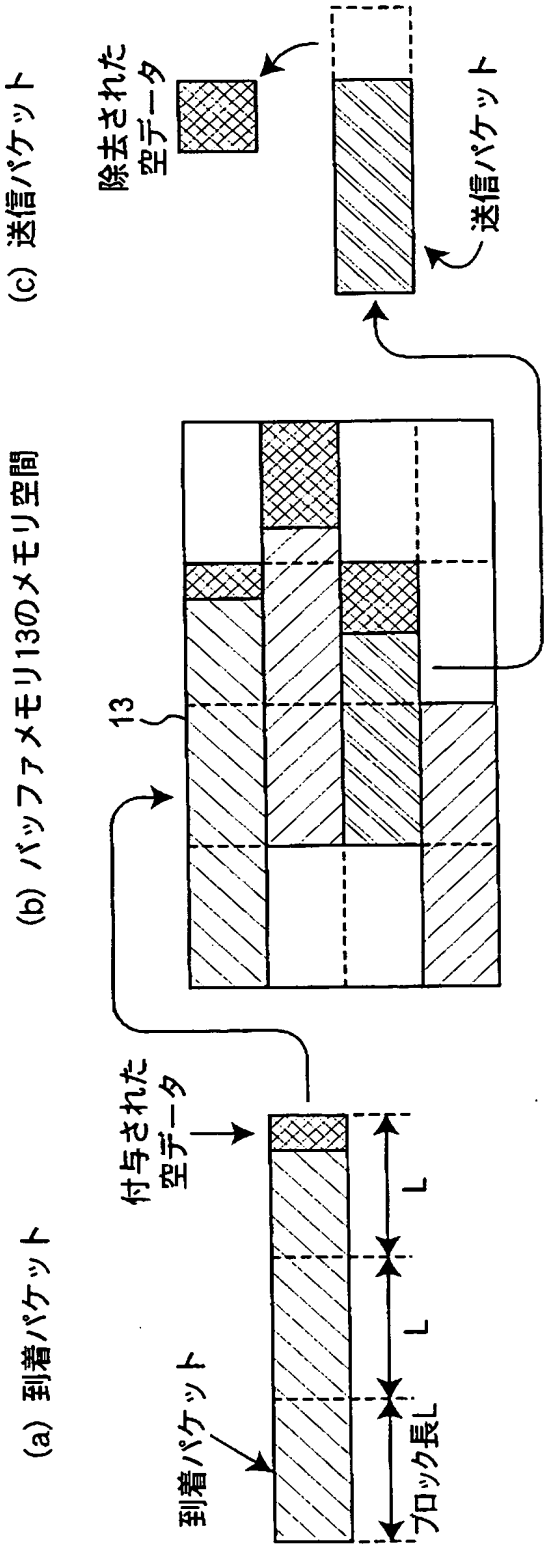
【図 1】



【図 2】



【図 3】

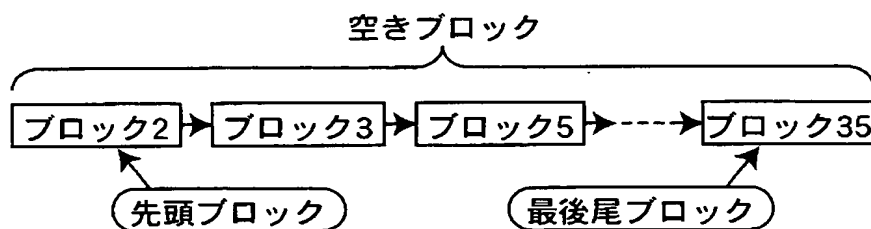


【図 4】

空き領域管理テーブル T1

ブロック番号	次のブロック番号
1	-1
2	3
3	5
4	-1

【図 5】

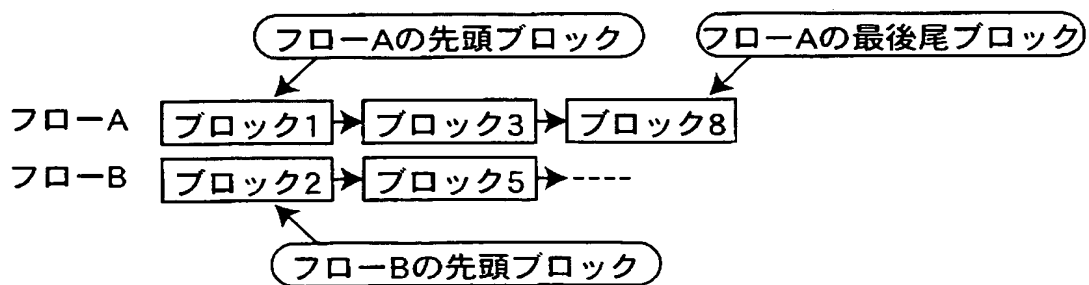


【図 6】

格納場所管理テーブル T2

ブロック番号	次のブロック番号
1	3
2	5
3	8
4	-1
⋮	⋮
8	-1

【図 7】

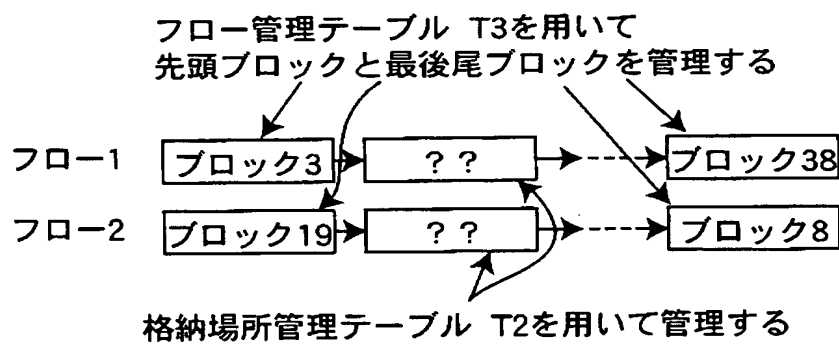


【図 8】

帯域保証型クラスに属するフローのためのフロー管理テーブル T3

フローID	基本量	使用量	先頭ブロック番号	最後尾ブロック番号	優先度
1	16	20	3	38	2
2	8	4	19	8	4
3	16	10	11	24	1

【図 9】



【図 1 0】

クラス管理テーブル T4

クラスID	基本量	使用量	フロー数	優先度
0	32	28	4	10
1	16	20	6	12
2	10	25	10	10

【図 1 1】

ポート管理テーブル T5

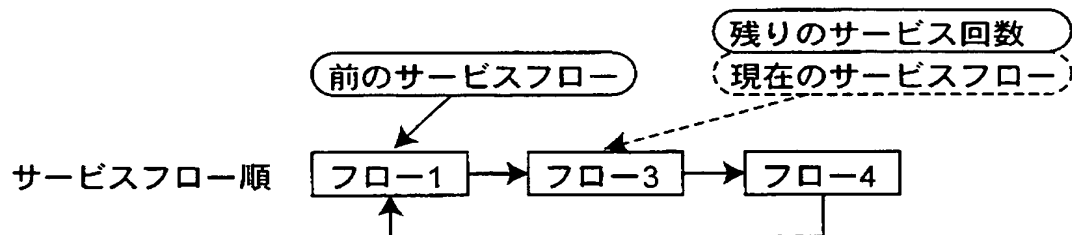
ポートID	基本量	使用量	クラス数	優先度
0	40	31	2	4
1	30	20	3	3
2	20	25	1	2

【図 12】

WRRフロー順管理テーブル T6

フローID	次のサービスフローID
1	3
2	5
3	4
4	1

【図 13】



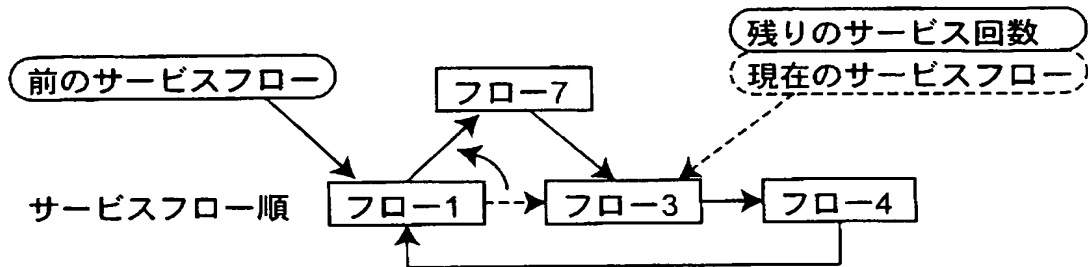
【図 14】

前サービスフロー管理テーブル T7

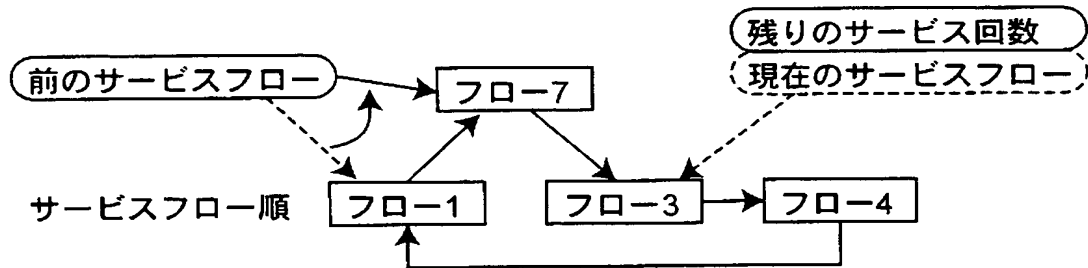
クラスID	前サービスフローID	フロー残りサービス回数
0	3	2
1	5	3
2	8	6

【図 15】

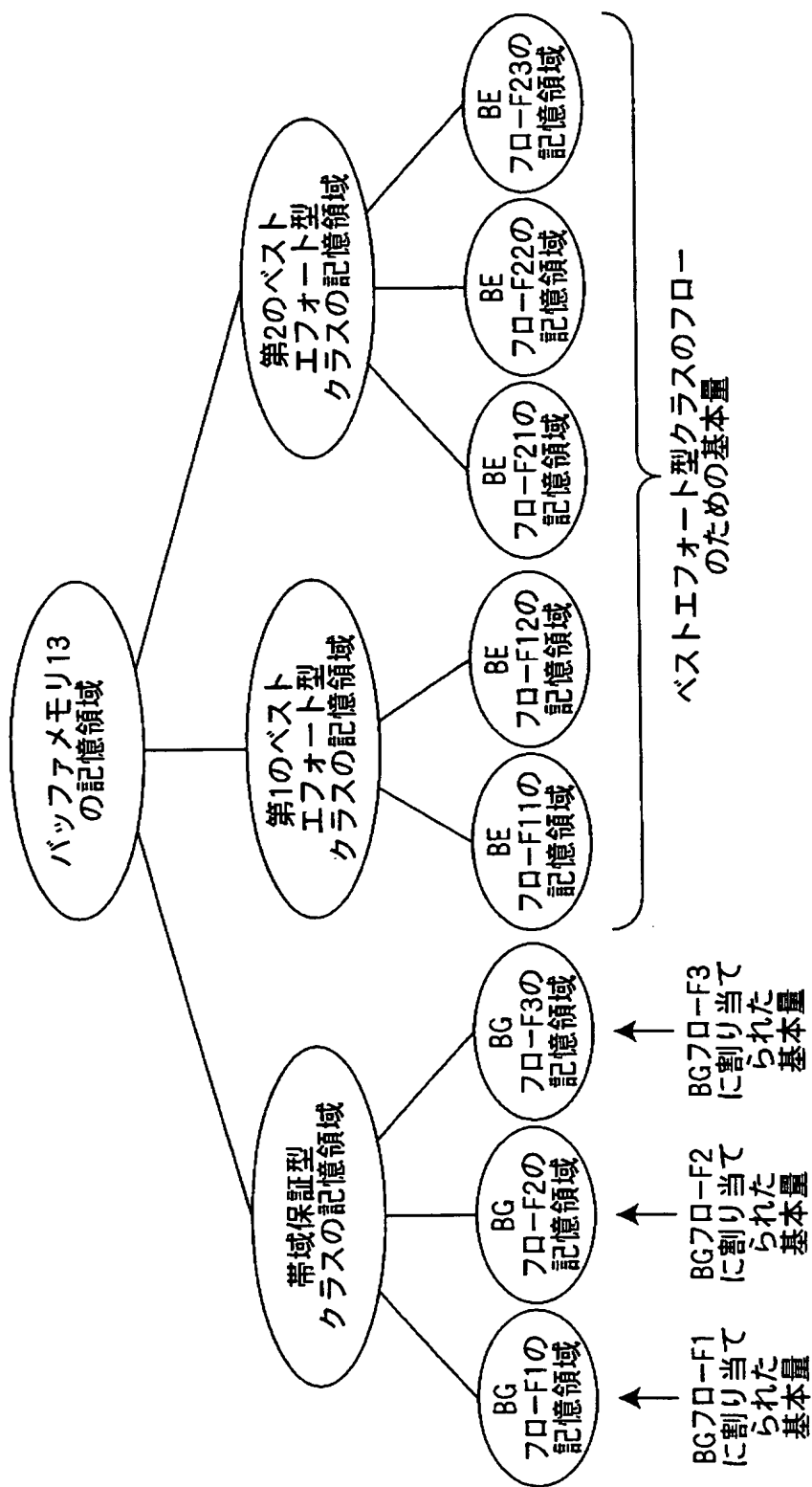
(a) 新規のフロー(フロー7)が発生したとき



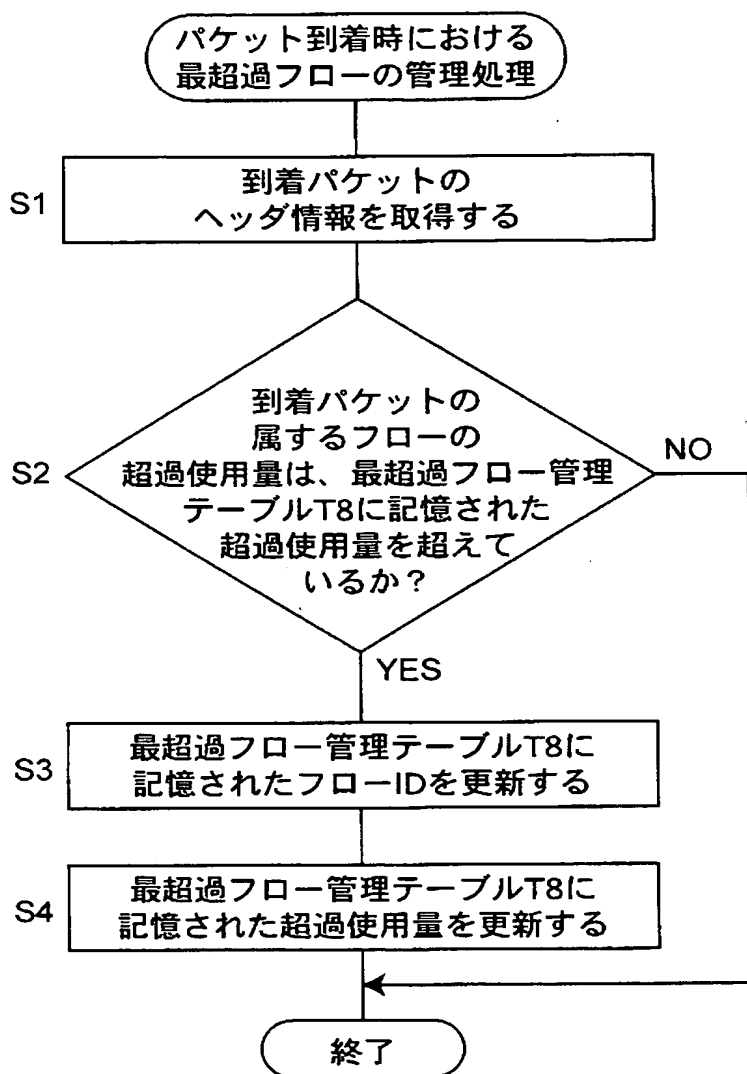
(b) 新規のフローを前サービスフローの次に挿入し、
前サービスフローIDを7に変更するデータ更新処理



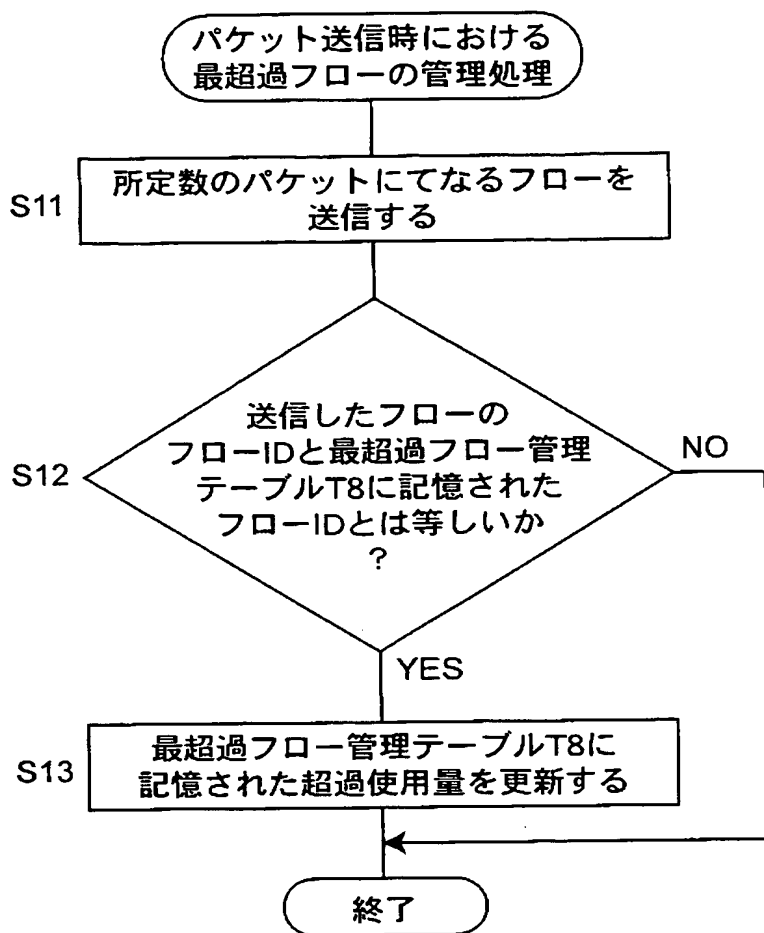
【図 16】



【図 17】



【図 18】



【図 19】

最超過フロー管理の一例

(a) 初期状態

(a1) 最超過フロー
管理テーブル T8

フローID	超過使用量
1	12

(a2) 現在の状態 (計算値)

フローID	超過使用量
1	12
2	0
3	11

(b) パケットサイズが2である
フロー3が到着したとき

(b1) 最超過フロー
管理テーブル T8

フローID	超過使用量
3	13

(b2) 現在の状態 (計算値)

フローID	超過使用量
1	12
2	0
3	13

(c) パケットサイズが2である
フロー3を送信したとき

(c1) 最超過フロー
管理テーブル T8

フローID	超過使用量
3	11

(c2) 現在の状態 (計算値)

フローID	超過使用量
1	12
2	0
3	11

(d) パケットサイズが2である
フロー1が到着したとき

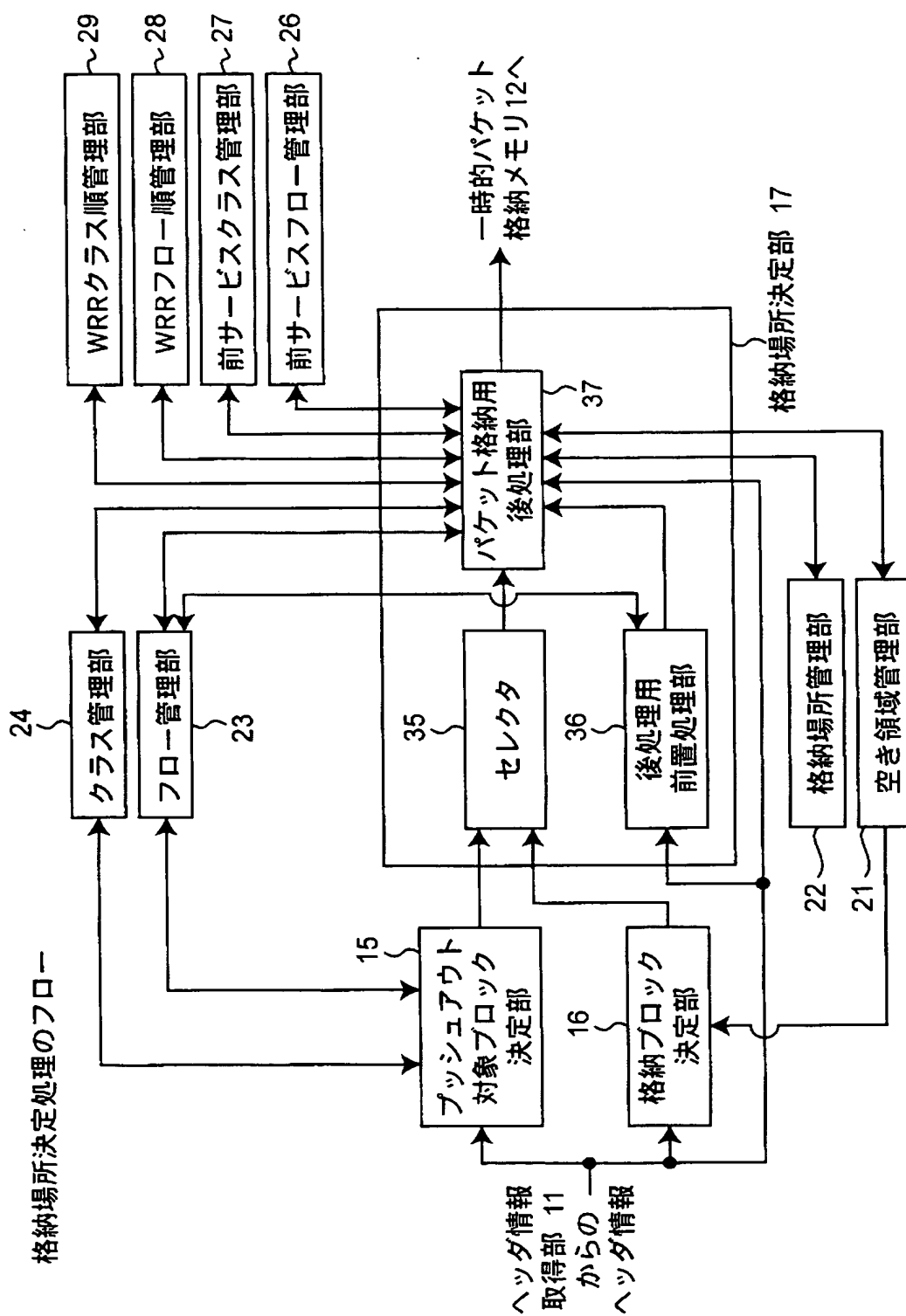
(d1) 最超過フロー
管理テーブル T8

フローID	超過使用量
1	14

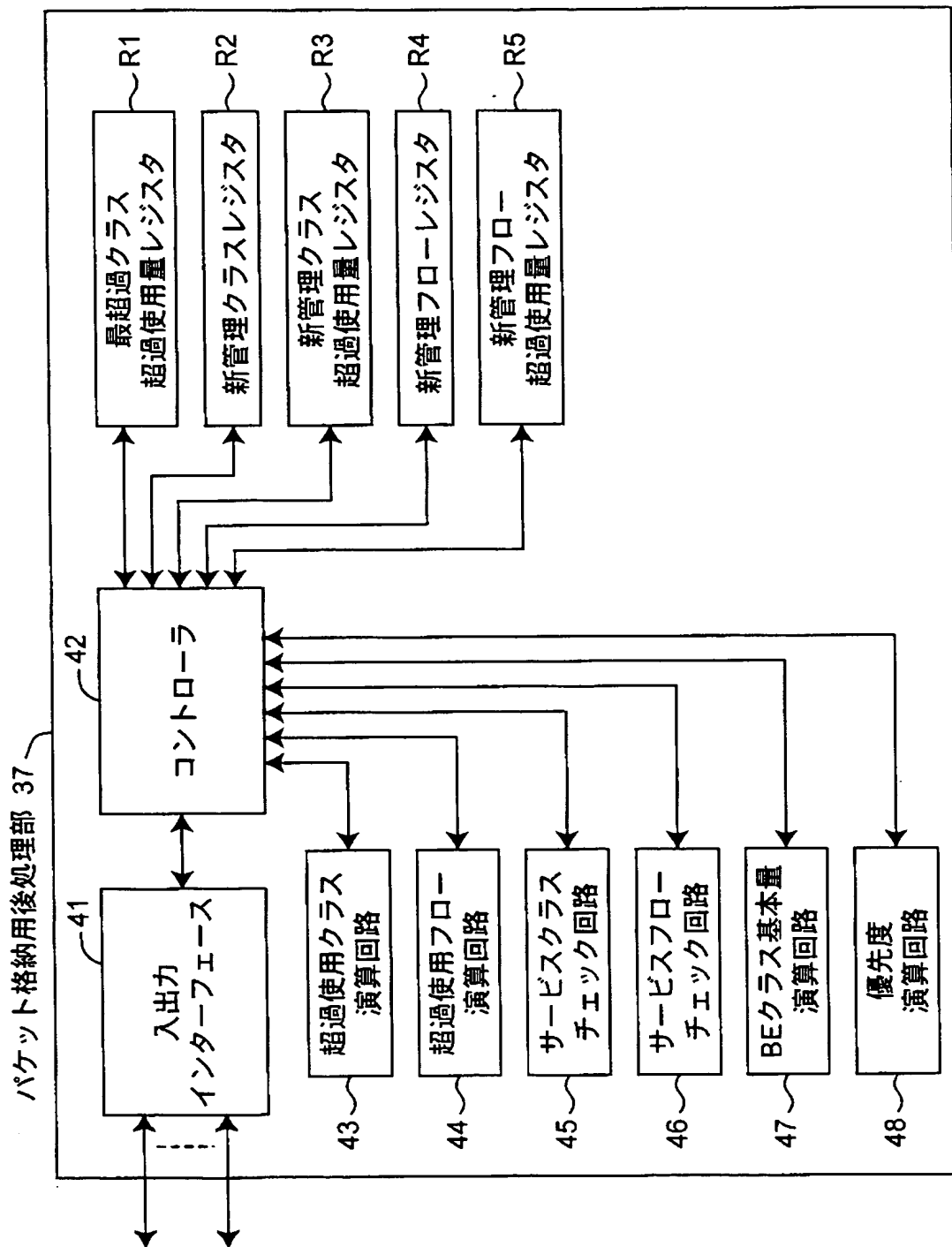
(d2) 現在の状態 (計算値)

フローID	超過使用量
1	14
2	0
3	11

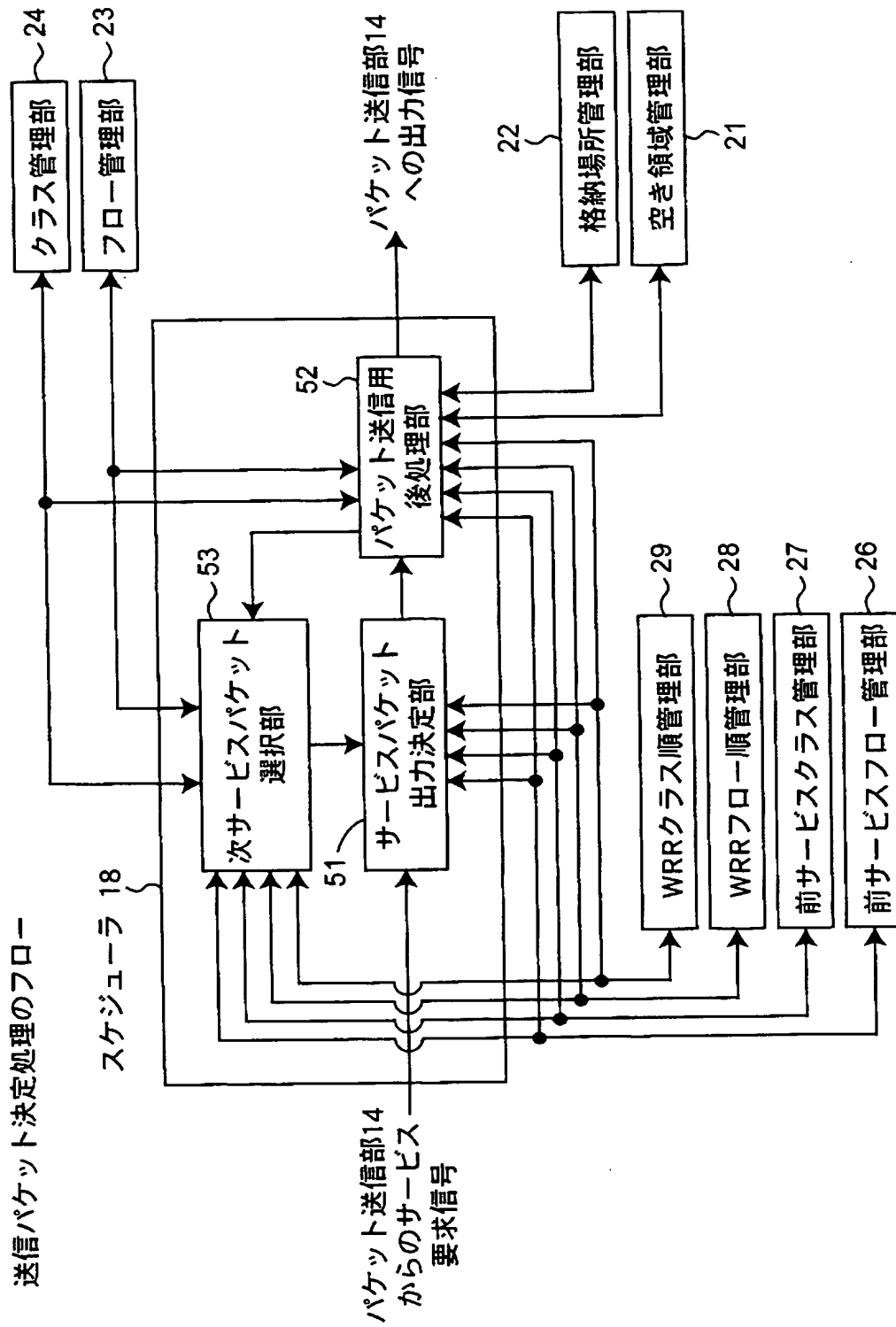
【図 20】



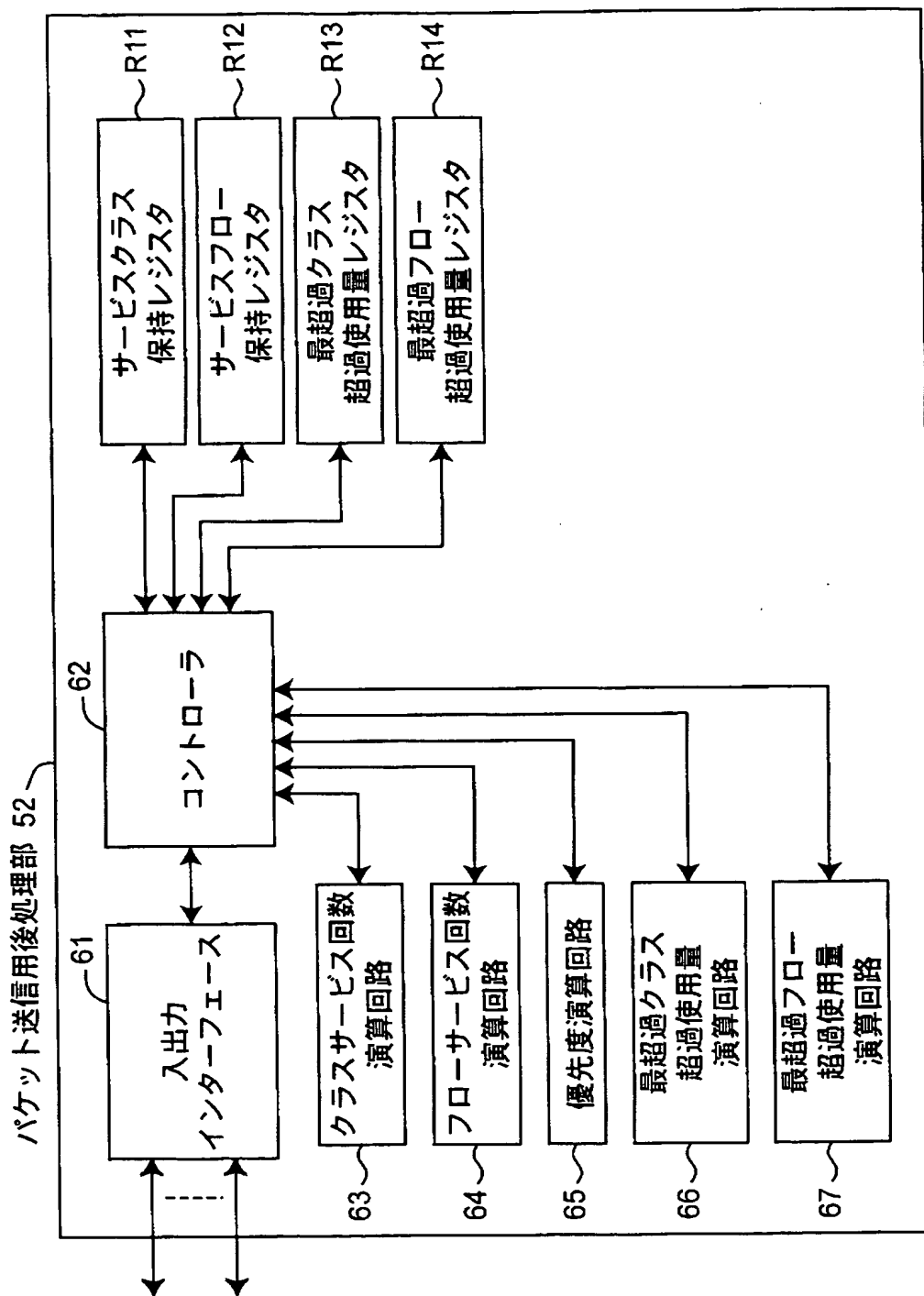
【図 21】



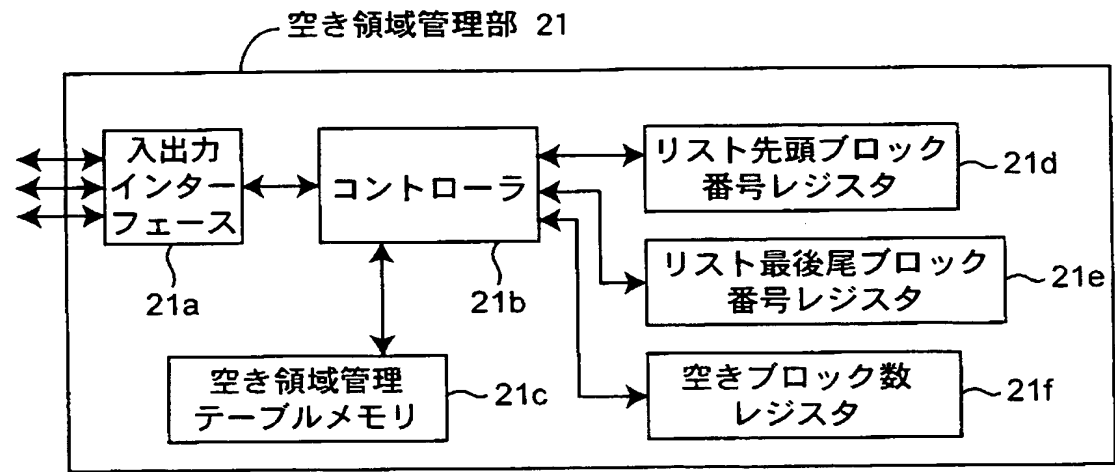
【図 22】



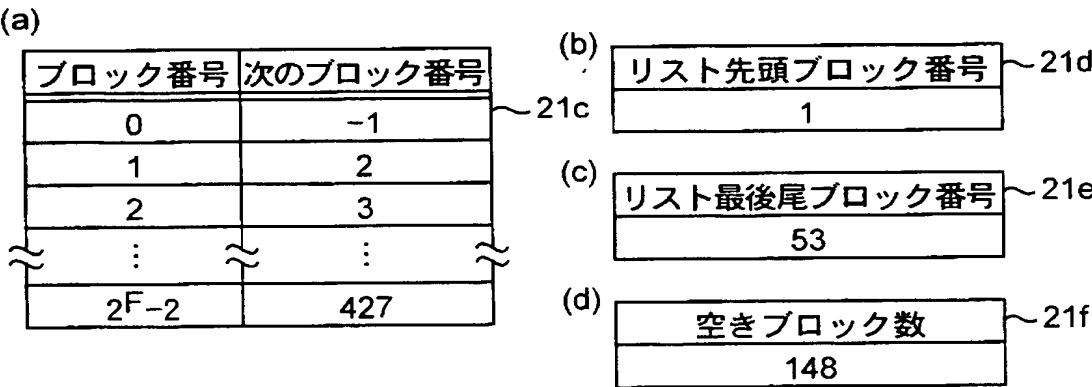
【図 23】



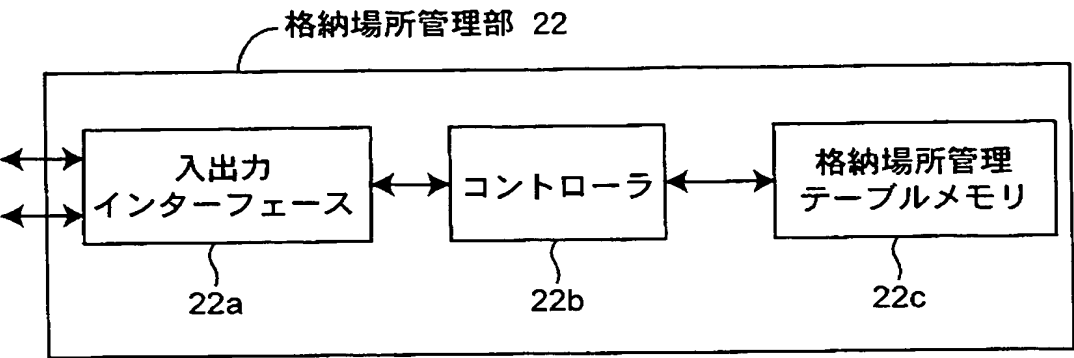
【図 2 4】



【図 2 5】



【図 26】

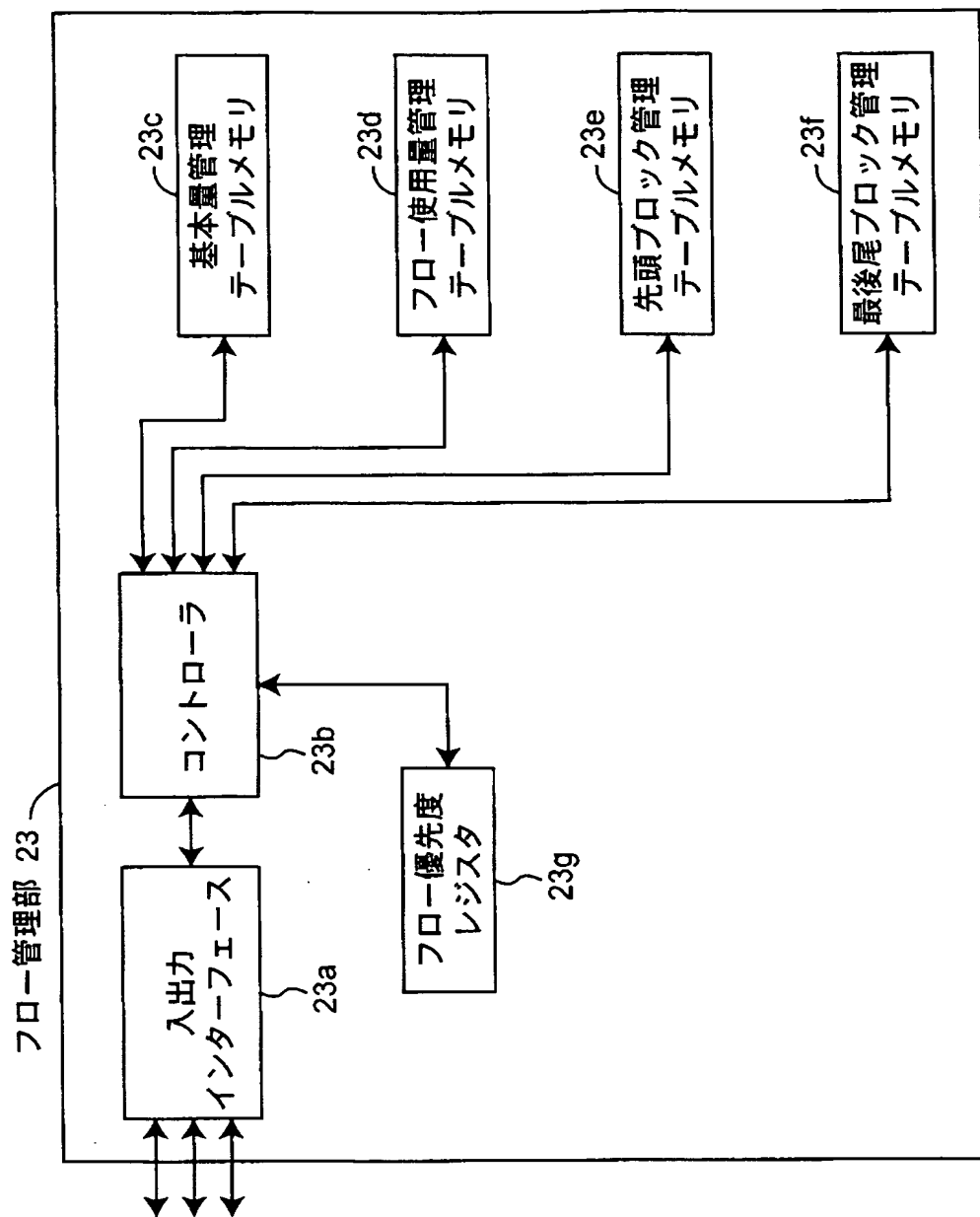


【図 27】

ブロック番号	次のブロック番号
0	1
1	6
2	13
⋮	⋮
2 ^F -2	-1

22c

【図 28】



【図 29】

(a)

フローID	基本量
0	13
1	0
2	20
⋮	⋮
2^F-2	0

23c

(b)

フローID	使用量
0	18
1	9
2	5
⋮	⋮
2^F-2	0

23d

(c)

フローID	先頭ブロック番号
0	0
1	19
2	23
⋮	⋮
2^F-2	-1

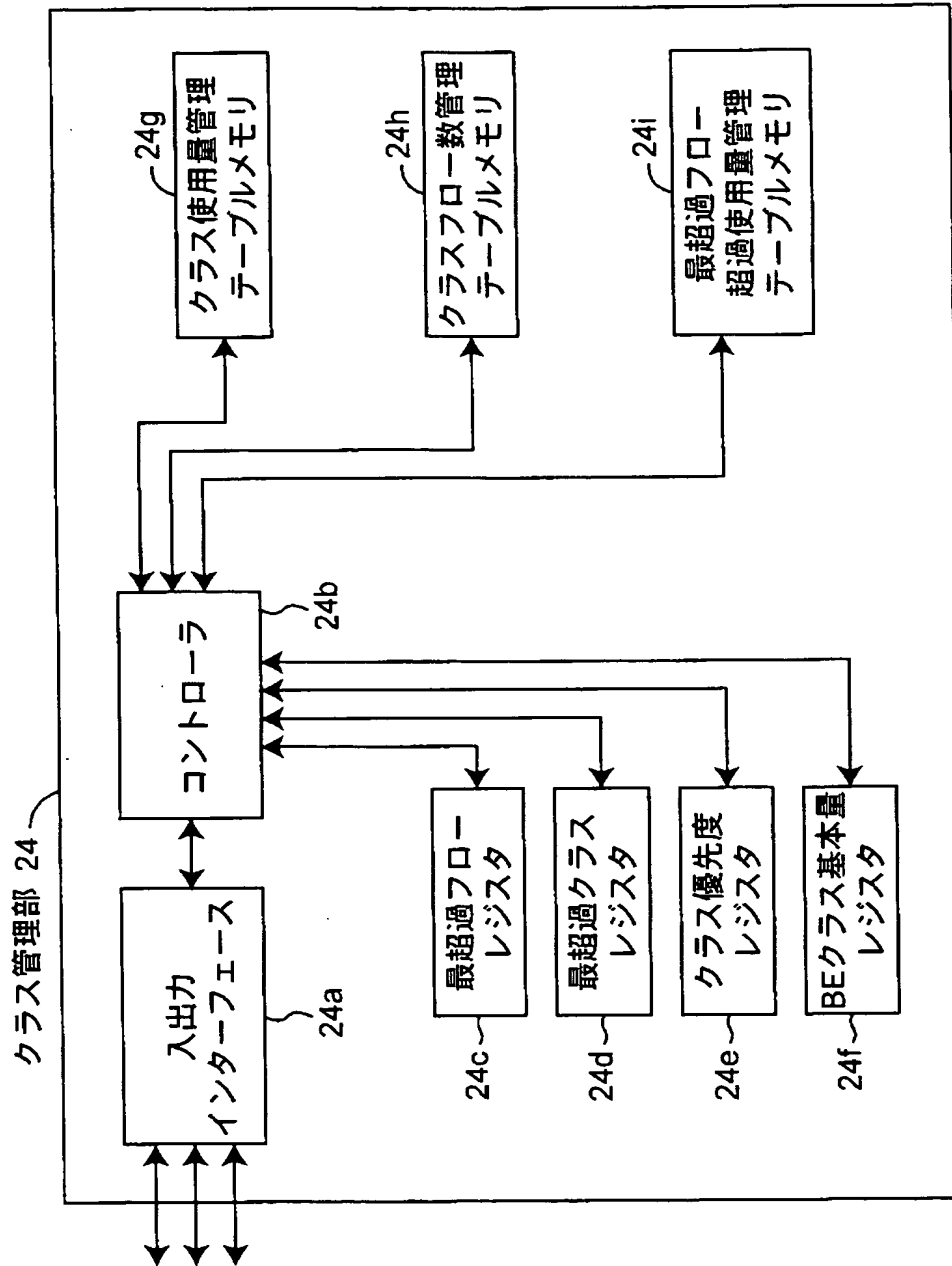
23e

(d)

フローID	最後尾ブロック番号
0	21
1	7
2	27
⋮	⋮
2^F-2	-1

23f

【図 30】



【図 31】

(a)

クラスID	使用量
0	32
1	24
2	48
⋮	⋮
2 ^C -2	12

24g

(b)

クラスID	フロー数
0	4
1	8
2	10
⋮	⋮
2 ^C -2	2

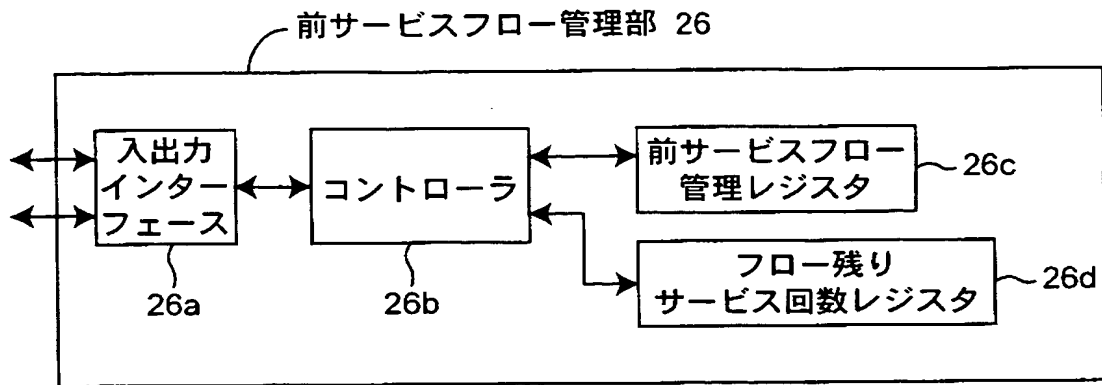
24h

(c)

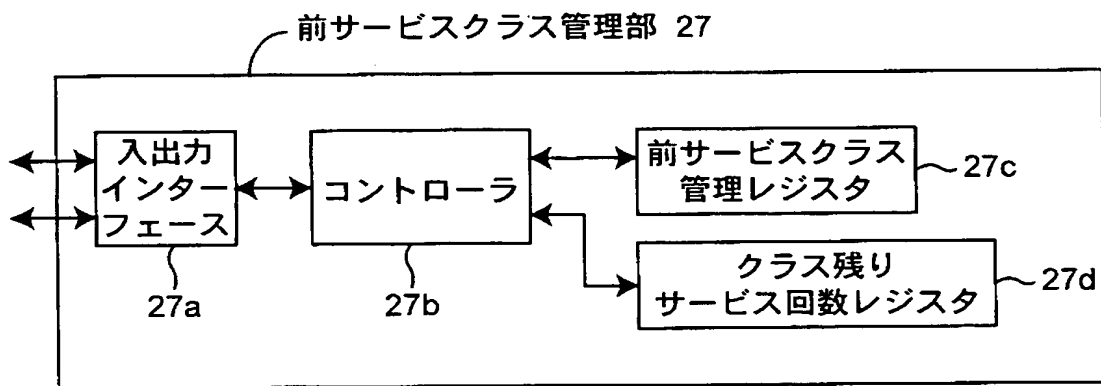
クラスID	超過使用量
0	0
1	18
2	3
⋮	⋮
2 ^C -2	0

24i

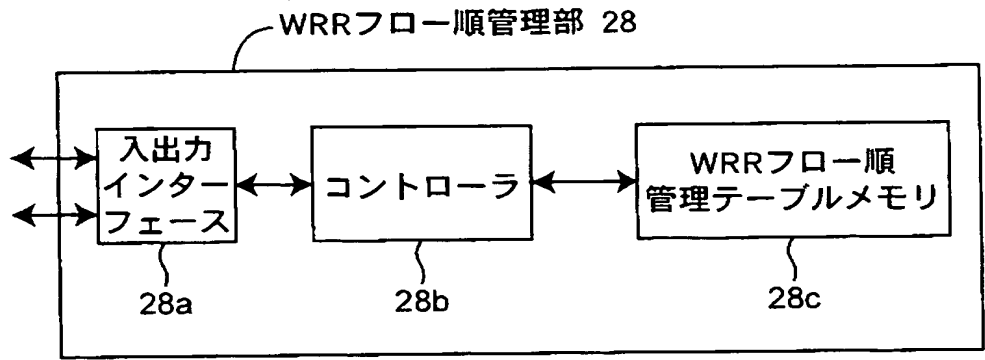
【図 3 2】



【図 3 3】



【図 3 4】

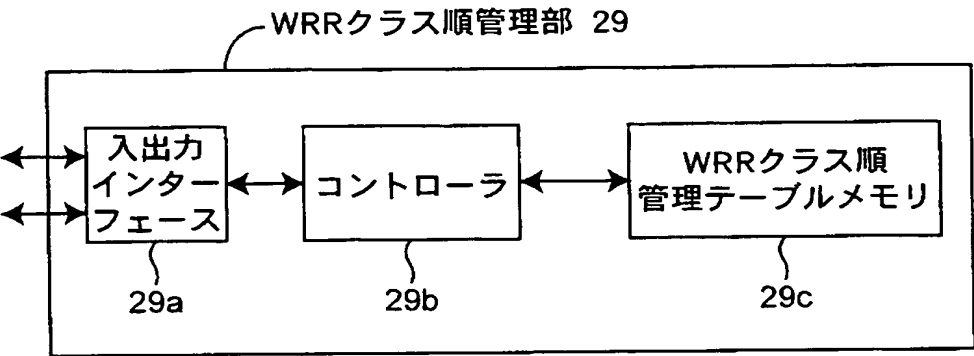


【図 3 5】

フローID	次のサービスフローID
0	1
1	5
2	3
⋮	⋮
5	0
⋮	⋮
2 ^F -2	-1

28c

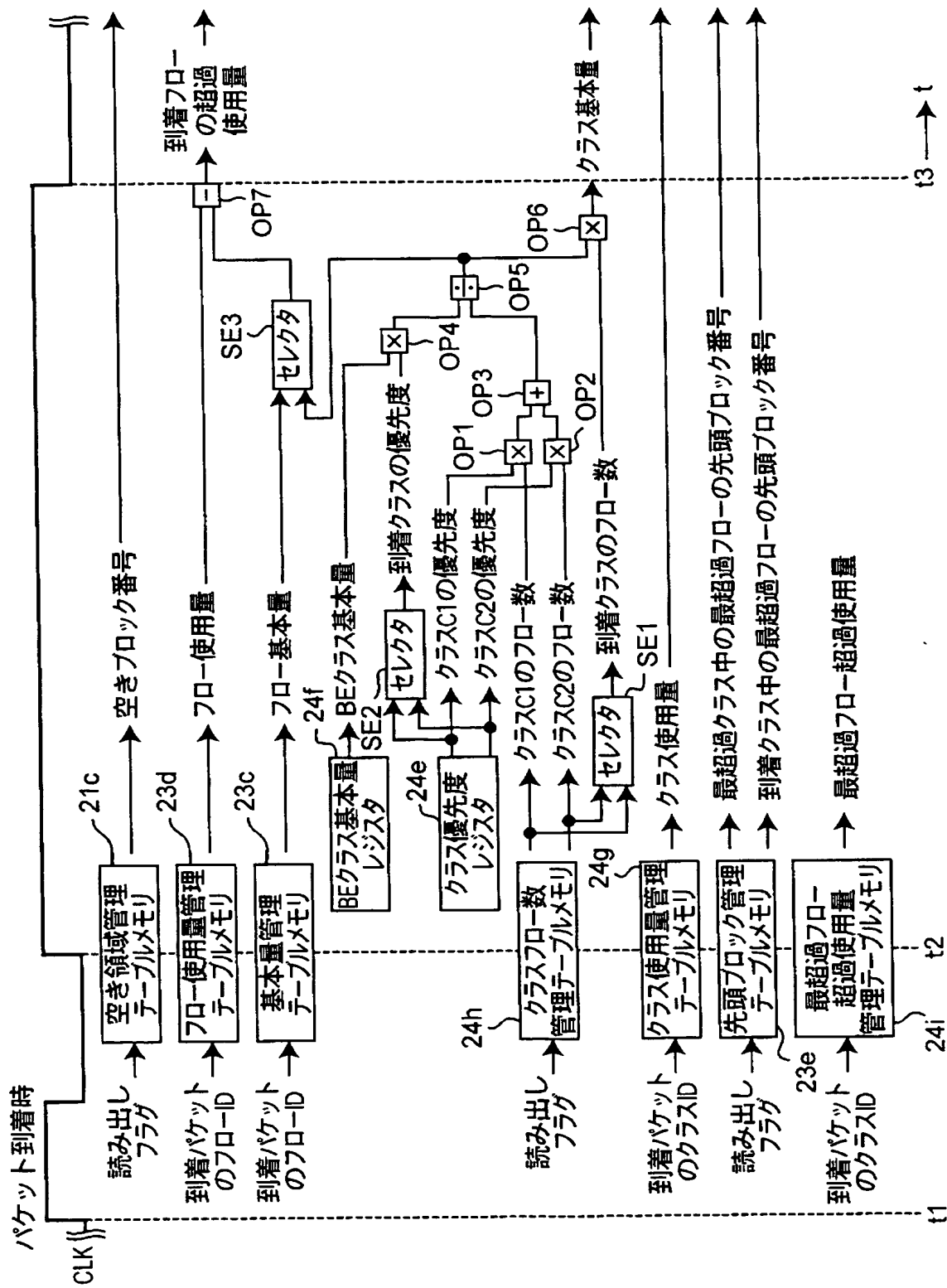
【図 3 6】



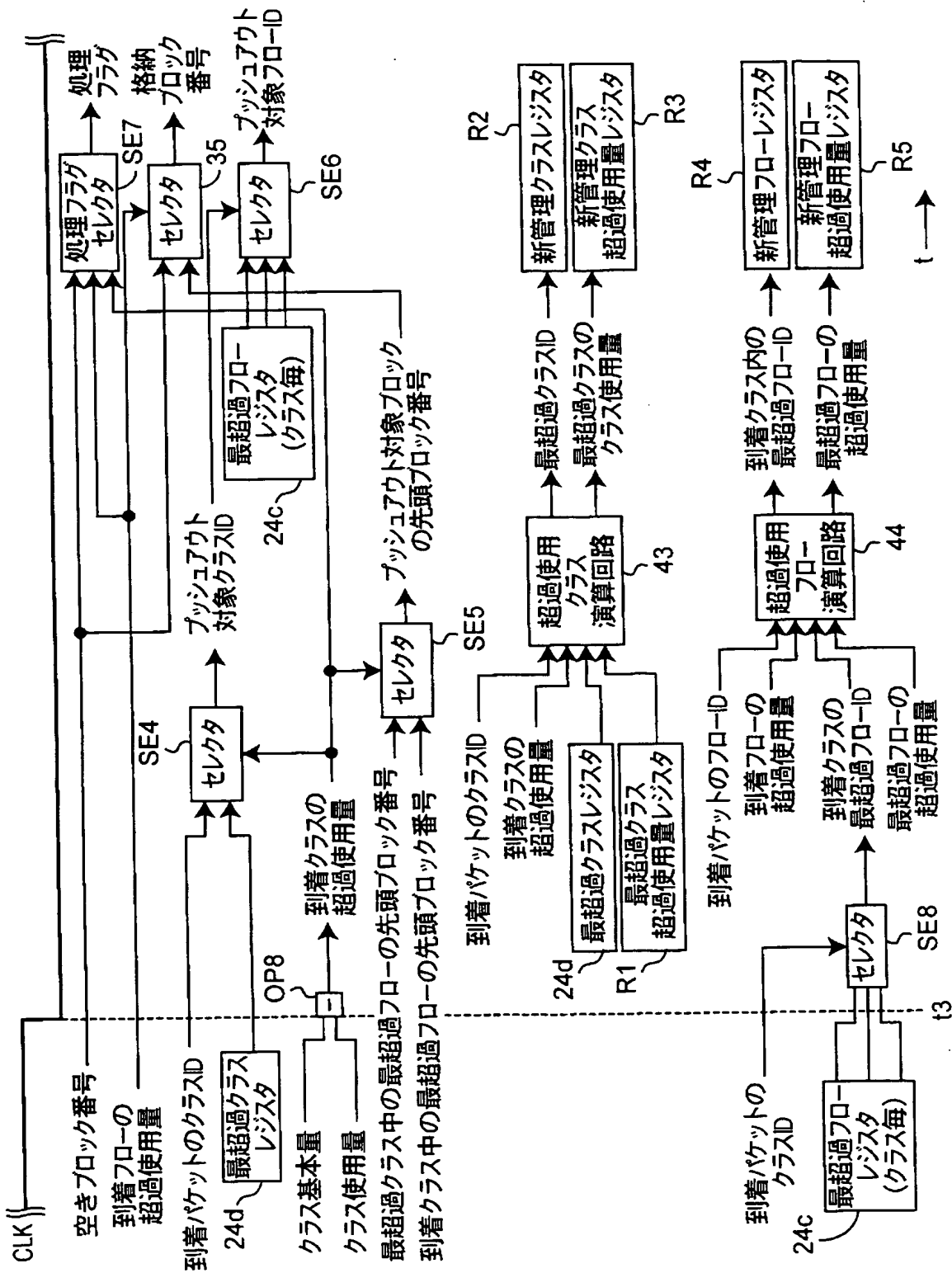
【図 3 7】

クラスID	次のサービスクラスID	29c
0	1	
1	0	
2	-1	
⋮	⋮	
2 ^C -2	4	

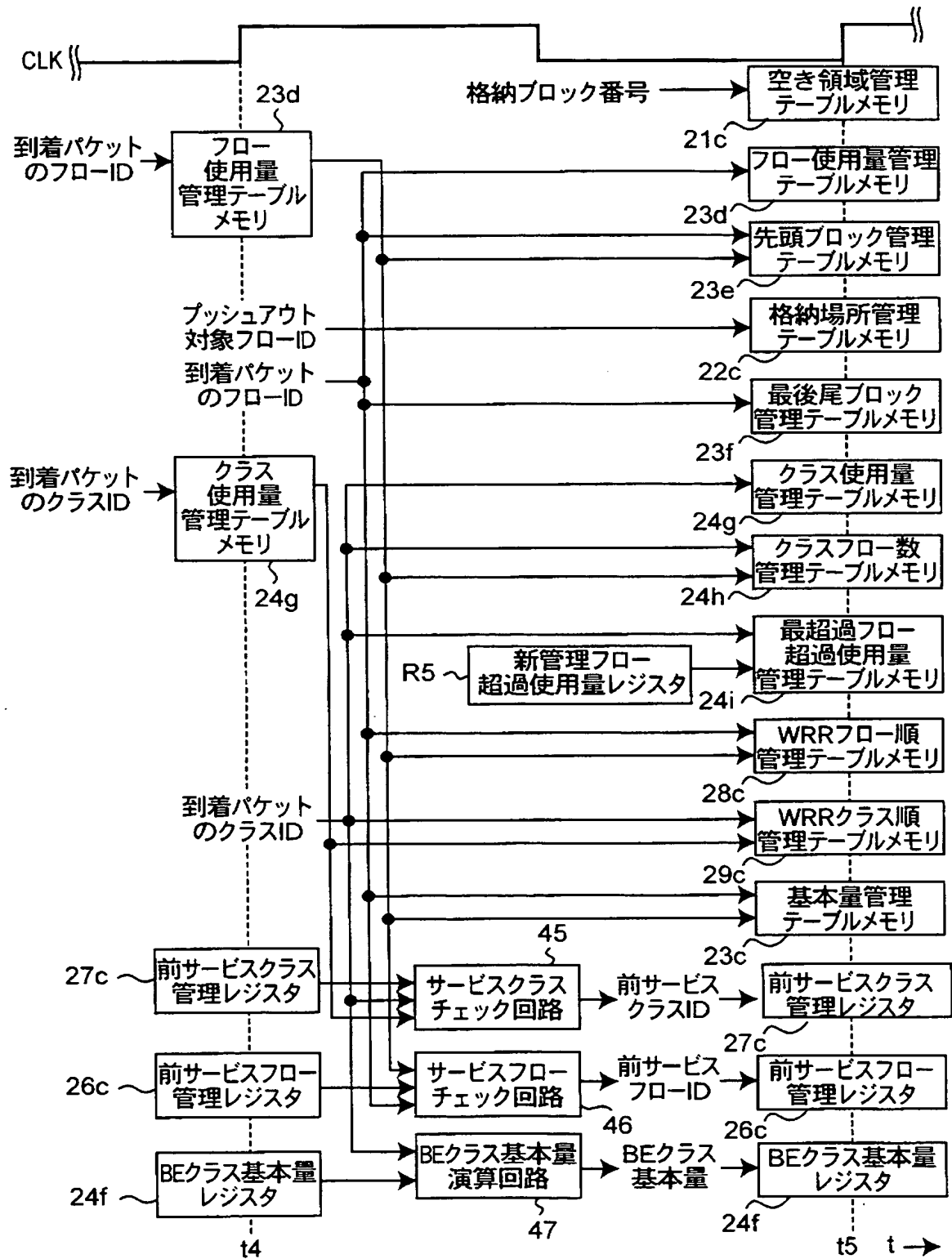
【図 38】



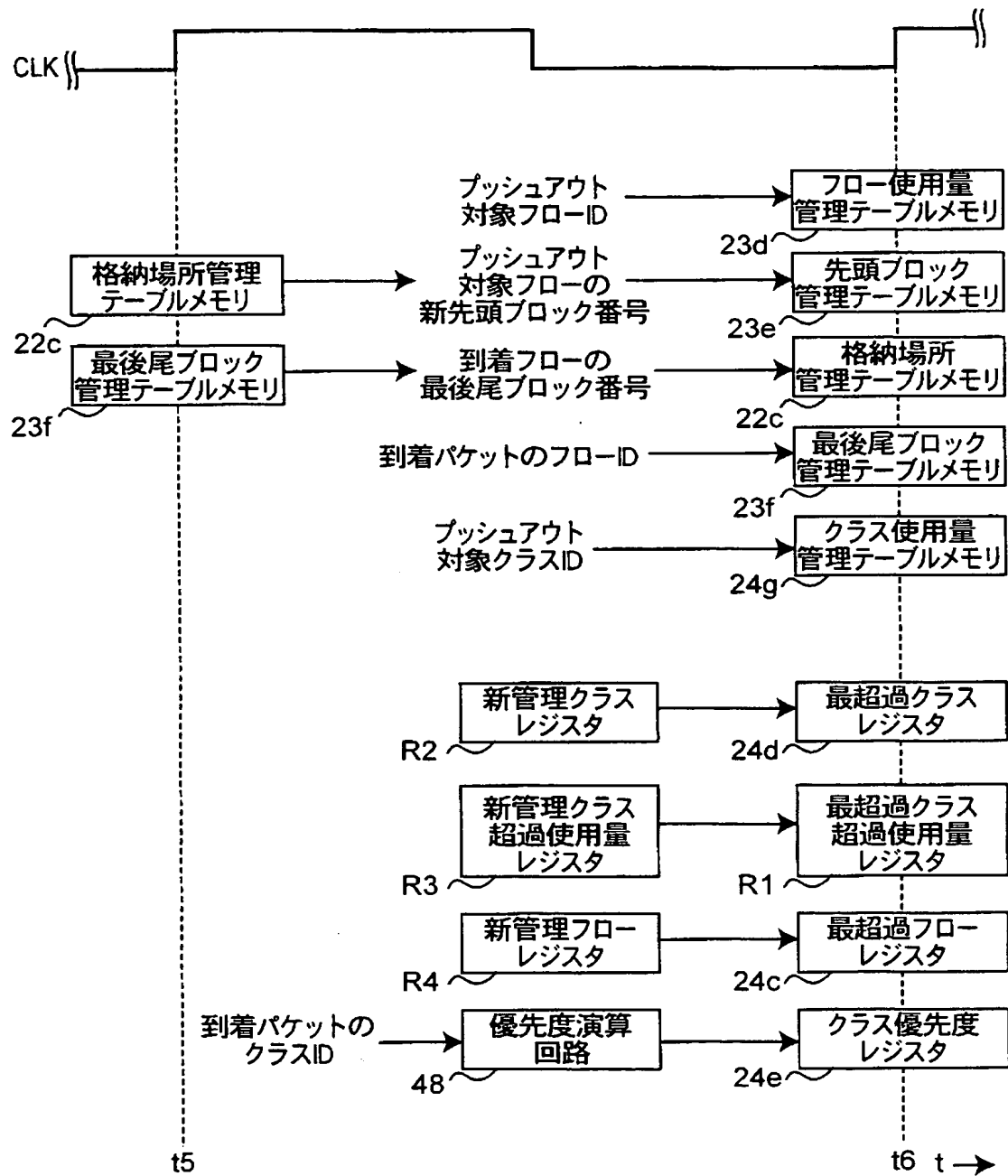
【図 39】



【図 40】

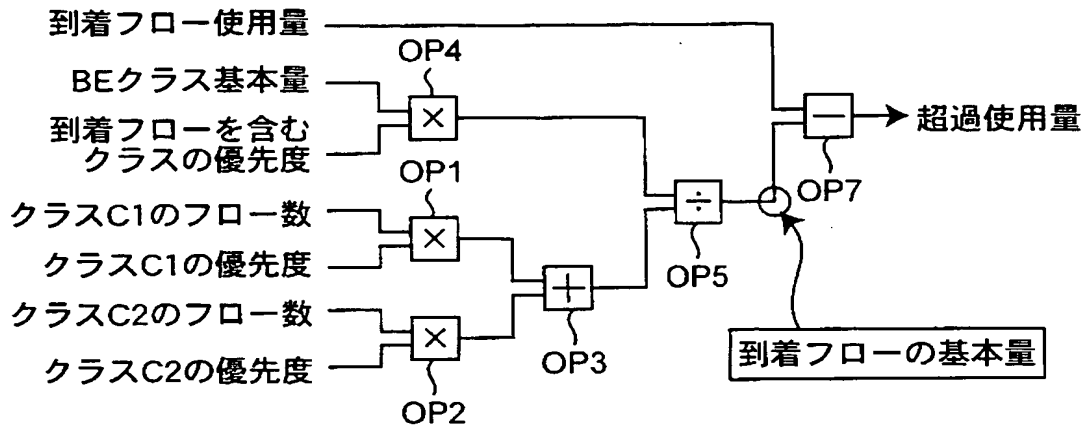


【図 4 1】



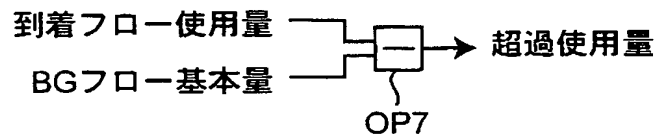
【図 4 2】

ベストエフォート型クラスに属するフローに対する超過使用量演算処理

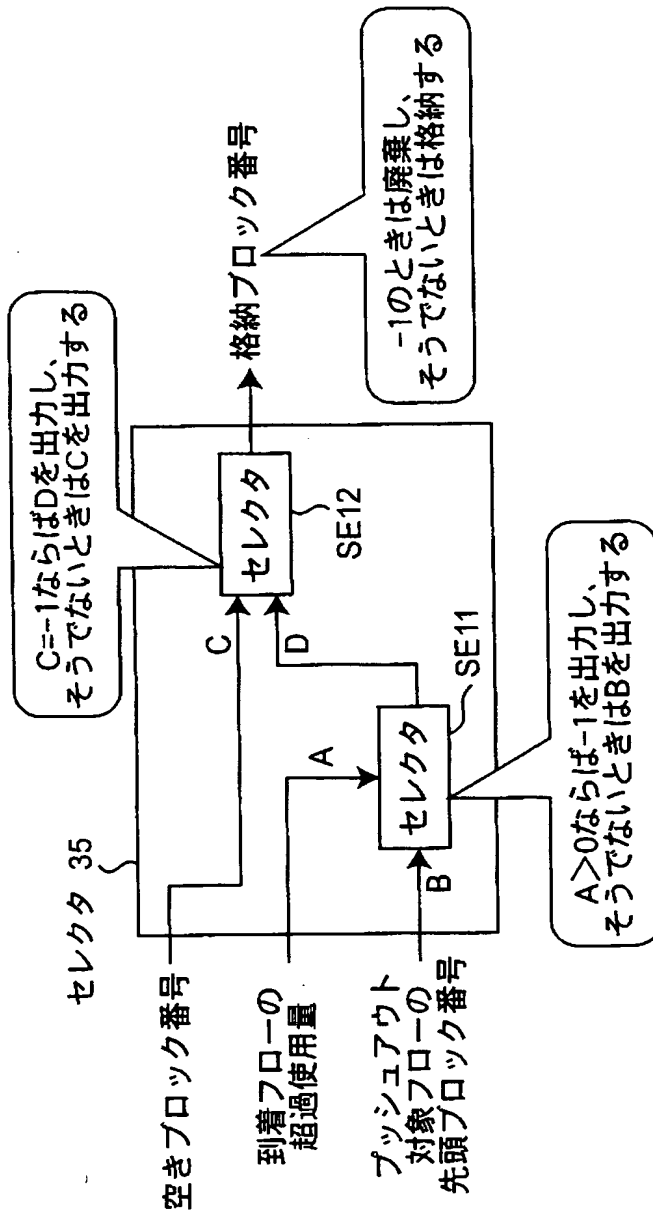


【図 4 3】

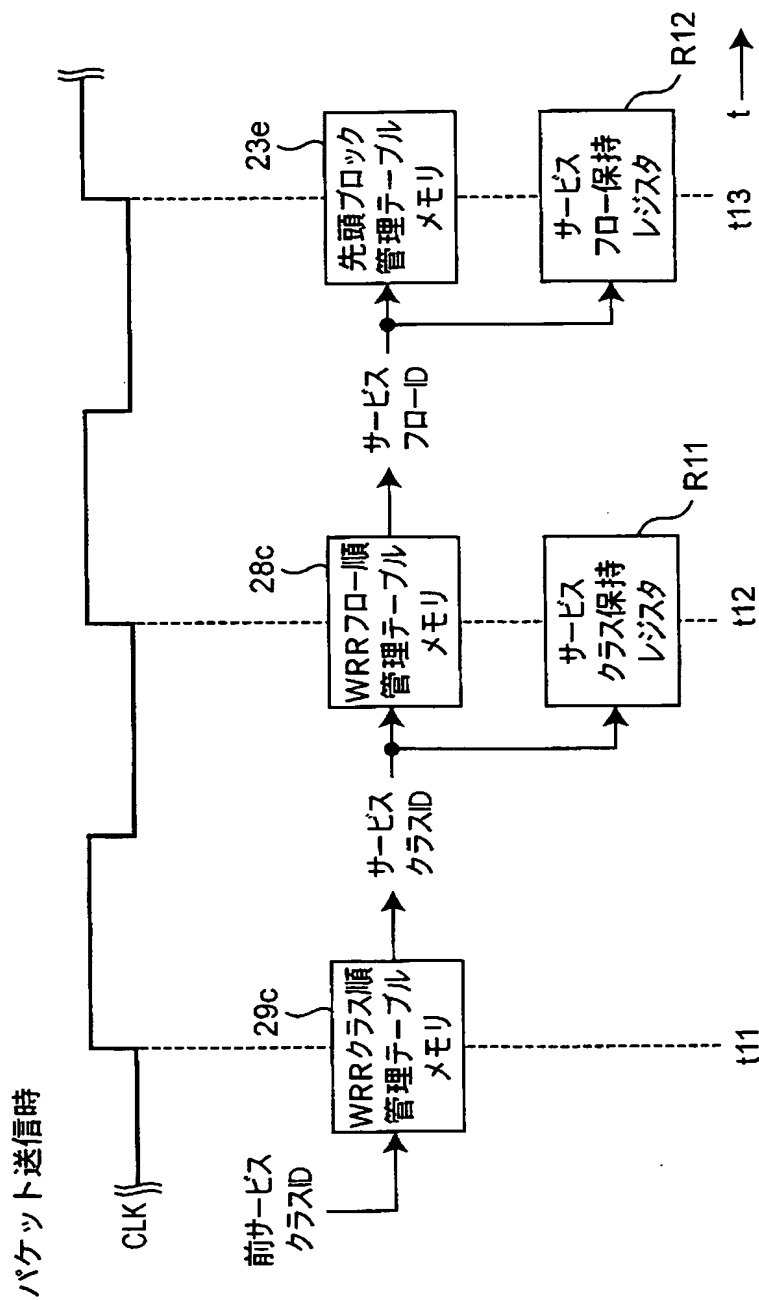
帯域保証型クラスに属するフローに対する超過使用量演算処理



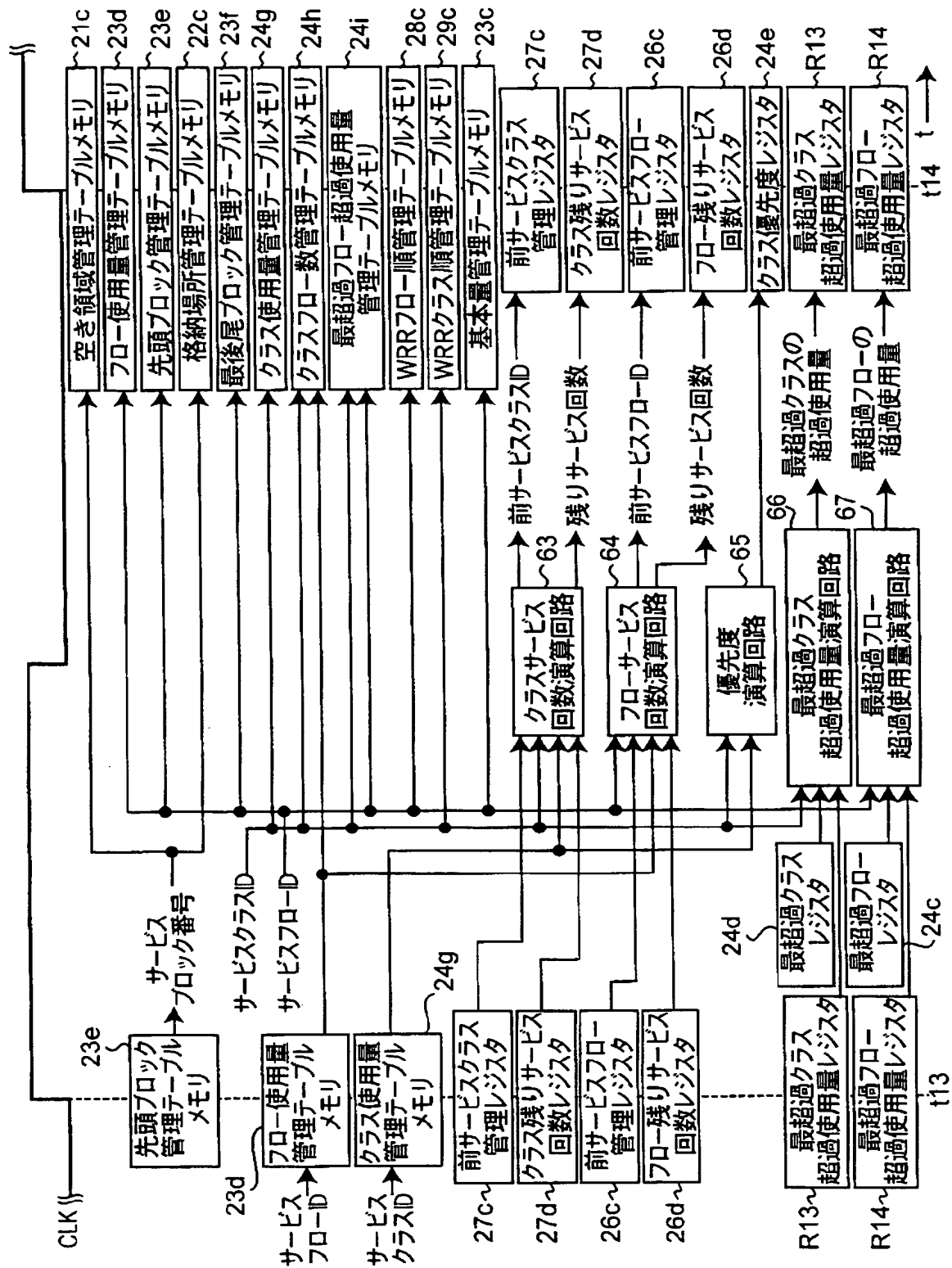
【図 44】



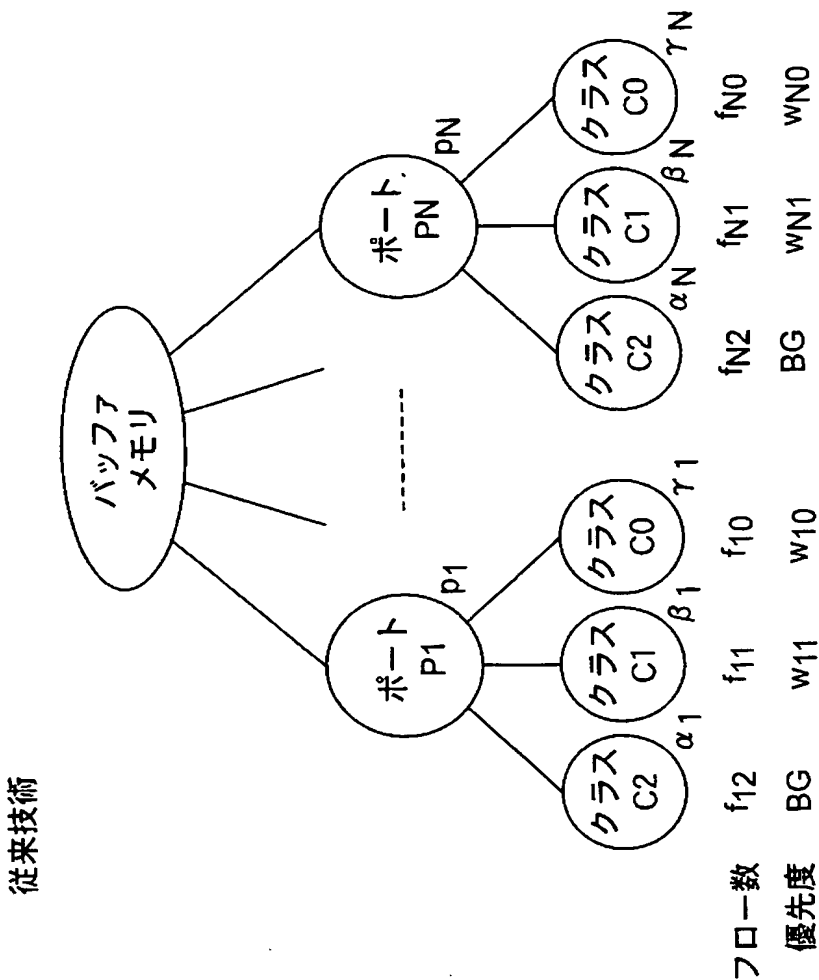
【図 45】



【図 46】

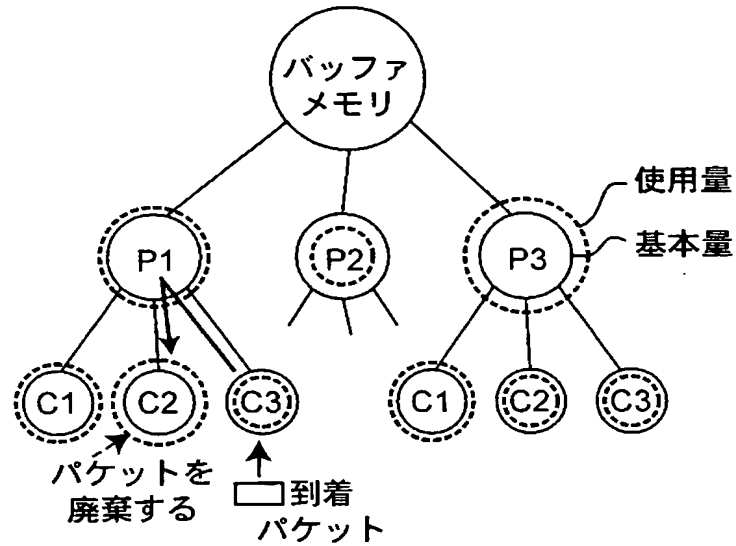


【図 47】

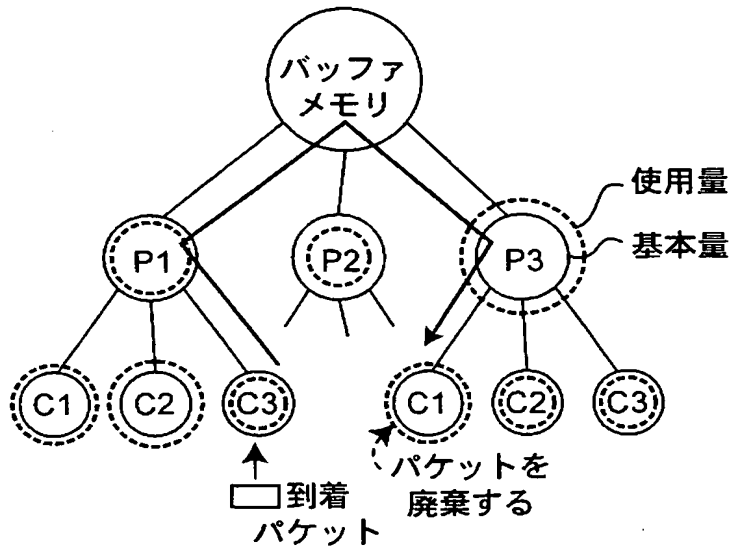


【図 48】

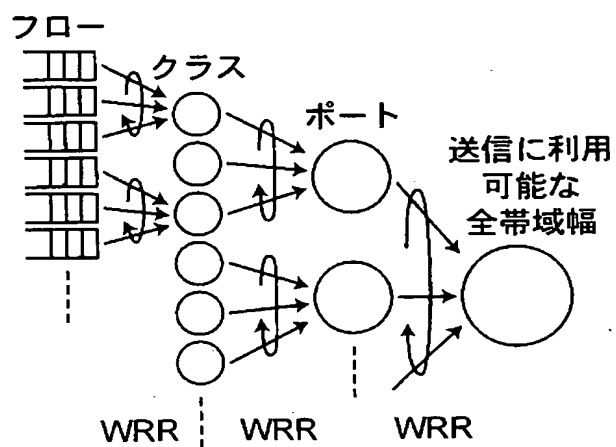
- (a) ポートP1が基本量を超えてバッファメモリの記憶領域を使用し、到着パケットのクラスC3が基本量の範囲内で、クラスC2が基本量を超えて記憶領域を使用しているとき



- (b) 到着パケットのクラスC3とポートP1が基本量の範囲内でバッファメモリの記憶領域を使用し、ポートP3とそのクラスC1とが基本量を超えて記憶領域を使用しているとき



【図 49】



【書類名】 要約書

【要約】

【課題】 クラスに見合ったサービスを提供できるとともに、特定フローによるバッファメモリの占有を解消でき、出力ポート回路内のバッファメモリに対するパケットの入出力の処理を高速化する。

【解決手段】 ルータ装置のための出力ポート回路 3 において、出力ポートコントローラ 2 0 は、送信すべきパケットが属する各フローに対してバッファメモリ 1 3 に格納可能なメモリサイズの基準となる基本量をそれぞれ割り当てるときに、帯域保証型クラスに属するパケットの各フローに対する基本量を、当該各フローが要求するメモリサイズだけ個別に割り当てて管理する一方、ベストエフォート型クラスに属するパケットの各フローに対する基本量を、バッファメモリ 1 3 全体のメモリサイズから、帯域保証型クラスに割り当てられた各基本量の総和を減算したメモリサイズを一括して割り当てて管理する。

【選択図】 図 1

特願 2 0 0 2 - 3 6 5 4 9 4

出 願 人 履 歴 情 報

識別番号

[3 9 6 0 2 3 9 9 3]

1. 変更年月日

1 9 9 6 年 1 0 月 2 8 日

[変更理由]

新規登録

住 所

東京都港区新橋 6 丁目 1 6 番 1 0 号

氏 名

株式会社半導体理工学研究センター

2. 変更年月日

2 0 0 1 年 3 月 2 3 日

[変更理由]

住所変更

住 所

神奈川県横浜市港北区新横浜 3 丁目 1 7 番地 2 友泉新横浜ビル 6 階

氏 名

株式会社半導体理工学研究センター